

Texas Instruments  
se představuje ..... 201  
AR řady B v roce 1994 ..... 202

**ZAJÍMAVÁ A PRAKTICKÁ  
ZAPOJENÍ**

Pro motorová vozidla  
Nabíječka akumulátorů s odpovídoucí regulací ..... 203  
Signalizační obvod pro Favorita ..... 204  
Časové spínače  
Časový spínač na dlouhé časy ..... 205  
Sekvenční časový spínač ..... 207  
Výpočetní technika  
Paměť EEPROM 93C46 ..... 208  
Měřicí technika  
Rezonanční měřicí indukčnosti ..... 214  
Elektronický rezistor ER-02 ..... 218  
Zkoušecka MAA723 ..... 219  
Přístroj k určení odporu barevně značených rezistorů ..... 221  
Různé aplikovaná elektronika  
Vícenásobný melodický generátor ..... 223  
Běžící světlo s LED ..... 224  
Jednohlasé elektronické varhany ..... 225  
Jedna tiskárna pro několik PC ..... 227  
Řídící a podřízená zásuvka ..... 229  
Dvouhlasý gong ..... 230

**Regulátory napětí, stabilizátory, zdroje referenčního napětí**  
(dokončení z Malého katalogu 1993) ..... 231  
**Nabídka časopisů MAGNET-PRESS s objednacím lístkem** ..... 239

**AMATÉRSKÉ RÁDIO ŘADA B**

**Vydavatel:** Vydavatelství MAGNET-PRESS, s. p. o., 135 66 Praha 1, Vladislavova 26, tel. 24 22 73 84.  
**Redaktek:** 113 66 Praha 1, Jungmannova 24, tel. 24 22 77 23. **Séredaktor:** L. Kalousek, OK1FAC, linka 354, sekretariát linka 355.

**Tiskne:** Naše vojko, tiskárna, závod 08, 160 05 Praha 6, Vlastina ulice č. 889/23.

Rozšířuje Magnet Press a PNS, informace o předplatném podá a objednávky přijímá každá administrace PNS, pošta, doručovatel a předplatitelské středisko. Objednávky předplatného přijímá i redakce. Velkoodberatelé a prodejci si mohou objednat tento titul za výhodných podmínek přímo na oddělení velkoobchod Vydavatelství MAGNET Press (tel. 26 06 51 - 9, linka 386).

Podávání novinových zápisí povoleno Ředitelstvím pošt, přepřavy Praha č. 348/93 ze dne 2. 2. 1993.

Podávání novinových zápisí povolené RPP Bratislava - Pošta Bratislava 12 dňa 23. 8. 1993, č. 82/93.

Pololetní předplatné 29,40 Kčs. Objednávky do zahraničí vyrábí ARTIA, a.s., Ve směrkách 30, 11 27 Praha 1.

Veškeré informace o inzerci poskytuje Inzerční oddělení Vydavatelství MAGNET-PRESS, Jungmannova 24, 113 66 Praha 1, telefon 02/24 22 73 84, 02/24 22 77 23, tel./fax 02/236 24 39. Objednávky a podklady inzérátů posílejte na výše uvedenou adresu.

Za původnost a správnost příspěvku odpovídá autor. Nevyžádané rukopisy nevracíme.

ISSN 0139-7087, číslo indexu 46 044.

Toto číslo má výjít podle plánu 24. 11. 1993.

© Vydavatelství MAGNET-PRESS 1993

Texas Instruments je jednou z největších společností ve Spojených státech. Orientuje se v celosvětovém měřítku na výrobu a obchod s polovodičovými součástkami, obrannými elektronickými systémy, počítačovými systémy, průmyslovými řídícími systémy, elektronickými regulačními systémy, metallurgickými materiály a spotřební elektronikou.

Ústředí společnosti má své sídlo v texaském Dallasu. Výroba je soustředěna ve více než 50 zařízeních v 17 zemích světa, obchodní kanceláře a servisní centra jsou rozmištěna po celém světě. Texas Instruments se účastní na všech důležitých světových trzích s místní působností, kdekoliv je to možné. Společnost TI slouží např. evropskému trhu již déle než tři desetiletí a má svá zařízení již déle než dvě desetiletí i v asijsko-pacifickém regionu - to mělo a má za důsledek, že má společnost silné postavení na trhu nejen ve Spojených státech, ale i v Evropě a Asii.

**Z historie**

Společnost byla založena v roce 1930 jako Geofyzikální služba (později se nazývá Geophysical Service Inc., GSI), aby poskytovala geofyzikální průzkum naftovému průmyslu využitím tehdy nové technologie - odrážným seismografem. Během druhé světové války vyráběla GSI elektronické přístroje pro americké námořnictvo (US Navy). V roce 1946 GSI formálně zařadila do svých výrobních činností výrobu elektronických přístrojů, čímž byla zahájena éra dynamického růstu GSI a položen základ všech dalších úspěchů firmy.

Své současné jméno, Texas Instruments Incorporated, přijala GSI v roce 1951 a v následujícím roce vstoupila TI do obchodu s polovodičovými materiály a součástkami, což byla zřejmě nejvýznamnější událost v celé historii společnosti. Zapsání do seznamu na newyorské burze (New York Stock Exchange) v roce 1953 pak poskytlo stimul širokému okruhu vlastníků akcií k rozvoji společnosti.

Pozice TI jako světového vůdčího představitele elektronických výrobců byla založena dlouhou tradicí rychlé transformace nových technologických postupů do využitelných výrobků a služeb. Jako průkopník v rozvoji a aplikacích mikroelektroniky byla TI první např. ve vývoji a výrobě komerčně použitelného kapesního rozhlasového přijímače, v němž byly poprvé na světě prakticky využity tranzistory při masové výrobě výrobku spotřební elektroniky. Jako první začala TI i výrobu křemíkových tranzistorů ke komerčním účelům, na základě zkušeností z výroby byly pak tranzistory používány i ve vojenských výrobčích, jako první vyrábila TI i integrovaný obvod - tato výroba pak položila základ pro „elektronickou“ revoluci, jako první zkonztruovala jak palubní radar ke sledování povrchu terénu (což umožnilo prodloužit dobu života letadel při pronikání

např. protivzdušnou obranou), tak infračervený systém FLIR (forward-looking infrared system), který registrací záření tepelné energie z okolí (krajiny) umožňuje pomocí televize zobrazit prostředí i v absolutní tmě nebo při kouřové cloně. K primátům společnosti patří i kalkulačka (kalkulačka), který změnil způsob matematicko-vědeckých výpočtů a ovlivnil i výuku na školách a rychle se rozšířil po celém světě, stejně jako „zázračný čip“, jednočipový mikropočítač, u něhož jsou na jediném malém kousku křemíkové destičky umístěny všechny logické obvody a paměťové buňky počítače. Ke špičkovým výrobkům patří i čip LISP, základ prvního 32bitového mikropočítače, vyvinutého speciálně pro aplikace umělé inteligence (AI).

Technologickým základem u TI jsou stálé inovace, ať již jde o výrobu materiálů nebo výrobu součástek a systémů včetně softwaru. Svůj technologický předstih používá TI především v tomu, aby měl sortiment výrobků takového rozsahu, který by pokryl stále rostoucí obchodní, průmyslový a spotřební trh se zvláštním zřetelem na potřeby státu (obrany).

**Texas Instruments dnes**

Hlavním předmětem činnosti TI je dnes vývoj a výroba polovodičových součástek a materiálů. TI je jedním z největších světových dodavatelů integrovaných obvodů a je vedoucím americkým výrobcem dynamických pamětí s libovolným výběrem (DRAM). TI zaměřuje svoji výrobu operativně do vybraných, rychle se vyvíjejících oborů, jako je např. každý obor se specifickými aplikacemi integrovaných obvodů (ASICs), s aplikacemi IO s velmi velkou hustotou integrace (VLSI) a aplikacemi s procesory, moderními lineárními integrovanými obvody; nezanedbatelnou součástí výroby tvoří též součástky v provedení „military“, tj. se zpřísněnými požadavky na jakost, pro potřeby armády, pro výzkum vesmíru atd.

Důležitým prvkem v růstu světového trhu s elektronikou je stále větší důraz na systémovou úroveň řešených problémů. Proto se TI snaží udržet v co nejdokonalejší rovnováze poměr mezi vývojem a výrobou součástek, včetně základního výzkumu polovodičových materiálů a součástek a elektronickými systémy, potřebnými pro účely vojenské, pro zpracování dat i pro průmyslovou elektroniku.

Nejrozsáhlejší oblastí činnosti TI (asi 1/3 celkového rozpočtu) je činnost, související s elektronikou pro obranné účely. Schopnost udržovat si vedoucí postavení v používání klíčových a špičkových technologií dává TI možnost širokého uplatnění v oblasti letectví, elektrooptických a raketových řídících systémů; přitom technická úroveň těchto výrobků je ovšem mnohem vyšší, než je běžné

# AR řady B v roce 1994

## Vážení čtenáři,

je nám to velmi líto, musíme však výhled do roku 1994 začít nepríjemnou zprávou. Po tři roky se nám dařilo držet cenu našich časopisů (AR řady A i B) stálou - 9,80 Kč - díky tržbám za inzerci v AR řady A. Protože se však inflace po tuto dobu nezastavila (odrazila se především ve stále stoupajících cenách papíru a tiskárenských prací), navrhl náš vydavatel, státní podnik Magnet-Press, cenu obou řad zvýšit. U AR řady B k pokrytí výrobních nákladů téměř na dvojnásobek, u řady A též podstatně. V AR řady B jsou tržby za inzerci (a tedy i plocha, věnovaná inzerci), minimální, v některých číslech žádné, proto tedy byla navržena i rozdílná cena obou řad.

Po nejrůznějších ekonomických rozborech a zralé úvaze jsme však dospěli k závěru, že cena obou řad by měla být shodná jako dosud, i když je nutné, aby byla vyšší. Z části tržby za AR řady A bude tedy pokryt rozdíl mezi výrobní cenou a tržbami za řadu

B. Vedení s. p. Magnet-Press proto rozhodlo, že v roce 1994 bude stát jedno číslo AR řady A i B stejně, a to 14,80 Kč, přičemž nepředpokládáme, že by se plocha, věnovaná inzerci v AR řady B, výrazně zvětšila. Zůstane stejný i počet stránek a úprava časopisu.

Předplatné AR řady B bude tedy na půl roku (3 čísla) stát v ČR 44,40 Kč, na celý rok 88,80 Kč. Podmínky pro předplatné ve Slovenské republice jsou uvedeny zvlášť.

Abyste však věděli, za co hodláte vydat peníze (pokud si chcete časopis kupovat i nadále), uvádíme přehled témat jednotlivých čísel AR řady B v příštím roce: č. 1 bude věnováno anténám, anténním svodům a v konektoru, autorem je známý pracovník v anténní technice, Jindra Macoun. Protože se na zpracování jednotlivých čísel „běčka“ uzavírájí s autory smlouvy až rok před jejich vydáním (součástí smlouvy je i termín dodání rukopisu, který se vždy autorům nepodaří dodržet), jsou následující téma uvedena

s úm, že nelze v současné době přesně určit číslo časopisu, jehož obsahem bude to či ono téma. Budou to tedy: *Feritové materiály a konstrukce spínacích zdrojů* (pravděpodobně č. 2), *Vše o časovači 555* (s desítkami příkladů použití včetně desek s plosními spoji), *Občanské radiostanice, Začínáme s PC* (seznamení s osobními počítači pro začátečníky), *Přehled článků* v AR od roku 1980 do roku 1993 včetně (bude obsahovat i články, uveřejněné v příložích AR a všech dalších publikacích, které v tomto časovém rozmezí redakce vydala). O číslo s tímto obsahem nás během doby žádalo mnoho čtenářů - tímto se jim snažíme vyhovět. Pokud by některý z autorů nedodal zpracovaný rukopis vůbec, je „v záloze“ připraveno číslo, podobné tomu, které právě držíte v ruce - Zajímavá a praktická zapojení.

Pokud máte problémy se sháněním AR, doporučujeme objednat si dodávku u administrace Magnet-Press na přiloženém objednacím lístku - zašlete-li objednávku na předplatné do 15. 12. 1993, budete zařazeni do slosování - vylosovaných deset předplatitele dostane předplatné všech čísel AR řady B v roce 1994 zpět.

Redakce

## Vážení čitatelia nášho časopisu,

sme radi, že sa môžeme na Vás obrátiť s informáciou o tom, že si budete môcť objednať Amatérské radio (rady A i B) prostredníctvom nášho výhradného obchodného zástupcu v Slovenskej republike. Je ním MAGNET-PRESS Slovakia s. r. o., ktorá si Vám dovoľuje ponúknúť touto cestou následujúce služby:

1. Predplatné AR už na prvý polrok roku 1994 (popr. na celý rok).
2. Sprostredkovanie inzercie v AR.
3. Spoluprácu pri rozšírení príspevkov a článkov zo Slovenska.

Bližšie informácie môžete získať na adrese:

Magnet-Press Slovakia  
P.O. BOX 14  
814 99 Bratislava  
tel./fax (07) 39 41 67



## Najvhodnejší predplatné časopisov Amatérské radio A, B v Slovenskej republike

Bankové spojenie: Ľudová banka Bratislava a.s.  
č. ú. 4000389616/3100.

Predplatné môžete zaplatiť zloženkou alebo prevodom s uvedením bankového spojenia. Po prijatí záväznej objednávky (viď str. 239) Vám obratom zašleme zloženku na úhradu.

OBJEDNÁVKY PRIJÍMAME  
I TELEFONICKY ALEBO FAXOM  
07/394167

► u výrobků např. spotřební elektroniky a průmyslové elektroniky.

V oblasti systémů pro zpracování dat vyrábí TI kromě jiného multiuživatelské výpočetní systémy, tiskárny a terminály. Zabývá se i výrobou hardware a vývojem software pro podporu aplikací, vztahujících se k tzv. umělé inteligenci (AI). Umělá inteligence je soustava technologií, které umožňují strojům vykonávat úkoly nebo řešit problémy, které byly tradičně vykonávány a řešeny na základě lidské inteligence nebo schopnosti člověka. Některé z úspěšných světových aplikací umělé inteligence byly a jsou založeny na výsledcích prací TI, které pokrývají spektrum od plně integrovaných automatizovaných výrobních systémů až k individuálním, několikaúrovňovým výrobním systémům. Vyhledávány jsou i expertní systémy TI, které obsahují řešení problémů umělé inteligence odborníky na software - zákazníky jsou používány např. v dopravě, potravinářském průmyslu, energetice apod.; jejich aplikační roz-

sah sahá od diagnostiky až po dynamické programy školení.

Pokud jde o výzkum nových materiálů, TI se zaměřil na výzkum a výrobu slitin nejrůznějších kovů - výsledkem vývoje jsou nové slitiny s unikátními vlastnostmi, které našly použití nejen v elektronice, ale i v automobilovém průmyslu, dále např. ve výrobě psacích potřeb atd.

Nové materiály však našly své uplatnění i při výrobě zařízení pro bezpečnostní tepelné regulace, termostaty, ochrany motorů a tlakové spínače. Tyto výrobky zajišťují bezpečný a účinný provoz mnoha přístrojů v celém rozsahu průmyslových výrob.

Nezanedbatelná je i činnost TI jako výrobce spotřební elektroniky. TI se zaměřovala a stále vyrábí kalkulátory všech možných typů a přístroje pro výuku a vzdělávání. Snad každý se již setkal s výrobky jako jsou kalkulátory se základními čtyřmi funkcemi, s kalkulátory speciálně navrhovanými pro specializované povolání (tzv. vědecké, statistické, inženýrské či „obchodnické“ kalkulátory); známé a celosvětově rozšířené jsou i výukové prostředky, pomáhající výuce dětí třeba i s použitím „elektronické řeči“.

## Závěr

Každá činnost TI je postavena na pevném a stále se vyvíjejícím technologickém základě a na dovednosti a nadšení tisíců pracovníků TI po celém světě. Tvořivost zaměstnanců a podrobení se neúprosným zákonům „totální“ kvality i dokonalý servis - to vše je zárukou, že TI zůstane i v budoucnosti přední světovou společností a přínosem pro lidskou civilizaci.

Pro zajímavost uvádíme v přehledu důležité přelomy v činnosti TI, které se projevily i růstem obratu společnosti:

1930 - zahájení prodeje odrazového seismografu, což způsobilo revoluci v naftovém průmyslu, společnost v té době měla název Geofyzikální servis, GSI  
1946 - rozšíření výroby o elektronické systémy  
1948 - dodávka prvního leteckého palubního radarového systému  
1952 - zahájení činnosti v oblasti tranzistorů, změna názvu společnosti na TEXAS INSTRUMENTS Incorporated  
(Dokončení na str. 238)

# ZAJÍMAVÁ A PRAKTIČKÁ ZAPOJENÍ

## PRO MOTOROVÁ VOZIDLA

### Akumulátorová nabíječka s odporovou regulací

Ing. Václav Dlouhý

Nabíječka byla navržena a realizována pro naprostou laickou obsluhu. Kromě běžných parametrů (nabíjecí proud větší než 4 A při napětí akumulátoru 12 V) splňuje další požadavky:

odolnost proti trvalému zkratu, přerušení nabíjení při přepínání akumulátoru.

Výhodou konstrukce je relativní jednoduchost, použitý druh regulace (ztrátová) se však jeví jako poněkud zastarálý.

Použité součástky jsou kategorie „co dům dal“ a proto T2, T3, T4 nebo D3 je možné nahradit novějšími ekvivalenty. Regulaci nabíjecího proudu zabezpečuje výkonový tranzistor T1, který je řízen tranzistory T2 a T4 a potenciometrem R5. Při zkratování výstupních svorek nebo při přepínání akumulátoru se napětí na bázi tranzistoru T3 zvětší natolik, že T3 uzavře tranzistory T2 a T1 a nabíjecí proud se přeruší. Kondenzátor C1 brání rozkmitání ochranného obvodu.

Transformátor s jádrem EI 32 × 32 má jednotlivá vinutí:

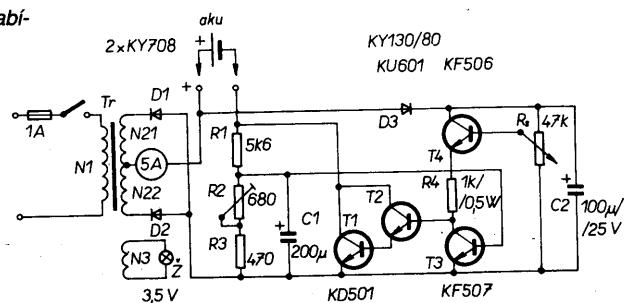
N1: 1000 závitů, CuL, průměr 0,425 mm, N21, N22: 2 × 70 závitů, CuL, průměr 1,125 mm,

N3: 15 závitů, CuL, průměr 0,425 mm.

Diody D1 a D2 mají společný hliníkový chladič o rozměrech 100 × 80 × 2 mm.

Protože vlastnosti obvodů jsou závislé na parametrech tranzistorů, je třeba nastavit jak obvod regulace (rezistorem R4), tak obvod ochrany (trimrem R2).

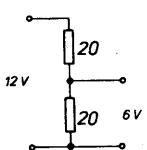
Obr. 1. Jednoduchá nabíječka akumulátorů



R2	trimr 680 Ω
R3	470 Ω
R4	1 kΩ/0,5 W
<i>Kondenzátory</i>	
C1	200 μF/6 až 10 V
C2	100 μF/25 V
<i>Polovodičové součástky</i>	
T1	KD501
T2	KU601
T3	KC507
T4	KF506
D1, D2	KY708
D3	KY130/80
ž	žárovka 3,5 V

### Aktivní dělič napětí

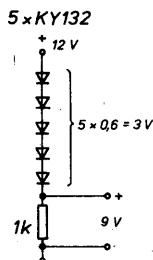
V některých případech potřebujeme z dostupného stejnosměrného napětí (nejčastěji v automobilu ze 12 V) získat napětí nižší, s proudem obvykle nepřevyšujícím 1 A (např. napájení přenosného přijímače, přehrávače ap.). U malých proudů není problém zapojit klasický odporový dělič, ovšem při proudech přesahujících 100 mA to již znamená značné ztráty – rezistory v děliči musí protékat proud větší, než je proud protékající spotřebičem, aby získané napětí bylo dostatečně tvrdé. Další možnost je zapojit několik diod do série (musíme počítat s úbytkem asi 0,6 V na jedné diodě a potřebujeme-li např. 9 V, pak by to znamenalo zapojit 5 diod do série, nebo také Zenerovu diodu pro napětí, o které potřebujeme zdrojové napětí snížit). Změny napětí na zdroji se ovšem plně promítají při použití takto zapojených diod do změny výstupního napětí, takže kolísá-li např. napětí na baterii o 1 V při 13 V (zapojení světel, dobíjení), bude o stejnou hodnotu kolísat i při 6 V! Výhodnější je zapojení jediného tranzistoru, který nám dokonce umožní napětí přepínat (např. mezi dvěma hodnotami, které nejvíce potřebujeme – dejme tomu 3 V a 6 V). Proud, protékající v tom případě



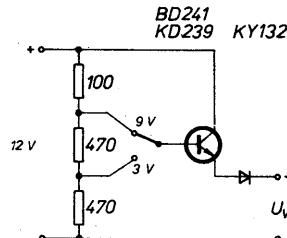
Obr. 1. Odporový dělič

# Signalizační obvod pro Favorita

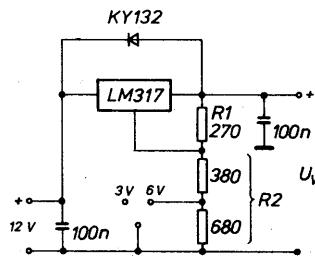
Milan Rumler



Obr. 2. Omezení napětí diodami



Obr. 3. Aktivní dělič napětí s tranzistorem



Obr. 4. Přepínačový stabilizátor napětí pro automobil

napěťovým děličem, je oproti proudu odebíranému nepatrný (asi 15 mA), vzhledem k malému proudu báze. Další nezanedbatelnou výhodou je také stabilita výstupního napětí v závislosti na odebíraném proudu. Musíme však počítat vždy s potřebnou výkonovou ztrátou tranzistoru

$$(U_c - U_b) \times I_e$$

Výběr nejvhodnější je udělat malý přípravek, kde místo tranzistoru použijeme integrovaný obvod – např. LM317 a dvouči vícepohlový přepínač (podle počtu uvažovaných napětí na výstupu). Oproti zapojení s tranzistorem má další neocenitelnou výhodu, že je díky internímu zapojení IC odolný i proti zkratu na výstupu a stabilizace výstupního napětí je dokonálná. Odpory rezistorů spočteme z potřebného výstupního napětí podle vzorce

$$R_2 = \frac{R_1 \times U_v}{1,25} - R_1$$

(na  $R_1$  bude díky internímu zapojení IO vždy 1,25 V) a na schématu jsou uvedeny potřebné odpory rezistorů pro 6 V a 3 V.

QX

Když se procházíte ulicemi kolem zaparkovaných automobilů, spatříte občas, že nepozorný řidič zapomněl zhasnout světla, zatáhnout okénka, či dokonce zavřít ve spěchu páté dveře. I mě se tahle nepříjemnost stala a tenkrát jsem si přísahal, že zhotovím signalizaci, která mne upozorní při vystupování z vozidla na nějaký chybový stav.

Popisovaný obvod je schopen signalizovat chod směrových světel, a navíc vyhlašit „ALARM“ při současném otevření dveří a zapnutí světel, otevření oken, nezavření pátých dveří atd. Signalizační zvukový signál směrové je podobný trilkovému zvuku zahraničních telefonů. Hlasitost, výška a rychlosť tónu je nastaviteľná. Při alarmovém hlášení se nuceně změní kmitočet a hlasitost.

## Popis zapojení

Srdcem obvodu jsou dva IO 555, zapojené jako astabilní multivibrátory. Pokud zapneme směrovku, dostane se napájecí napětí přes (logický součet) D1 a D2 (jsou umístěny u přepínače) do dvou klopových obvodů. IO1 vytvoří signál základního kmitočtu, na který je namodulován signál o kmitočtu IO2. Výstup z IO2 je veden přes oddělovací kondenzátor C6, trimr R9 do telefonního sluchátka. Základní kmitočet nastavíme trimrem R4, výšku tónu trimrem R7 a hlasitost signalizace pro směrovky trimrem R9.

Stav alarmu je signalizován pouze při otevřených dveřích řidiče nebo spolujezdce. Signály ze vstupů RES (rezerva), OK (okno), 5DV (páté dveře), SV (světla) jsou logicky sečteny diodami D3 až D6 a tvoří spolu se signálem ze spínače dveří log. součin na tranzistoru T1. Tento signál napájí oba klopové obvody do součtového uzlu D7, D8 a zároveň spíná T2, který připojí k IO1 kondenzátor C1 a tím sníží základní kmitočet. Signál tím dostane podobu dvouhlasé sirény. Zároveň s T2 se spiná i T3, který vyřadí trimr R9 a poruchový stav je signalizován v plné hlasitosti.

Přechodový odporník na svorkách akumulátoru může způsobit vznik přepětí v palubní síti (činností relé a alternátoru). Proto je

v napájecí části IO vřazena přepěťová ochrana R2 a D9. Při použití D1 a D2 můžeme D7 vynechat. Kondenzátor C4 „zméká“ tón a můžeme jej také vynechat, nebo zvolit jinou kapacitu a dosáhnout tak bizarních zvuků. Nastavení výšky tónu je velice důležité (u směrovek), neboť nízké tóny uspávají a naopak vysoké působí nervové napětí. Nastavíme tedy individuálně hlasitost a tón tak, aby nás zvuk během jízdy povzbuzoval v pozornosti, ale nerušil.

Na vstup RES můžeme zapojit kontakt skrytého spínače ochrany vozidla. Není to dokonalá ochrana, ale případný větralec může při otevření dveří a při spuštění sirény zpanikařit a utéci. Obvod má i při zapnutém klíčku nulový odběr a proud protéká pouze tehdy, je-li obvod v činnosti.

Zapojení je též imunní na přepěťování baterie. Počet alarmových vstupů můžeme podle potřeby libovolně zvětšit.

## Seznam součástek

### Rezistory (0,25 W)

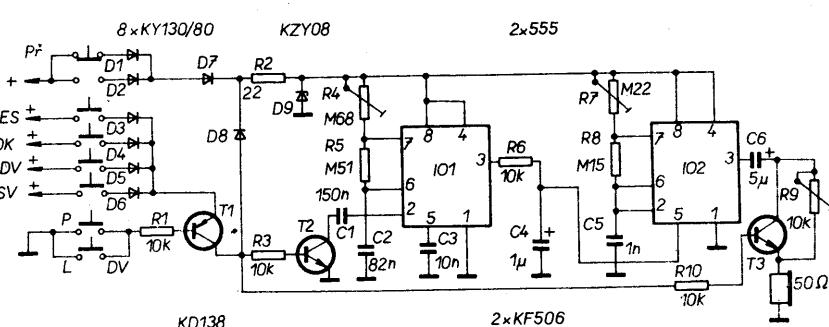
R1	10 kΩ
R2	22 Ω
R3	10 kΩ
R4	trimr 0,68 MΩ
R5	510 kΩ
R6	10 kΩ
R7	trimr 0,22 MΩ
R8	150 kΩ
R9	trimr 10 kΩ
R10	10 kΩ

### Kondenzátory

C1	150 nF
C2	82 nF
C3	10 nF
C4	1 μF/6 až 10 V
C5	1 nF
C6	5 μF/6 až 10 V

### Polovodičové součástky

D1 až D8	KY130/80
D9	Zenerova dioda s $U_z = 12$ až 14 V
IO1, IO2	555
T1	KD 138
T2, T3	KF506 (508)



Obr. 1. Signalizační obvod pro Favorita

## ČASOVÉ SPÍNAČE

# Časový spínač na dlouhé časy s 555

Zdeněk Kubeš

Jde o elektronický obvod, napájený stabilizovaným napětím 15 V. Časovací obvod tvoří člen  $RC$  s konstantou 25, čas lze tedy určit ze vztahu  $\tau = 25RC$  [s;  $\Omega$ ; F]; pro rezistor 1 M $\Omega$  a kondenzátor 1 mF je čas téměř 7 hodin.

Na vstup 2 IO (časovač 555 ve funkci komparátoru) se vede napětí z časovacího kondenzátoru  $C$  a to se vyhodnocuje (obr. 1). Po překročení  $1/3$  napájecího napětí (na vstupu 2), se obvod překlopí. Po odstartování časování tlačítkem T1 se kondenzátor vybíjí, „překlopí“ se IO a na kolektoru tranzistoru T4 bude napájecí napětí, které přitáhne relé nebo, přivedeno na řídící elektrodu triaku přes rezistor 330 až 680  $\Omega$ , uvede do vodivého stavu triak na předem nastavenou dobu. Časování je přesné za předpokladu, že přesné známe odpory nastavené odporové dráhy potenciometru a kapacitu kondenzátoru. Jinak je třeba časování určovat zkusmo. Potenciometr by měl být typ s lineárním průběhem odporové dráhy.

Při použití relé by neměl být odpor cívky menší než  $60\ \Omega$ . Na typu triaku nezáleží, tranzistor T4 vybudí bezpečně všechny typy. Předřadný rezistor do G triaku volíme podle typu Tc a doporučení výrobce z katalogu (od 20 do 100 mA).

Užití obvodu je mnohostranné. Od spínání nebo vypínání rozhlasového přijímače, topných těles, spínání světel v domech na určitou dobu, vypínání motorků modelů např. lodí za určenou dobu, ohřev motorů automobilů ve velkých zimách topným tělesem atp.

Opačnou funkci obvodu, tj. odpojení spotřebiče – zároveň na stanovenou dobu dosáhne záměnou tranzistoru T4 za typ n-p-n, pak je však třeba zapojit R6 z bodu A do C. B je zachován. Pro jednotlivá použití výkonových prvků jsou zákrešleny varianty zapojení i součástek na obr. 2.

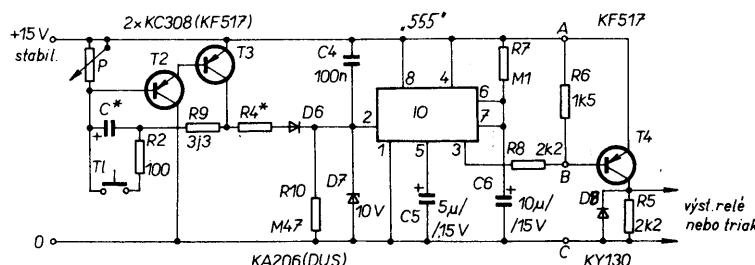
Jako zdroj je použit transformátor asi 15 VA, tedy jádro např. EI25  $\times$  20 mm s průměrem vodiče na sekundární straně 0,6 mm CuL (obr. 2). Jako členy  $R$  a  $C$  lze použít větší i menší hodnoty podle použití a potřeby nastavitelných časů. Kondenzátor  $C$  volíme s co možno nejmenším svodem, čímž dosáhneme delších časů a zvětší se i konstanta ve vzorci  $\tau = kRC$ .

Při oživování není třeba základní obvod a zdroj nastavovat. Je ihned bezpečně funkční při dodržení napájecího napětí.

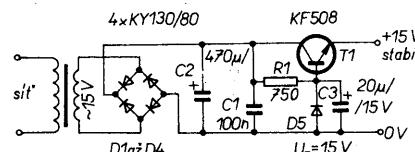
Rezistory R4 a R10 určují konstantu  $k$  ve vzorci pro výpočet času. R10 doporučují od 100 do 680 k $\Omega$ . Čím má rezistor větší odpor, tím se prodlužuje i možný nastavitevní čas.

Pro R4 lze užít rezistor 2,2 až 100 k $\Omega$  (ne větší) a opět při větším odporu se zvětšuje

V případě a) je to užití pro stejnosměrný spotřebič napájený 15 V, který je spínán na určenou dobu tranzistory T4 a T5 v Darlingtonově zapojení. Při větším odběru musíme mít výkonnější zdroj a usměrňovač též upravit.



Obr. 1. Časový spínač na dlouhé časy



Obr. 2. Zdroj pro časový spínač (C3 může být až  $100 \mu F/25 V$ )

konstanta  $k$  ve vzorci pro výpočet času. Pro  
 $k=25$  bylo použito  $R4=22\text{ k}\Omega$   
a  $R10=0,47\text{ M}\Omega$ .

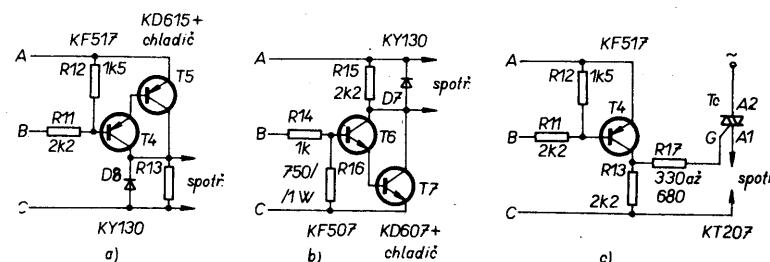
Použijeme-li největší uvedené hodnoty, pak máme možnost nastavovat dlouhé časy až přes 10 hodin, ale nejkratší základní čas je pak asi 1/4 hodiny a také se zmenšuje přesnost měřeného času.

Pro největší odpory obou rezistorů vychází konstanta asi 50, což odpovídá času pro kondenzátor  $C=1\text{ mF}$  a rezistor  $R=1\text{ M}\Omega$  kolem 14 hodin.

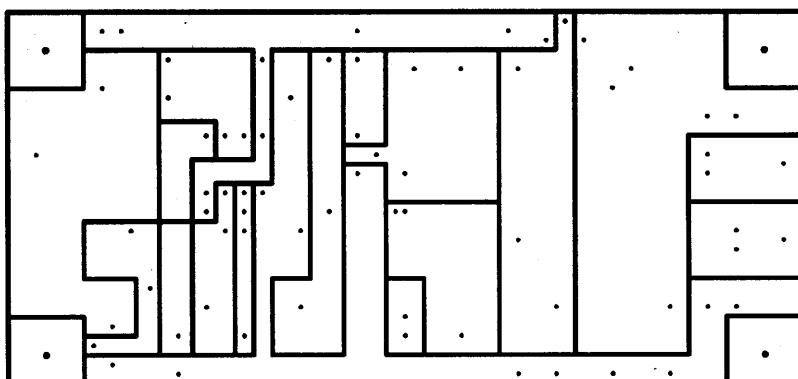
Na obr. 4 a 5 jsou desky s plošnými spoji spínacího i rozpínacího časovače.

### **Varianty výkonového stupně**

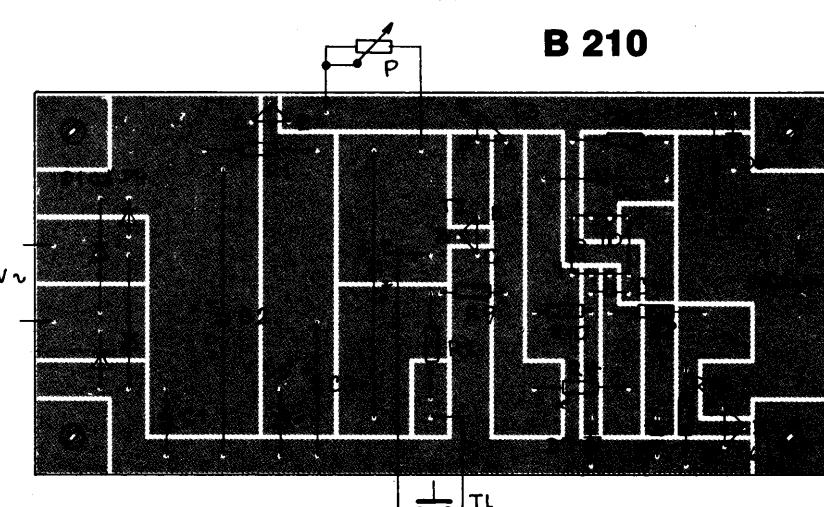
K bodům označeným na základním schématu A, B, C lze připojit výkonový stupeň pro rozličná použití (obr. 2).



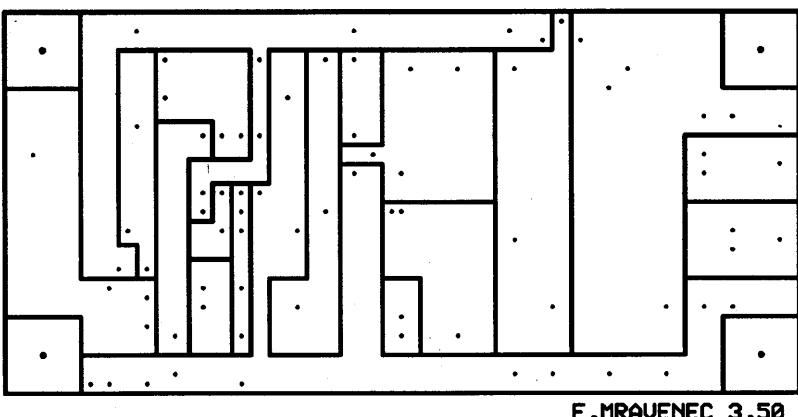
Obr. 3. Varianty výkonového stupně



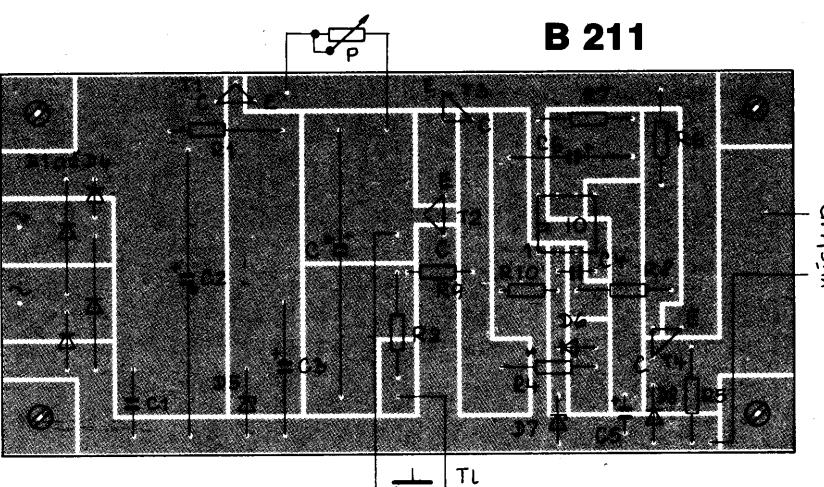
F.MRAVENEC 3.50



B 210



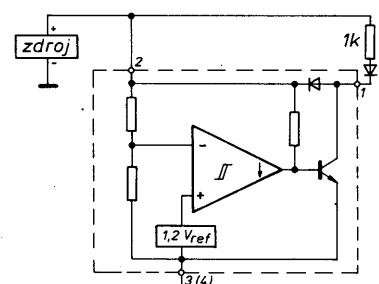
F.MRAVENEC 3.50



B 211

Obr. 4, 5. Desky s plošnými spoji spínacího a rozpínacího časovače

MC34064 (pro průmyslové využití MC33064) je označení nového integrovaného obvodu firmy Motorola, který je určen k hlídání podpěrových stavů u různých mikroprocesorových systémů, u kterých může podpět způsobit krátkodobé nedefinované stavы a ovlivnit výsledné údaje. Funkce, kterou tento IO nabízí, je v mnoha zařízeních řešena složitým obvodovým zapojením. Obvod obsahuje přesný zdroj referenčního napětí a komparátor (4,6 V) s přesně definovanou hysterezí k zamezení chybých zapůsobení. Výstupní obvod je zapojen jako otevřený kolektor s přípustným spínáním proudem 10 mA. Minimální přípustné vstupní napětí, kdy obvod ještě spolehlivě pracuje, je 1 V. Součástí obvodu je také vybíjecí dioda uvažovaná k vybíjení napětí na externí reset-kondenzátoru s napětím až 10 V. S obvo-



Obr. 1.

dem se můžete setkat ve dvou variantách – v klasickém „tranzistorovém“ plastickém pouzdře se třemi vývody TO266AA a v osmivývodovém pouzdře SO-8. Typické zapojení ke kontrole napětí (číslo vývodu v závorce platí pro osmivývodové pouzdro) je na obr. 1.

QX

ELTOS s.r.o.

Dodáváme v nejširším výběru

- ✗ INTEGROVANÉ OBVODY
- ✗ POLOVODIČOVÉ PRVKY
- ✗ ELEKTRONKY
- ✗ ODPORY
- ✗ KONDENZÁTOŘE VČ. KERAM.
- ✗ REPRODUKTORY
- ✗ SKLENĚNÉ TAVNÉ POJISTKY

\*\*\* Maloobchodní prodejna \*\*\*  
 \*\*\* Velkoobchodní sklad \*\*\*  
 \*\*\* Zásilková služba \*\*\*

130 00 Praha 3, Biskupcova 39  
 TEL. 02-893233, 270588  
 FAX 02-2319327

# Sekvenční časový spínač

Zdeněk Kubeš

Sekvenční časový spínač je elektronický obvod, který je složen ze dvou časových spínačů, z nichž první odměřuje čas, za který spotřebič začne být napájen sítí, v tom okamžiku se spustí druhý časový spínač, který odměřuje dobu sepnutí – napájení spotřebiče a po nastaveném čase spotřebič odpojí od sítě.

Užití je velmi rozsáhlé a to všude tam, kde potřebujeme např. v naší nepřítomnosti v určenou dobu zapnout na určitý čas spotřebič. Tako by se dalo spínat plynové topení, elektrické topidlo, aby se místnost ohřála před naším příchodem domů atd. Samozřejmě, že existují profesionální spínače, které by zajistily stejnou službu, jsou však drahé, rozhodně dražší, než popisovaný obvod.

Další způsob použití spínače je ve spojení s rozhlasovým přijímačem, případně magnetofonem, pak nás naše oblíbená rozhlasová stanice probudí místo drnčení budíku atd. Využití jistě každý najde pro svou potřebu a podle svého uvážení.

**Zapojení nedoporučuji pro začátečníky, protože je obvod přímo spojen se sítí 220 V a hrozí nebezpečí úrazu elektrickým proudem!! Při konstrukci je třeba dodržovat příslušné bezpečnostní předpisy!!**

— S uvedenými součástkami a středním zesílením tranzistorů by mělo zapojení pracovat bez potíží na první zapojení. U triaků volíme odporník rezistoru do elektrody G asi 330  $\Omega$ . Je však možné nahradit rezistor odporným trimrem a zkoušet, když již triak spíná obě půlvlny. Při nahradě trimru pevným rezistorem pak o něco odporník zmenšíme, aby se triak spolehlivě sepnul.

## Popis činnosti

Stabilizovaný zdroj (obr. 1) napájí „spouštěcí časový spínač“, který časuje dobu, za níž je spotřebič uveden do činnosti. Zde platí

vztah  $\tau_1 = 18 RC$ , tedy 18P1C4. Pro  $P1 = 20$  k $\Omega$  a  $C4 = 1$  mF je čas asi 6 minut. Konstanta tohoto vztahu je závislá na volbě  $R3$ , jeho odporník může však být maximálně 33 k $\Omega$ . Pak je již obvod spouštění nespolehlivý v činnosti. Konstantu pro jiný  $R3$  lze určit ze zkoušek, když do vztahu  $\tau_1 = k RC$  dosadíme konkrétní naměřené údaje, např. pro  $P1 = 18$  k $\Omega$ , 33 k $\Omega$  a 47 k $\Omega$ , čas dosadíme za  $\tau_1$  v sekundách, za  $R$  příslušný zkoušený odporník v  $\Omega$  a  $C$  je pro naš obvod 1 mF, tedy 0,001 F. Vynásobením a vydělením rovnice získáme konstantu. Z té pak odvozujeme ocejchování stupnice za předpokladu, že přesně známe nastavený odporník dráhy potenciometru  $P1$ , který změříme ohmmetrem.

Odporník rezistoru  $R3$  můžeme zmenšovat na asi 750  $\Omega$ , čímž se sice konstanta zmenší, ale zvětší se přesnost nastavení. Pro plnou stupnici při uvedeném  $P1 = 1$  M $\Omega$  je dosažitelný čas (s konstantou 18) asi 5 hodin.

Napětí, které dodává spouštěcí časový spínač, se objevuje na  $R3$  a vede se na  $IO1$  ve funkci komparátoru, který porovnává napětí z časování a referenční napětí získané na děliči  $R4$  a  $R5$ . Poměr těchto rezistorů ovlivňuje konstantu  $k$ .  $R4$  lze k získání co největší konstanty částečně upravovat v uvedených mezích.

$RC$  člen  $R10$  a  $C5$  dává krátkodobý impuls na vstup  $IO2$ , který se jím spouští. Jinak je na vstupu 2 kladné napětí z  $R11$ . Kapacita  $C5$  lze i zmenšovat, ale je ji třeba pro konkrétní obvod vyzkoušet. Obvod byl funkční i pro 150 nF (keramika).

Časový spínač doby sepnutí je tvořen časovačem 555 a časování zde obstarává člen  $RC$ , tvořený  $P2$  a  $C7$ , kde  $R15$  je ochranný. Nelze ho vynechat! Obvod funguje jako monostabilní klopný obvod, konstanta ve vzorci pro  $\tau_2$  je kolem 2, tedy  $\tau_2 = 2 \times P2C7$ . Např. pro  $P2 = 39$  k $\Omega$  byl čas 1 minuta, vzorek měl  $k = 1,75$ . Tedy pro plný odporník  $P2 = 1$  M $\Omega$  byl čas 1 hodina 7 minut a  $k = 2$ .

Výkonový stupeň je tvořen tranzistory  $T4$  a  $T5$  ve funkci spínačů, které přes  $R18$  napájejí triak  $Tc$  do elektrody G. Při přívodu kladného napětí na G triak vede a spotřebič (zátěž) je napájen. Rezistor  $R18$  upravíme podle druhu použitého triaku tak, aby maximální proud byl 20 až 100 mA. Triak však spíná při podstatně menších proudech do G, než které udává katalog jako maximální.  $R18$  tedy zaměníme za trimr 1 k $\Omega$ , změříme odporník ohmmetrem a zapojíme pevný rezistor. Triak musí bezpečně spínat obě půlvlny.

Rezistory  $R12$ ,  $R14$ ,  $R16$  a  $R15$  jsou voleny pro tranzistory se středním zesílením. Při větších zesíleních by mohl být triak stále sepnut – pak zvětšíme buď  $R12$  nebo  $R16$ .

Podle použitého triaku je možno spínat proud až 15 A (se součástkou na chladiči). Spínač je na desce s plošnými spoji podle obr. 2.

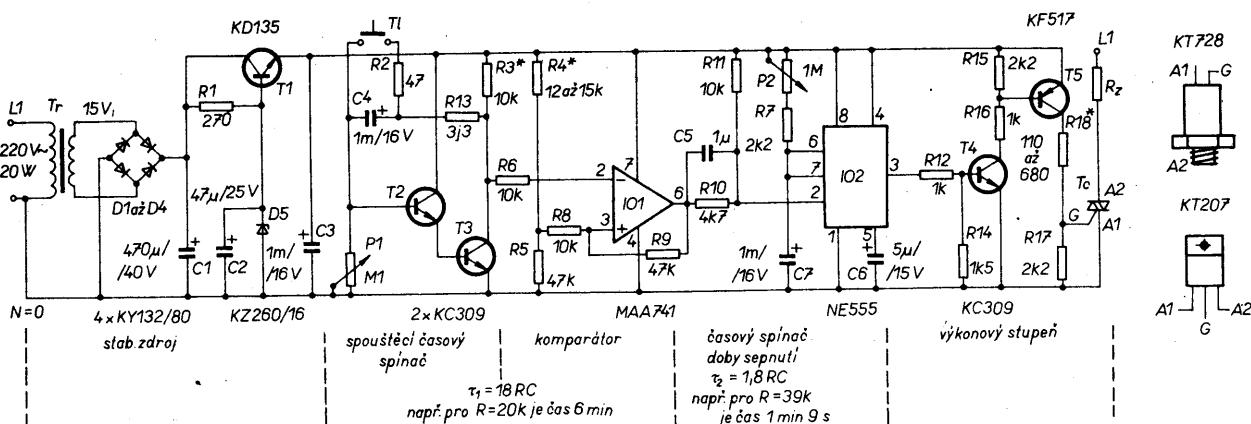
## Seznam součástek

### Rezistory (miniaturní)

R1	270 $\Omega$ / 1 W
R2	47 $\Omega$
R3	10 k $\Omega$ nebo viz text
R4	12 až 15 k $\Omega$ nebo viz text
R5	47 k $\Omega$
R6	10 k $\Omega$
R7	2,2 k $\Omega$
R8	10 k $\Omega$
R9	47 k $\Omega$
R10	4,7 k $\Omega$
R11	10 k $\Omega$
R12, R16	1 k $\Omega$
R13	3,3 $\Omega$
R14	1,5 k $\Omega$
R15, R17	2,2 k $\Omega$
R18	110 až 680 $\Omega$ / 1 W

### Kondenzátory

C1	470 $\mu$ F/40 V, TF 010
C2	47 $\mu$ F/25 V, TF 009
C4, C7	1 mF/16 V, TF 008
C5	0,15 až 1 $\mu$ F, keram.
C6	5 $\mu$ F/15 V
<i>Plovodičové součástky</i>	
D1 až D4	KY132/80
D5	KZ260/16
T1	KD135
T2, T3, T4	KC309 (KC308, KC307)
T5	KF517 (KC636)
IO1	MAA741(C) nebo MAA501, 502 nebo 748, přidat kompenzaci



Obr. 1. Sekvenční časový spínač

## Paměť EEPROM 93C46

Petr Kolomazník

► **Sériová paměť EEPROM 93C46 je 1Kbitová paměťová součástka, která nalezne uplatnění v zařízeních s mikroprocesory nebo mikrokontroléry, v nichž je třeba uchovávat nevelký počet dat i po vypnutí napájecího napětí bez potřeby zálohovací baterie. Sériové paměti se využívají např. pro nastavování konfigurace (počítačů, tiskáren apod.), kde nahrazují mechanické přepínače. V automobilovém průmyslu slouží paměti EEPROM pro uchování údaje počítadla ujeté vzdálenosti v elektronických přístrojových deskách moderních automobilů. Následující informace by měly pomoci všem, kteří by podobnou funkci chtěli ve svých zařízeních realizovat.**

V následujícím popisu nejprve uvedu důležité katalogové údaje paměti ST93C46AB1, pak způsob odzkoušení funkce paměti jednoduchým zapojením a na zapojení s mikrokontrolérem 8051 a jednodu-

chých programech ukáži příklad spolupráce této paměti s 8051.

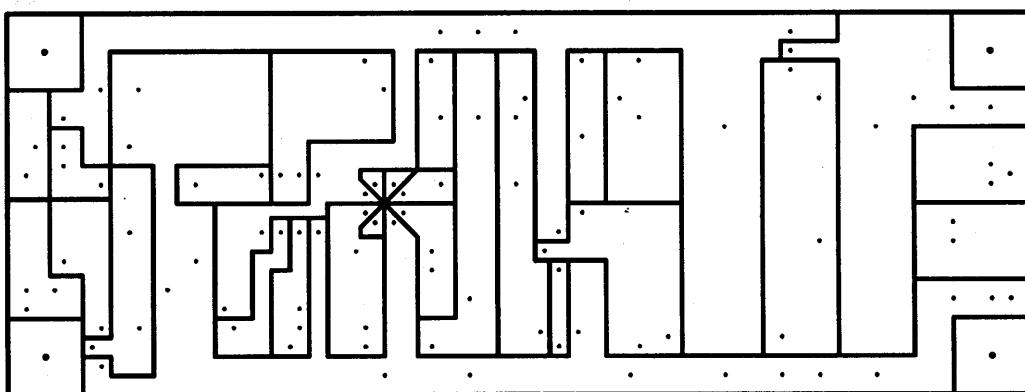
Na začátku bych chtěl zdůraznit, že paměti, označené jako 93C46, vyrábí řada výrobce (National Semiconductor, SGS-THOM-

SON, Samsung, Microchip, EXEL a další). Samozřejmě se od sebe mírně liší (např. časováním, rozsahem teplot, někdy i dalšími odlišnými funkcemi). Protože paměti nabízené pražskou firmou KTE a ECOM z Českého Meziříčí jsou typu ST93C46AB1 a jejich výrobcem je SGS-THOMSON, budu se zabývat detailním popisem paměti od tohoto výrobce, uvedu však i některé odlišnosti u dvou dalších výrobců SAMSUNG a MICROCHIP.

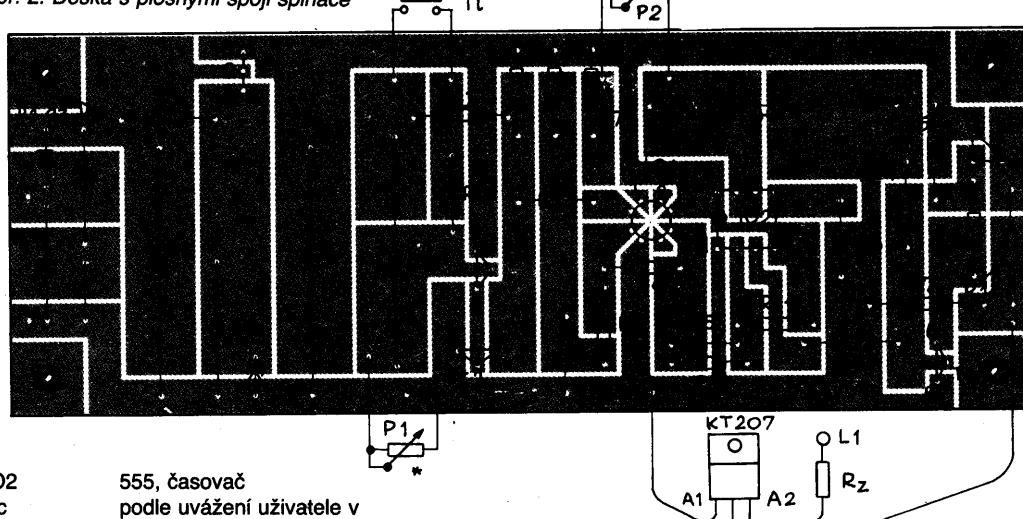
### Obecně o EEPROM

Název EEPROM (nebo E<sup>2</sup>PROM) je zkratka z „Electrically Erasable Programmable Read-Only Memory“, „Elektricky mazatelná a programovatelná paměť určená pro čtení“. Paměti EEPROM řadí výrobci mezi tzv. „non-volatile“ paměti. Tento termín se dá přeložit jako bezpříkonové paměti, to jsou paměti, které si drží data bez potřeby napájecího napětí. Kromě paměti EEPROM patří do této skupiny paměti ROM, PROM, EPROM. Od těchto typů se paměti EEPROM

► B 212



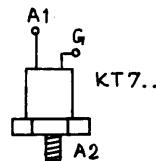
Obr. 2. Deska s plošnými spoji spínače



IO2  
Tc  
555, časovač  
podle uvážení uživatele v  
závislosti na  
spínaném výkonu

KT205 nebo 207/600 V  
pro 3 a 5 A  
KT774 nebo KT730/700  
pro 6 A  
KT784 nebo KT729/700  
pro 10 A

KT728/600 nebo  
KT728/800 +  
příslušný chladič.



liší tím, že se dají snadno několikanásobně přeprogramovávat i přímo v zařízeních, bez nutnosti je odtud vydávat, např. jako paměti EPROM pro smazání zářením UV. Paměti EEPROM lze mazat elektrickou cestou. Zkratka ROM v názvu EEPROM říká, že paměť je určena pro čtení. Zápis dat je sice možný, ale musí mu předcházet mazání a to celé trvá podstatně déle než čtení. Počet zápisů je také omezen (obvykle 10 000), takže pokud by paměť pracovala v podobných aplikacích jako paměť RAM, byla by velmi brzo znehodnocena velkým počtem zápisů.

Paměti EEPROM bych rozdělil do dvou skupin:

1. Paralelní paměti určené pro připojení na adresovou a datovou sběrnici mikroprocesoru, u nichž zapojení vývodů odpovídá zapojení u paměti EEPROM (2716, 2764 . . .). Jsou to např. typy 2816, 2864, 28256.
2. Sériové paměti, které se k mikroprocesoru připojují pomocí některého sériového rozhraní a komunikace s nimi probíhá sériově.

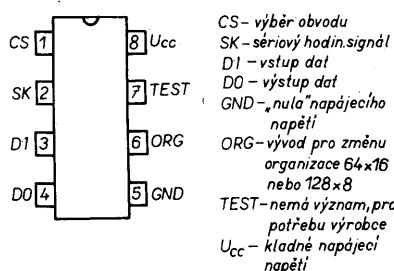
Jsou to např. typy:

a) 24C02	2 Kbit	(256×8)
24C04	4 Kb	(512×8)
24C08	8 Kb	(1024×8)
PCF8582	2 Kb	
PCF8594	4 Kb	
SDE2526	2 Kb	

Uvedené paměti jsou vybaveny sběrnici „I<sup>2</sup>C“ (vytvořena firmou Philips) a pro komunikaci používají 2 signály (hodinový a obousměrný datový signál).

b) 93C06	256 bitů	(16×16)
93C46	1 Kb	(64×16)
93C56	2 Kb	(128×16)
93C66	4 Kb	(256×16)

Tyto paměti mají sběrnici „Microwire“ (vytvořena firmou National Semiconductor),



Obr. 1. Zapojení vývodů v pouzdru PDIP8

Tab. 1. Základní elektrické parametry ST93C46AB1

Napájecí napětí	$U_{cc}$	$5 \text{ V} \pm 10\%$	
Proud. odběr v činnosti	$I_{cc1}$ $I_{cc2}$	max. 2 mA max. 3 mA	vstupní úrovňě CMOS vstupní úrovňě TTL
Proud. odběr v klidu	$I_{cc3}$	max. 50 $\mu\text{A}$	při CS v „0“
Proud výstupem při log. 0	$I_{OL}$	2,1 mA	výstupní napětí max. 0,4 V
Proud výstupem při log. 1	$I_{OH}$	-400 $\mu\text{A}$	výstupní napětí min. 2,4 V
Kmitočet SK	$f_{SK}$	max. 1 MHz	
Teplotní rozsah		0 až 70 °C	

která komunikuje třemi signály (hodinový, vstupní datový a výstupní datový signál).

Snahou výrobců je integrovat paměti EEPROM přímo do mikroprocesorů a mikrokontrolérů. Dnes je již má snad každý výrobce ve své nabídce.

### Popis paměti EEPROM ST93C46AB1 (SGS–THOMSON)

ST93C46AB1 je 1024bitová „non volatile“ (bezpríkonová) paměť, vyrobená technologií CMOS EEPROM. Je to externí paměť, se kterou se komunikuje přes jednoduché rozhraní „Microwire“.

Paměť může být nastavena do 2 možných formátů organizace dat: 64 registrů po 16 bitech nebo 128 registrů po 8 bitech. Tato organizace se mění pomocí vstupu ORG.

V programovacím módu ST93C46AB1 nepožaduje cykly ERASE (mazací) před instrukcí WRITE (zápis). Všechny programovací cykly jsou samy automaticky časovány a nevyžadují žádné další signály na sériovém rozhraní v době vykonávání instrukce. Konec programovacích módů lze zjistit pomocí stavové informace READY/BUSY na vývodu DO.

Instrukce READ (čtení) umožňuje číst obsah paměťového registru o zadané adrese. Po přečtení 16 (popř. 8) bitů dat je možné pokračovat ve čtení dat dalšího registru, protože adresový ukazatel paměti je automaticky posunut na další adresu. V tomto případě může být přečtena celá paměť v jednom nepřetržitě datovém proudu.

ST93C46AB1 má vytvořenou ochranu dat při zapnutí napájení. Po zapnutí napájení má paměť zakázány jakékoli operační módy. Povolit se mohou provedením instrukce EWEN.

Typická trvanlivost paměti je 1 mil. zápisových/mazacích cyklů a doba stálosti dat delší než 10 roků.

### Popis vývodů

Zapojení vývodů paměti je na obr. 1.

### Výběr obvodu CS

Log. 1 vybírá paměť. Úroveň „0“ ruší výběr paměti a ta vstupuje do módu „standby“ (klidového, záložního). Všechny programovací cykly, které byly započaty, budou dokončeny bez ohledu na vstup CS.

Mezi výkonnými instrukcemi musí být CS v „0“ po čas minimálně  $t_{cs}$  (tab. 2).

Tab. 2. Časování obvodu (časy v ns)

Označ.	Min.	Max.
$t_{SKH}$	250	
$t_{SKL}$	250	
$t_{CS}$	250	
$t_{DIS}$	100	
$t_{D1H}$	100	
$t_{PD1}$		500
$t_{PD0}$		500
$t_{WP}[\text{ms}]$		10

### Sériový hodinový signál SK

Signál SK se používá k synchronizaci komunikace mezi pamětí a nadřízeným zařízením. Všechny bity (operační, adresové a datové), které vstupují do paměti, jsou zapisovány do paměti vzestupnou hranou SK. Taktéž vystupující datové bity jsou vyšovány ven z paměti vzestupnou hranou SK.

Časové je SK omezeno pouze v min. době trvání log. „0“ a „1“ – časy  $t_{SKL}$  a  $t_{SKH}$  (tab. 2). To umožňuje zastavit nebo zpomalit hodinový signál během komunikace s pamětí. Jestliže je CS v „0“, pak na stavu SK nezáleží.

Po přijetí startovací podmínky (CS a DI v „1“, příchod vzestupné hraně SK) musí být paměti poskytnut předepsaný počet hodinových cyklů SK (tab. 3).

### Vstup dat DI

Vstup dat je použit ke vstupu bitu START, operačních, adresových a datových bitů.

### Výstup dat DO

Výstup dat se používá v instrukci READ (čtení) k výstupu datových bitů po vzestupné hraně SK.

Na tomto výstupu je při provádění instrukcí ERASE, WRITE, ERL, WRAL k dispozici stavová informace READY/BUSY. Tato informace je dostupná pouze tehdy, nezůstane-li signál CS v „0“ po vyslání celé instrukce, ale vrátí se do „1“. Pak se na DO objeví log. 0, která představuje stav BUSY (paměť vykonává instrukci). Když se na DO objeví „1“, je tím oznámen stav READY (paměť dokončila instrukci a je připravena přijmout další instrukce).

### Vstup ORG

Tímto vstupem je možné měnit organizaci paměti na 64×16 nebo 128×8 bitů. Pokud vstup ORG spojíme s Ucc nebo ho necháme nezapojen, je paměť v organizaci 64×16. Jestliže je vstup ORG spojen s GND, je vybrána organizace 128×8.

### Vstup TEST

Tento vývod nemá vliv na funkci zařízení a může zůstat nezapojen nebo zapojen na napětí mezi Ucc a GND (včetně téhoto napětí). Vývod TEST užívá výrobce SGS–THOMSON.

### Elektrické parametry

Základní elektrické parametry paměti byly v tab. 1. Několik nejdůležitějších parametrů

Tab. 3. Přehled instrukcí

Organ.  $64 \times 16$ 

Instr.	Start bit	Operační kód	Adresa	Vstupní data	Výst. data	Počet hodin. cyklů	
		OP1	OP2				
READ	1	1	0	A5-A0	—	D15-D0	25
WRITE	1	0	1	A5-A0	D15-D0	RDY/BSY	25
ERASE	1	1	1	A5-A0	—	RDY/BSY	9
EWEN	1	0	0	11XXXX	—	High-Z	9
EWDS	1	0	0	00XXXX	—	High-Z	9
ERAL	1	0	0	10XXXX	—	RDY/BSY	9
WRAL	1	0	0	01XXXX	D15-D0	RDY/BSY	25

Organ.  $128 \times 8$ 

Instr.	Start bit	Operační kód	Adresa	Vstupní data	Výst. data	Počet hodin. cyklů	
		OP1	OP2				
READ	1	1	0	A6-A0	—	D7-D0	18
WRITE	1	0	1	A6-A0	D7-D0	RDY/BSY	18
ERASE	1	1	1	A6-A0	—	RDY/BSY	10
EWEN	1	0	0	11XXXX	—	High-Z	10
EWDS	1	0	0	00XXXX	—	High-Z	10
ERAL	1	0	0	10XXXX	—	RDY/BSY	10
WRAL	1	0	0	01XXXX	D7-D0	RDY/BSY	18

X – libovolný stav

týkajících se časování vstupních a výstupních signálů je v tab. 2.

Čas  $t_{SKH}$  a  $t_{SKL}$  určuje minimální dobu trvání hodinového signálu SK v log. 1 a 0. Maximální doba není omezena, můžeme tedy hodinový signál zpomalit až zastavit.

Čas  $t_{CS}$  určuje minimální čas, po který musí být signál CS v log. 0 mezi instrukcemi a také před vysláním READY/BUSY stavové informace.

Čas  $t_{DIH}$  je minimální čas, po který musejí být platná data na vstupu DI před příchodem vzestupné hrany hodinového signálu SK.

Čas  $t_{DIH}$  je minimální čas, po který musejí být platná data na vstupu DI po příchodu vzestupné hrany SK.

Čas  $t_{DO}$  a  $t_{PPD}$  je maximální čas, za který se objeví platná data (log. 0 a 1) na výstupu DO po příchodu vzestupné hrany při čtení paměti.

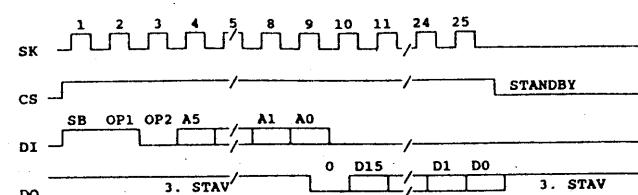
Čas  $t_{WP}$  určuje maximální dobu vykonávání instrukcí, které se samy automaticky časují.

### Instrukční soubor

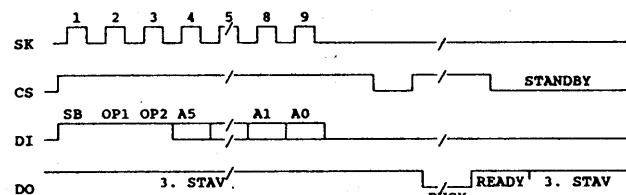
#### Popis instrukcí

ST93C46AB1 má 7 instrukcí (tab. 3).

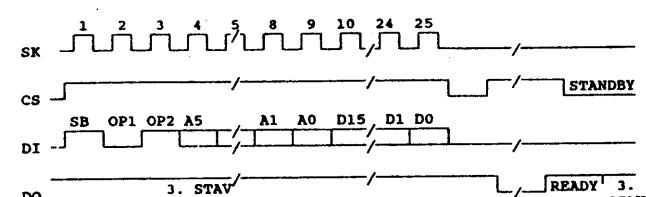
První bit každé instrukce je „1“ a je považován za START bit. Další 2 bity tvoří operační kód a následujících 6 bitů (popř. 7 bitů v org.  $128 \times 8$ ) tvoří adresu pro výběr registru paměti. U některých instrukcí je operační kód tvořen ještě prvními 2 bity adresy. Ostatní adresové bity jsou pak nevýznamné (mohou být „0“ nebo „1“). Důležitý je pouze počet hodinových cyklů SK (tab. 3), které musejí proběhnout, aby byla instrukce správně přijata.



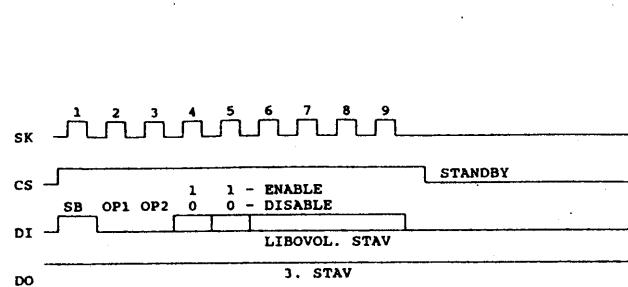
Obr. 2. Instrukce READ (čtení)



Obr. 4. Instrukce ERASE (mazání)



Obr. 3. Instrukce WRITE (zápis)



Obr. 5. Instrukce EWEN/EWDS (povolení/zakázání mazání a zápisu)

### READ (čtení)

Instrukce čtení, READ, vysílá sériová data z adresové paměti na výstup DO. Čtené datové bity vždy předchází jeden bit log. 0, který se na výstupu DO objeví po zápisu posledního adresového bitu. S další vzešlou hranou SK je na výstupu přítomen již nejvyšší datový bit, který vystupuje jako první a je následován méně významnými bity. Pokud obdržíme na výstupu už všechny bity (16 nebo 8) a budou pokračovat hodinové signály SK při setrvávajícím vstupu CS v „1“, bude na výstupu DO obsah dalšího paměťového místa. Je tedy možné přečíst celou paměť v jednom nepřetřízeném proudě dat, pokud je jako adresa zadána adresa prvního registru a bude generován požadovaný počet cyklů SK.

Celé časování instrukce READ je na obr. 2.

### WRITE (zápis)

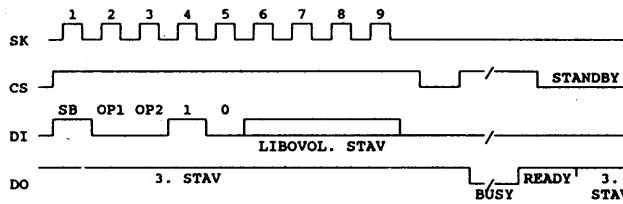
Operační bit instrukce WRITE jsou následovány 6 (popř. 7) adresovými bity a 16 (popř. 8) bitů dat, které mají být zapsány na specifikovanou adresu. Nejvýznamnější datový bit D15 (popř. D7) má být pomocí SK načten jako první, následován méně významnými bity D14 až D0 (popř. D6 až D0). Jestliže paměť načte všechny požadované bity a dekóduje instrukci WRITE, provede automaticky ERASE (mazací) cyklus na určené adresu před zápisem dat. WRITE cyklus se sám automaticky časuje a je zahájen po přechodu CS do „0“.

Konec operace indikuje READY/BUSY stavová informace na výstupu DO. Celé časování instrukce WRITE je na obr. 3.

### ERASE (mazání)

Instrukce ERASE způsobí smazání dat na uvedené adresy, což představuje uvedení datových bitů do log. 1. Po načtení operačního kódu se načítají adresové bity A5 až A0 (popř. A6 až A0). Cyklus ERASE se sám automaticky časuje a je zahájen po přechodu CS do „0“.

Konec operace indikuje READY/BUSY stavová informace na výstupu DO. Celé časování instrukce ERASE je na obr. 4.



Obr. 6. Instrukce ERAL (smažání celé paměti)

### EWEN, EWDS (ERASE/WRITE Enable/Disable – povolení/zakázání mazání/zápisu)

Po zapnutí napájení je paměť automaticky v módu EWEN, ve kterém jsou zakázány všechny programovací módy. Na instrukci READ to však žádný vliv nemá. Proto před instrukcemi ERASE, WRITE, ERAL, WRAL musí být vykonána instrukce EWEN. Pozor na to, když máme mód EWDS a vyšleme do paměti některou programovací instrukci a budeme očekávat konec jejího provedení pomocí stavového signálu READY/BUSY, pak tato informace nepřijde. Celé časování instrukcí EWEN, EWDS je na obr. 5.

### ERAL (Erase All – smazání celé paměti)

Celý čip bude vyplněn log. 1, jestliže paměť přijme tuto instrukci a bude v módu EWEN. Instrukce ERAL se sama automaticky časuje a je zahájena po přechodu CS do „0“.

Celé časování instrukce ERAL je na obr. 6.

### WRAL (Write All – zápis do celé paměti)

Celý čip bude přepsán daty určenými v příkazu. Instrukce WRAL se sama automaticky časuje a je zahájena po přechodu CS do „0“. WRAL neobsahuje automatický cyklus ERASE pro celý čip. Proto musí instrukci WRAL předcházet instrukce ERAL a čip musí být ve stavu EWEN v obou případech.

Instrukce WRAL se používá pro testování nebo inicializaci zařízení. Celé časování instrukce WRAL je na obr. 7.

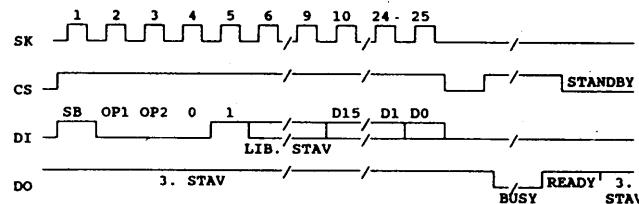
### Odlišnosti pamětí 93C46 firem MICROCHIP a SAMSUNG

První rozdíl je v zapojení vývodů. Chybí tu vývody ORG a TEST, jsou uvedeny jako nezapojené (NC). Z toho už vyplývá, že tyto paměti neumožňují přepínat paměťovou organizaci, je u nich pevná (64×16).

Je rozdíl i v max. počtu mazacích/zápisových cyklů. SGS–THOMSON zaručuje 1 mil. cyklů, MICROCHIP 100 000 a SAMSUNG 10 000.

Další rozdíly jsou v časování. Paměti MICROCHIP jsou přibližně stejně rychlé, max. hodinový kmitočet  $f_{SK} = 1$  MHz. Zato u paměti SAMSUNG je  $f_{SK} = 250$  kHz a celé časování je poněkud pomalejší. Např. data musí být platná na vývodu DI už 400 ns před vzestupnou hranou SK, data na výstupu DO jsou platná až po 2  $\mu$ s.

Jinak je instrukční soubor všech pamětí stejný a pokud nebudeme chtít využívat max. rychlosti paměti SGS–THOMSON a možnosti změny organizace na 128×8, můžeme paměť nahradit i pamětí jiného výrobce.



Obr. 7. Instrukce WRAL (zápis do celé paměti)

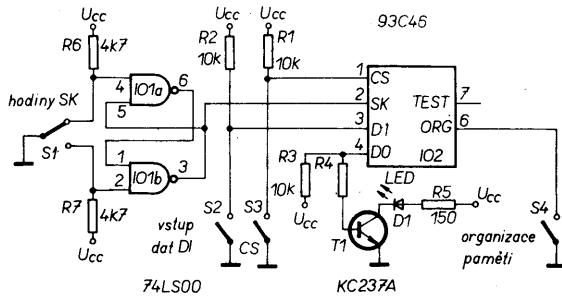
### Jednoduché zapojení pro zkoušení paměti

Funkci paměti jsem zkoušel v jednoduchém zapojení a potom i v zapojení s mikrokontrolérem 8051, s kterým jsem odladil jednoduché programy. Obě zapojení jsem vytvořil na univerzální desce s plošnými spoji.

První zapojení je na obr. 8. Celé zkoušení je založeno na tom, že je možné hodiny SK zpomalit až zastavit, nic nám tedy nebrání,

lení mazání/zápisu). Po EWEN zkuste instrukci WRAL (zápis do celé paměti), jako data zadejte např. střídavě log. „0“ a „1“. Při následném čtení instrukci READ by měla být tato data výrazně zřetelná. Pokud jste bez problémů paměť instrukcí WRAL naprogramovali a stav si ověřili instrukcí READ, můžete pokračovat podle vlastního uvážení. Kdybyste chtěli znovu použít instrukci WRAL, nezapomeňte nyní celou paměť smazat instrukcí ERAL (WRAL neobsahuje automatické mazání na rozdíl od WRITE).

Obr. 8.  
(R4 = 47k)



abychom je vytvářeli ručně pomocí tlačítka. Zapojení se skládá ze spínače S1 (přepínači kontakt) a tří vypínačů S2 až S4. Spínač S1 je zapojen na vstup klopného obvodu R-S ze dvou hradel 74LS00. Výstup tohoto obvodu generuje hodinový signál SK. Klopné obvod R-S zajistí bezchybné generování impulsů bez zákmitů (spínač S1), které by samozřejmě vadily. U vypínačů zákmity již nevadí. Vypínač S2 slouží pro vstup dat DI, S3 je vstup CS a vypínačem S4 máme možnost měnit organizaci paměti. Výstupní data DO signalizuje dioda LED.

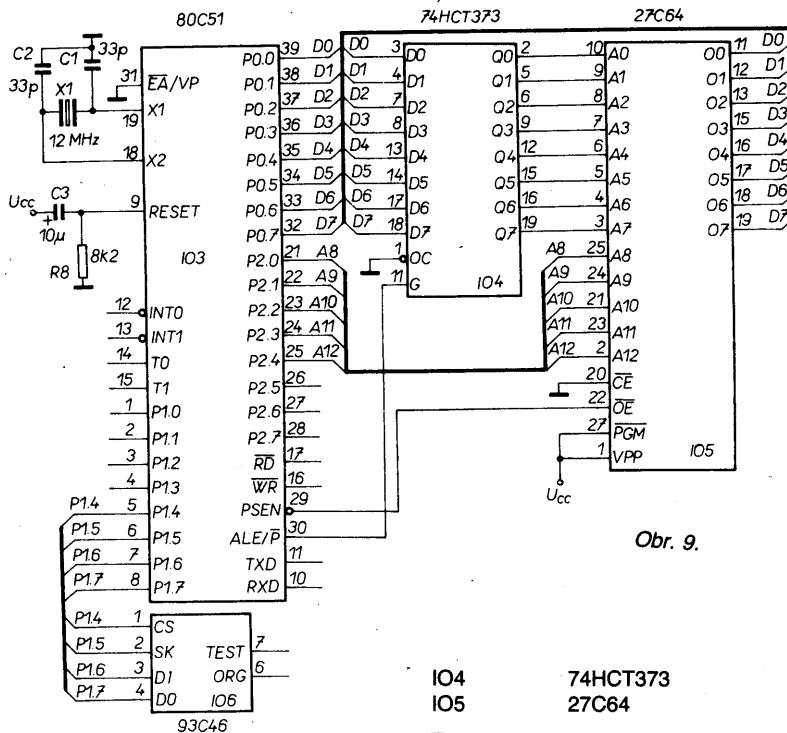
Zkoušení je velmi jednoduché. Vypínačem S4 nastavíme požadovanou organizaci paměti (sepnutý – 128×8, rozpojený – 64×16). Dále se řídíme tab. 3 a obr. 2 až 7, podle zkoušené instrukce. CS a DI nastavíme do „1“ (rozpojený S3 a S2) a jednou stiskneme a pustíme spínač S1. Tím jsme vygenerovali jeden cyklus SK (vzestupná a sestupná hrana) a zapsali do paměti START BIT. Pak již vypínač S3 necháme v tomto stavu (CS zůstává v „1“) a vypínačem S2 zadáváme operační, adresové a datové bity, které do paměti zapisujeme spínačem S1. Pokud se splatíme, uvedeme CS do „0“ a tím paměť nastavíme do módu STANDBY, pak můžeme začít znovu od začátku zadávat instrukci.

Doporučuji začít zkoušet instrukci READ (čtení), zde sledujte výstup DO, na kterém se objeví po zadání posledního adresového bitu A0 vsuru bit „0“, pak budou nejspíš následovat bity „1“, protože bude paměť vymazána. Nezapomeňte, že mezi instrukcemi musíte vrátit CS do „0“ a před programacími instrukcemi musíte povolit programování pomocí instrukce EWEN (povo-

### Příklad aplikace ST93C46AB1 s mikrokontrolérem 8051

Zapojení mikrokontroléra 8051 s pamětí EEPROM je na obr. 9. Jde o standardní katalogové zapojení 8051 s externí pamětí EPROM. Paměť EEPROM je zapojena na port P1 (P1.4 – P1.7). Chtěl bych upozornit, že jsem používal pro odladění uvedených programů zapojení 8051 s krystalem 12 MHz. Pokud použijete krystal s nižším kmitočtem, paměť bude s programy fungovat, kdybyste však měli výrazně rychlejší 8051 s krystalem o kmitočtu vyšším než 12 MHz, bylo by třeba překontrolovat správné časování paměti. Programy jsou napsány v asembleru 8051, realizují všechny instrukce paměti a jsou vytvořeny pro organizaci paměti 64×16. Ve výpisu programů je popsána funkce a registry, které slouží ke vstupu a výstupu parametrů (adresa, data). Uvedené programy mají být inspirací pro všechny, kteří by podobnou aplikaci vytvářeli.

Při odladění programů jsem si také mohl zpomalením hodin SK (vhodným podprogramem) na kmitočet, který jsem byl schopen sledovat. Pak k odzkoušení paměti stačí logická sonda, kterou můžete sledovat všechny signály paměti. Místo paměti EPROM jsem použil její simulátor, do kterého jsem přeložený program nahrával a spouštěl přímo v aplikaci. Uvedený program obsahuje podprogramy, které jsou určeny k použití v uživatelských programech, jejich samo-



Obr. 9.

statné spouštění nemá smysl. Jako příklad použití v hlavním těle programu je uvedena část PRIKLAD, kde je ukázán zápis dat a jejich následné čtení.

#### Seznam součástek

IO1 74LS00  
IO2, IO6 ST93C46AB1  
IO3 80C51

IO4	74HCT373
IO5	27C64
T1	KC237A
D1	LED
R1, R2, R3	10 kΩ
R4	47 kΩ
R5	150 Ω
R6, R7	4,7 kΩ
R8	8,2 kΩ
C1, C2	33 pF
C3	10 μF

#### Výpis programu:

```

CS EQU 94H      ;vstup CS - port P1.4
SK EQU 95H      ;vstup SK - port P1.5
DI EQU 96H      ;vstup DI - port P1.6
DO EQU 97H      ;výstup DO - port P1.7

ORG 0000H

INIC: CALL KONEC ;nastavení CS, DI, CLK do klidového
       ; stavu "0"
       SETB DO  ;nastavení DO do "1" do funkce vstupu

PRIKLAD: CALL EWEN ;povolení programování paměti
          MOV R0,$12H ;zadání adresy registru paměti
          MOV R3,$55H ;zadání výššího datového bytu
          MOV R4,$0AHH ;zadání nižšího datového bytu
          CALL WRITE ;zápis dat na uvedenou adresu
          MOV R0,$12H ;zadání adresy registru paměti
          CALL READ  ;přečtení zapsaných dat
          NASEBE: JMP NASEBE ;ukončení práce s pamětí, zavýklení
                         ; programu

;***** R E A D *****

; Tento podprogram provádí čtení jednoho registru paměti. Adresu
; paměti je třeba zadat do reg.R0. Přečtená data se uloží do reg.
; R3 a R4.

; Vstup: reg.R0 (adresa pamětového registru: 0 - 63)
; Výstup: reg.R3 (vyšší byte dat)
;          R4 (nížší byte dat)
; Podprogram používá registry procesoru: A, R0, R2, R3, R4

READ:  CALL STARTB ;podprogram vyslání START bitu
       CALL CLK  ;DI zůstává v "1", další CLK - OP1=1
       CLR DI   ;DI do "0"
       CALL CLK  ;vyšší CLK - OP2=0
       CALL VYSLADR ;podprogram vyslání adresy, která
                      ;je v reg. R0
       CALL CTIDATA ;podprogram čtení dat do reg. R3 a
                      ;          R4
       CALL KONEC ;nastav CS, DI, CLK do klidového
                  ; stavu
       RET

;***** E W E N *****

; Tento podprogram provede instrukci paměti EWEN. Povolí
; programování paměti instrukcemi WRITE, ERASE, WRAL, ERAL.

; Vstup: žádny
; Výstup: žádny
; Podprogram používá registry procesoru: A, R0, R2

EWEN:  CALL STARTB ;podprogram vyslání START bitu
       CLR DI   ;DI do "0"
       CALL CLK  ;vyšší CLK - OP1=0
       CALL CLK  ;DI zůstává v "0", vyšší CLK - OP2=0
       MOV R0,$110000B ;do R0 2 bity operačního kódu, které
                      ; se výšlou místo adresy, ostatní bity
                      ; jou nevyznamné
       CALL VYSLADR ;podprogram vyslání adresy v R0
       CALL KONEC  ;nastav CS, DI, CLK do klidového stavu
       RET

;***** E W D S *****

; Tento podprogram provede instrukci paměti EWDS. Zakáže
; programování paměti instrukcemi WRITE, ERASE, WRAL, ERAL.

; Vstup: žádny
; Výstup: žádny
; Podprogram používá registry procesoru: A, R0, R2

EWDS:  CALL STARTB ;podprogram vyslání START bitu
       CLR DI   ;DI do "0"
       CALL CLK  ;vyšší CLK - OP1=0
       CALL CLK  ;DI zůstává v "0", vyšší CLK - OP2=0
       MOV R0,$000000B ;do R0 2 bity operačního kódu, které
                      ; se výšlou místo adresy, ostatní bity
                      ; jou nevyznamné
       CALL VYSLADR ;podprogram vyslání adresy v R0
       CALL KONEC  ;nastav CS, DI, CLK do klidového stavu
       RET

```

X1 12 MHz  
S1 mikropřípinač  
S2, S3, S4 s přepínacím kontaktem  
vypínače

#### Upozornění

Pozor na chyby v programu, aby nedocházelo k opakováním zápisů či mazáním paměti při „zaběhnutí“ programu, paměť by byla velmi brzo znehodnocena – počet zápisů je omezený na 1 milion.

#### Závěr

Pokusil jsem se seznámit vás dosud podrobně se sériovou pamětí EEPROM ST93C46AB1. Tyto informace by měly posloužit pro běžné aplikace této paměti. Věřím, že tato součástka nalezne zajímavá uplatnění i v amatérských konstrukcích.

A nakonec informace o tom, kde si tuto paměť můžete zakoupit: ST93C46AB1 nabízela pražská firma KTE za 54 Kč, ECOM z Českého Meziříčí za 42 Kč.

#### Literatura

- [1] SGS-THOMSON „NON-VOLATILE MEMORIES“. Databook 1990.
- [2] SAMSUNG „MOS Memory“. Data Book 1989.
- [3] MICROCHIP: „Microchip Data Book“.
- [4] NATIONAL SEMICONDUCTOR: „Publikace pro přednáškové turné po ČSFR“, 1991.

```
*****
*          W R I T E
*****
; Tento podprogram provede instrukci pameti WRITE. Zapiše
; 16-ti bitová data do registru pameti určeného adresou zadánou
; v reg. R0. Zapisovaná data je třeba umístit do reg. R3 a R4.
; Programování musí být povoleno instrukcí EWEN.
;
; Vstup:    R0      (adresa paměťového registru: 0 - 63)
;           reg.R3  (vyšší byte dat)
;           reg.R4  (nižší byte dat)
; Výstup:   žádny
; Podprogram používá registry procesoru: A, R0, R2
```

```
WRITE: CALL STARTB ;podprogram vyslání START bitu
       CLR DI ;DI do "0"
       CALL CLK ;vyšli CLK - OP1=0
       SETB DI ;DI do "1"
       CALL CLK ;vyšli CLK - OP2=1
       CALL VYSLADR ;podprogram vyslání adresy, která
                      ;je v reg. R0
       CALL VYSLDAT ;podprogram vyslání dat z reg. R3 a R4
                      ;data se zapišou do paměti na danou
                      ;adresu
       CALL KONEC ;nastav CS, DI, CLK do klidového stavu
       SETB CS ;nastav CS do "1"
       CALL CEKRDY ;čekaj na dokončení operace, která je
                      ;samočasována, konec operace se
                      ;projeví signálem READY
       CLR CS ;nastav CS do "0"
       RET
```

```
*****
*          E R A S E
*****
; Tento podprogram provede instrukci pameti ERASE. Provede
; vymazání jednoho registru paměti, jehož adresa je v R0.
; Programování musí být povoleno instrukcí EWEN.
;
; Vstup:    reg.R0  (adresa pamět. registru: 0 - 63)
; Výstup:   žádny
; Podprogram používá registry procesoru: A, R0, R2
```

```
ERASE: CALL STARTB ;podprogram vyslání START bitu
       CALL CLK ;vyšli CLK - OP1=1
       CALL CLK ;vyšli CLK - OP2=1
       CALL VYSLADR ;podprogram vyslání adresy, která je v
                      ;R0
       CALL KONEC ;nastav CS, DI, CLK do klidového stavu
```

```
SETB CS ;nastav CS do "1"
CALL CEKRDY ;čekaj na dokončení operace, která je
                      ;samočasována, konec operace se
                      ;projeví signálem READY
CLR CS ;nastav CS do "0"
```

```
*****
*          E R A L
*****
; Tento podprogram provede instrukci pameti ERAL. Provede
; vymazání celé paměti, pokud je instrukci EWEN povoleno
; programování paměti.
;
; Vstup:   žádny
; Výstup:  žádny
; Podprogram používá registry procesoru: A, R0, R2
```

```
ERAL: CALL STARTB ;podprogram vyslání START bitu
       CLR DI ;nastav DI do "0"
       CALL CLK ;vyšli CLK - OP1=0
       CALL CLK ;vyšli CLK - OP2=0
       MOV R0,$100000B ;do R0 2 bity operačního kódu, které
                      ;se vyšlou místo adresy, ostatní bity
                      ;jsou nevýznamné
       CALL VYSLADR ;podprogram vyslání adresy, která je v
                      ;R0
       CALL KONEC ;nastav CS, DI, CLK do klidového stavu
       SETB CS ;nastav CS do "1"
       CALL CEKRDY ;čekaj na dokončení operace, která je
                      ;samočasována, konec operace se
                      ;projeví signálem READY
       CLR CS ;nastav CS do "0"
       RET
```

```
*****
*          W R A L
*****
; Tento podprogram provede instrukci pameti WRAL. Zapiše
; do všech paměťových registrů data z registrů R3 a R4.
; Programování musí být povoleno instrukcí EWEN.
;
; Vstup:    reg.R3  (vyšší byte dat)
;           R4  (nižší byte dat)
; Výstup:   žádny
; Podprogram používá registry procesoru: A, R0, R2, R3, R4
```

```
WRAL: CALL STARTB ;podprogram vyslání START bitu
       CLR DI ;nastav DI do "0" - START bit
       CALL CLK ;vyšli CLK - OP1=0
       CALL CLK ;vyšli CLK - OP2=0
       MOV R0,$010000B ;do R0 2 bity operačního kódu, které
                      ;se vyšlou místo adresy, ostatní bity
                      ;jsou nevýznamné
       CALL VYSLADR ;podprogram vyslání adresy, která je v
                      ;R0
       CALL VYSLDAT ;podprogram vyslání dat z reg. R3 a R4,
                      ;data se zapišou do paměti do všech
                      ;registrů
       CALL KONEC ;nastav CS, DI, CLK do klidového stavu
       SETB CS ;nastav CS do "1"
       CALL CEKRDY ;čekaj na dokončení operace, která je
                      ;samočasována, konec operace se
                      ;projeví signálem READY
       CLR CS ;nastav CS do "0"
```

```
STARTB: SETB CS ;nastav CS do "1"
         SETB DI ;nastav DI do "1"
         CALL CLK ;vyšli CLK - START bit
         RET
```

```
*****
*          Podprogram VYSLADR *****
; Podprogram vyšle 6 bitů adresy, která musí být před voláním
; podprogramu vložena do registru R0.
;
; Vstup:   reg. R0  (adresa pamět. registru: 0 - 63)
; Výstup:  žádny
; Podprogram používá registry: A, R0, R2
; Podprogram VYSLADR je volán podprogramy:
;     READ, EWEN, EWDS, WRITE, ERASE, WRAL, ERAL
```

```
*****
*          Podprogram CLK *****
; Tento krátký podprogram vyšle jeden hodinový signál CLK, který
; je tvořen vstupním a sestupnou hranou. Trvání v "1" je při
; 12 MHz krystálu procesoru 1 mikrosekunda. Požadovaná doba
; TSKL je min. 250 ns. Taktzáv trvání v "0" je delší než
; požadovaná min. doba TSKL 250 ns.
```

```
VYSLADR: MOV R2,$06 ;do R2 počet vysílaných bitů
          MOV A,R0 ;do A vysílaná adresa z R0
          RL A ;2 krát rotuj doleva, aby byl první
          RL A ;platný bit jako nejvyšší bit vlevo
          CALL VYSLBIT ;podprogram vyslání dat z reg. A,
                         ;jejichž počet je v R2
          RET
```

```
; Vstup: žádny
; Výstup: žádny
; Podprogram používá registry: žádné
; Podprogram CLK je volán podprogramy:
;     READ, EWEN, EWDS, WRITE, ERASE, WRAL, ERAL, VYSLADR,
;     VYSLDAT, CTIDATA,
```

```
*****
*          Podprogram VYSLDAT *****
; Podprogram vyšle 16 bitů dat, která musí být před voláním
; podprogramu vložena do registrů R3 a R4.
;
; Vstup:   reg. R3  (vyšší byte dat)
;           reg. R4  (nižší byte dat)
; Výstup:  žádny
```

```
CLK:   SETB SK ;nastav SK do "1"
       CLR SK ;nastav SK do "0"
       RET
```

```
*****
*          Podprogram STARTB *****
; Podprogram vyšle START bit tj. vyšle hodinový signál CLK, když
; je CS a DI v "1"
;
; Vstup:   žádny
; Výstup:  žádny
; Podprogram používá registry: žádné
; Podprogram STARTB je volán podprogramy:
;     READ, EWEN, EWDS, WRITE, ERASE, WRAL, ERAL
```

```
VYSLDAT: MOV R2,$08 ;do R2 počet vysílaných bitů
          MOV A,R3 ;do A vyšší byte dat z R3
          CALL VYSLBIT ;podprogram vyslání dat z reg. A,
                         ;jejichž počet je v R2
          MOV R2,$08 ;do R2 počet vysílaných bitů
          MOV A,R4 ;do A nižší byte dat z R4
          CALL VYSLBIT ;podprogram vyslání dat z reg. A,
                         ;jejichž počet je v R2
          RET
```

## Rezonanční měřič indukčnosti

Ing. Václav Bek

V dnešní „digitální“ době se zdá nevhodné jen řešit měřič indukčnosti jako doplněk k počítači – oscilátor, jehož kmitočet bude záviset na měřené indukčnosti. Odzkoušel jsem zapojení uvedená na stránkách AR i zahraničních časopisů, ale žádné mne neuspokojilo. Buď oscilátor skutečně spolehlivě pracoval pouze v malém rozsahu měřených indukčností a činitele jakosti, nebo – tak jako například v zapojení oscilátoru podle AR 7/83 – kmitočet nezávisel pouze na součinu  $LC$ , ale bylo jej možno v širokém rozmezí měnit změnou nastavení pracovního bodu aktivních prvků oscilátoru. V takovém případě čítací přesně měří nepřesný údaj (pouze změna činitele jakosti cívky způsobila změnu kmitočtu oscilátoru až o 20 %).

Proto jsem se rozhodl zkonstruovat měřič indukčnosti na rezonančním principu. Toto řešení bylo pro mne výhodné ještě z toho důvodu, že přístroj je analogový a mohl jsem jej realizovat jako doplněk ke stávajícím přístrojům. Abych totiž nemusel do každého měřicího přístroje, který se používá pouze občas, vestavět drahé ručkové měřidlo a zdroje, mám z jednoho přístroje (měřič tranzistorů) vyvedený na konektor přes přepínač vývody měřidla a zdroje kladného

a záporného napětí. Ostatní přístroje pak připojuji pomocí „nahrávací“ šňůry od magnetofonu.

Přístroj umožňuje měřit indukčnost cívky v rozsahu od asi 3  $\mu\text{H}$  až 10 H (100 H – viz další text). Při použití doporučených (běžných) součástek může být přesnost přístroje (stabilita měřicího generátoru) i lepší než 5 %. Rozhodující vliv na přesnost měření však má provedení a velikost stupnice přístroje. Nemá-li být přístroj něuměrně velký, bude dosažitelná přesnost měření asi 10 %. Činitel jakosti cívky nemá podstatný vliv na naměřený údaj, při malých činitelích jakosti je však rezonance méně výrazná.

### Princip přístroje

Ze zvolené rezonanční metody měření vyplývá základní koncepce přístroje (obr. 1). Základem je generátor G1, přeladitelný v požadovaném rozsahu. Napětí z tohoto generátoru je přivedeno přes oddělovací rezistor R3 na paralelní rezonanční obvod z měřené

cívky  $L_x$  a normálového kondenzátoru  $C_N$ . Indikátor napětí na rezonančním obvodu se skládá z oddělovacího zesilovače Z1, detektora a zesilovače Z2, na jehož výstupu je zařazeno ručkové měřidlo M.

Přístrojem měříme tak, že změnou kmitočtu generátoru vyhledáme maximální výkliku ručky měřidla M, tedy rezonanci obvodu  $L_x C_N$  a neznámou indukčnost  $L_x$  určíme z upraveného Thomsonova vztahu:

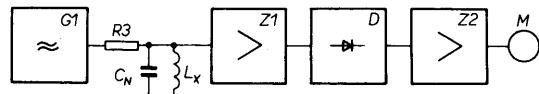
$$L_x = \frac{25330}{f_0^2 C_N} \quad [\mu\text{H}; \text{MHz}, \text{pF}] \quad (1)$$

zvolíme-li normálový kondenzátor  $C_N = 25330 \text{ pF}$ , bude

$$L_x = \frac{1}{f_0^2} \quad [\mu\text{H}; \text{MHz}] \quad (2)$$

Na stupnici ladícího prvku generátoru tedy nemusí být uveden kmitočet, přístroj se může cejchovat podle vztahu (2) přímo ve velikostech indukčnosti. Možnost číst kmitočet měřicího signálu je však výhodná, neboť přístroj umožňuje orientačně určit i činitel jakosti cívky ze známého vztahu  $Q = f_0/B$  pro pokles výklyky indikátoru o 3 dB. Pozor na přebuzení indikátoru! Dále nutno uvážit, že rezonanční obvod je tlumen rezistorem R3 a vstupním odporem indikátoru. Měření

Obř. 1. Blokové schéma měřiče indukčnosti



```

VYSLBIT:RLC A      ;rotuj nejvyšší bit doleva do příznaku
                   ;C
JC DAT1           ;testuj bit v příznaku C, je-li "1" jdi
                   ;na DAT1
CLR DI            ;bit je "0" nastav DI do "0"
JMP VYSLID        ;jdi na VYSLID
DAT1: SETB DI      ;bit je "1" nastav DI do "1"
VYSLID: CALL CLK   ;vyšli CLK
DJNZ R2,VYSLBIT   ;opakuj, dokud není reg.R2 nulový
RET

```

```

; ***** Podprogram CTIDATA *****
; Podprogram přečte 16 bitů dat, která uloží do registrů R3 a
; R4.
; Vstup: žádný
; Výstup: reg. R3 (vyšší byte dat)
;          reg. R4 (nižší byte dat)
; Podprogram používá registry: A, R2, R3, R4
; Podprogram CTIDATA je volán podprogramy:
;      READ

```

```

CTIDATA:CALL CTIBYTE ;podprogram načte 8 bitů z výstupu DO
MOV R3,A            ;vyšší byte zapíše do R3
CALL CTIBYTE        ;podprogram načte 8 bitů z výstupu DO
MOV R4,A            ;nižší byte zapíše do R4
RET
CTIBYTE:MOV A,#00    ;vynuluj reg. A
MOV R4,A            ;vynuluj reg. R4
CLR DI              ;nastav DI do "0"
MOV R2,#08          ;do reg. R2 počet načítaných bitů
LAB4: CALL CLK      ;vyšli CLK
MOV A,P1            ;přečti stav vstupu portu P1
ANL A,#10000000B   ;vymaskuj bit DO

```

```

19
ORL A,R4           ;přečti k předcházejícím datům
RL A
MOV R4,A           ;rotuj reg. A doleva
DJNZ R2,LAB4       ;uschovej do R4
RET
; ***** Podprogram KONEC *****
; Podprogram nastaví vstupy CS, SK, DI do klidového stavu "0"
; Vstup: žádný
; Výstup: žádný
; Podprogram používá registry: žádné
; Podprogram KONEC je volán podprogramy:

```

```

;      READ, EWEN, EWDS, WRITE, ERASE, WRAL, ERAL
KONEC: CLR DI      ;nastav DI do "0"
CLR SK              ;nastav SK do "0"
CLR CS              ;nastav CS do "0"
RET

```

```

; ***** Podprogram CEKRDY *****
; Podprogram čeká na signál READY na výstupu DO při provádění
; instrukcí WRITE, ERASE, ERAL, WRAL, které jsou samocasovány a
; jejichž provedení trvá delší dobu.
; Vstup: žádný
; Výstup: žádný
; Podprogram používá registry: A
; Podprogram CEKRDY je volán podprogramy:
;      WRITE, ERASE, WRAL, ERAL

```

```

CEKRDY: MOV A,P1    ;přečti stav vstupu portu P1
JB 0E7H,CEKRDY     ;je vstup DO "1", čekej na nulu - BUSY
BUSY:  MOV A,P1    ;přečti stav vstupu portu P1
JB 0E7H,READY      ;je vstup DO "1", pamět je READY
JMP BUSY
READY: RET

```

vyhovuje tedy pouze pro malé činitelky jakosti a pro cívky s indukčností menší než asi 10 mH.

Při hledání rezonance prolaďováním kmitočtu generátoru zjistíme několik maxim vlivem vybuzení rezonančního obvodu harmonickými složkami základního kmitočtu generátoru. Hledaný rezonanční kmitočet je ten, jehož rezonance je nejvýraznější, a který odpovídá nejvyššímu kmitočtu generátoru, tedy nejmenší indukčnosti. Pro posouzení výraznosti jednotlivých maxim je třeba co možno nejvíce zmenšit citlivost indikátoru (obzvláště při měření velkých indukčností), aby nebyl nadměrně přebuzován zesilovač indikátoru.

Výstupní napětí generátoru musí být stálé v celém kmitočtovém rozsahu a má mít sinusový průběh. Generátor, který by splnil tyto požadavky, by byl poměrně složitý. Slevíme-li však z požadavku spektrální čistoty a spokojíme-li se s konstantním poměrem harmonických složek v signálu, situace se značně zjednoduší. Není obtížné realizovat generátor signálu pravoúhlého průběhu, přeladitelný v poměrně velkém rozsahu s konstantní amplitudou výstupního signálu a s konstantní střidou.

### Popis zapojení

Schéma zapojení měřiče indukčnosti je na obr. 2. Jako generátor pracuje IO1 typu βE555. V zapojení podle [1] pracuje se střidou 1:1 a uvnitř jednoho rozsahu je přeladován jednoduchým potenciometrem  $R_f$ . Pro kmitočet generátoru platí vztah

$$f = \frac{1}{1,386(R_3 + R_f)C_1} \quad (3).$$

Vztah (2) lze též napsat ve tvaru

$$f_0 = 1/L_x \quad (4).$$

Z toho vyplývá, že pro měření indukčnosti  $L_x = 100 \text{ H}$  je třeba, aby generátor kmital na kmitočtu 100 Hz, pro měření indukčnosti  $L_x = 1 \mu\text{H}$  by generátor měl kmitat na kmitočtu 1 MHz. Ze vztahu (4) vyplývá též další skutečnost: Chceme-li mít jednotlivé rozsahy měření indukčnosti v poměru 1:10, je třeba kmitočet generátoru přelaďovat v poměru

$$1 : \frac{1}{\sqrt{10}} = 1 : 0,316.$$

Dalo by se tedy předpokládat, že vybereme-li kondenzátory  $C_{f1}$  až  $C_{f8}$  v poměru 1 : 0,316, vystačíme s jedinou stupnicí pro všechny rozsahy. Na vyšších kmitočtech

však vlivem parazitních kapacit se rozsah přeladitelnosti generátoru zmenší a vztah (3) platí s menší přesností. Chceme-li zachovat původní přesnost měření, musíme pro tyto rozsahy zhotovit zvláštní stupnice.

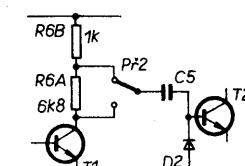
Tranzistor T1 pracuje jako oddělovací stupeň a zesilovač s měnitelným napěťovým zesílením. Vzhledem k tomu, že při měření velkých indukčností je charakteristický odpor rezonančního obvodu

$$Z_0 = \frac{L_x}{C_1}$$

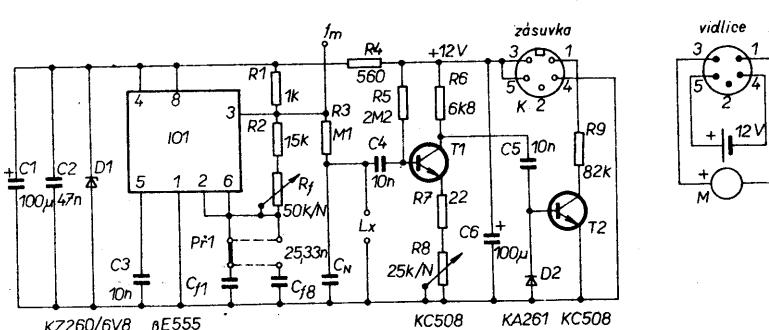
velký, je velké i nakmitané napětí na rezonančním obvodu. Při měření velkých indukčností tedy není třeba, aby tranzistor T1 napěťově zesiloval, naopak je třeba zabránit přebuzení stupně a současně je třeba zajistit jeho velký vstupní odpor, aby rezonanční obvod nebyl příliš tlumen. Při měření malých indukčností se charakteristický odpor rezonančního obvodu zmenší, vstupní odpor zesilovače tedy nemusí být již tak velký, musí se však zvětšit napěťové zesílení. Toho se nejsnáze dosáhne zařazením potenciometru R8 do emitoru tranzistoru T1. Při nastaveném maximálním odporu potenciometru je vstupní odpor stupně největší a napěťové zesílení je menší než jedna. Naopak – při vytvoření běžce potenciometru R8 na nulový odpor je napěťové zesílení největší a vstupní odpor se zmenší.

Při měření velkých indukčností – nad 1 H – je nakmitané napětí na rezonančním obvodu již tak velké, že je přebuzován zesilovač za detektorem i při plném odporu rezistoru R8. Pro měření indukčnosti do 10 H lze indikátor i přesto použít. Pro rozsah měření do 100 H bylo třeba zařadit do kolektového obvodu tranzistoru T1 přepínatelný dělič podle obr. 3. Vzhledem k tomu, že potřeba takové indukčnosti se vyskytuje pouze jedině, obvod jsem nepoužil a k indikaci rezonance používám osciloskop paralelně připojený ke svorkám  $L_x$ .

Dioda D2, zapojená jako paralelní detektor, a tranzistor T2, pracující jako stejnosměrný zesilovač, nepotřebují komentář. Odpor rezistoru R9 volíme tak, aby spolu s měřidlem M tvořil voltmeter s rozsahem asi 8 až



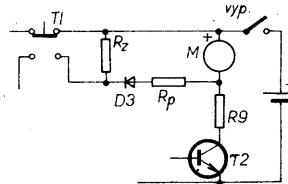
Obr. 3. Zapojení přepínatelného děliče napětí indikátoru



Obr. 2. Schéma zapojení měřiče indukčnosti

10 V (tranzistor T2 se otevírá pouze při kladných půlvlnách signálu). Pro měřidlo 100 μA vyhoví rezistor o odporu 82 kΩ.

Měřidlo M lze použít jakékoli s citlivostí do asi 200 μA, postačí i indikátor vybuzený z magnetofonů. Kdo by chtěl přístroj napájet z baterií, nesmí zapomenout na možnost kontroly stavu baterie – např. podle obr. 4. Stisknutím tlačítka T1 se odpojí napájení měřiče indukčnosti a k měřidlu M se připojí předávadý rezistor  $R_p$ , rezistor  $R_z$  tvoří kontrolní zátěž baterie (asi 10 mA), dioda D3 odpojuje rezistory  $R_z$  a  $R_p$  při běžné funkci měřiče indukčnosti. Při bateriovém napájení je možno zmenšit napájecí napětí až na 9 V, je však třeba zmenšit i odpor rezistoru  $R_4$ .



Obr. 4. Obvod pro kontrolu napětí baterie

### Mechanické provedení

Přístroj jsem vestavěl do krabičky 14,5 × 8,5 × 4 cm, v níž se před časem prodávaly mikrofony TESLA. Vnější vzhled přístroje je na obr. 5. Deska s plošnými spoji je na obr. 6, rozmístění součástek na obr. 7.

Normálový kondenzátor rezonančního obvodu  $C_f$  je pájen přímo na svorky pro připojení měřené cívky. Kondenzátory  $C_1$  jsou pájeny jedním vývodem do desky s plošnými spoji a druhým vývodem přímo na přepínač.

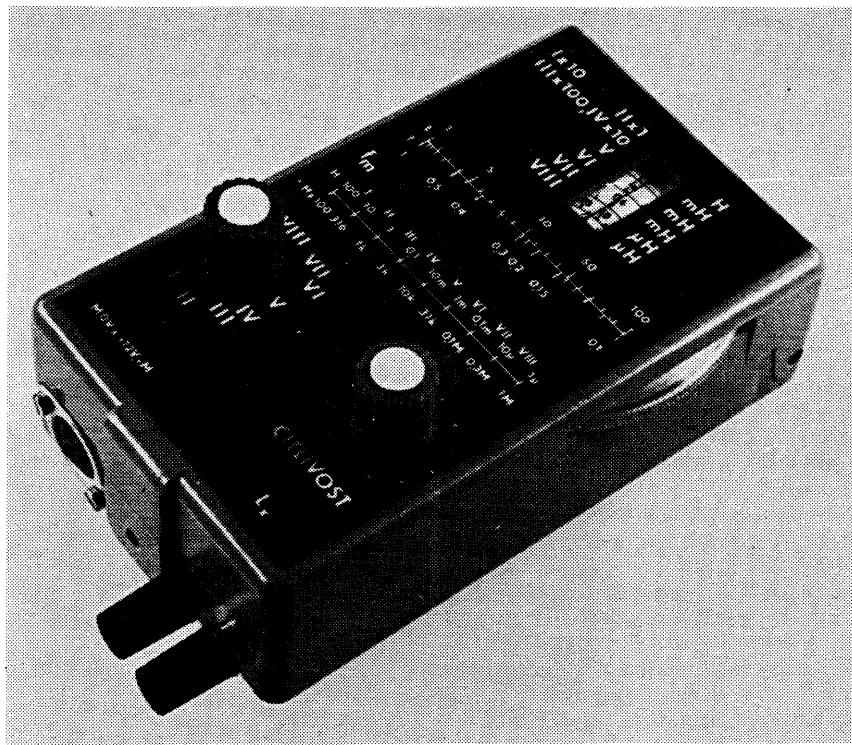
Aby se ladičí kotouč potenciometru  $R_f$  (obr. 9) vešel do prostoru nad deskou se spojí (obr. 8), bylo nutno potenciometr  $R_f$  připevnit na pomocnou destičku (obr. 10). Použité distanční trubičky mají délku 8 mm.

Štítek přístroje jsem zhotovil z fotografického filmu jako negativ, obr. 11. Průhledná místa jsem podleplil bílým papírem. Světlicitlivá vrstva filmu musí být vespoď, aby se neotírala. Před přilepením na víko krabičky je třeba zespoď narysovat tuši rysku do okénka pro stupnice. Na obr. 11 ryska není nakreslena, protože její nepřehledné umístění by znehodnotilo celou práci. Protože na stupnicích přístroje nemám ocejchován kmitočet generátoru, uvedl jsem na štítku alespoň diagramy pro jeho určení.

Konektor pro připojení zdroje a měřidla je běžný nf typ. Tato volba není nejlepší, ale jiný vhodný nebyl na trhu. „Výhodou“ je možnost použít k propojení běžnou šňůru, která je součástí každého magnetofonu.

### Montáž a nastavení

Kapacity kondenzátorů  $C_f$  a  $C_N$  je nutno složit z několika kusů, neboť na jejich přesnosti závisí přesnost měření. Musíme použít zásadně kvalitní, teplotně stabilní typy, keramické kondenzátory jsou nevhodné. Kapacity kondenzátorů v seznamu součástek jsou



Obr. 5. Vnější vzhled přístroje

pouze orientační, závisí na volbě rozsahů, zvláště na vyšších kmitočtech.

Nejprve osadíme obvod generátoru a stabilizátoru. Při pečlivé montáži bude generátor pracovat na první zapojení. Na hřídel

potenciometru připevníme ladící kotouč, abychom mohli zhotovit provizorní stupnice. Pro zmenšení vlivu obvodu připojeného na svorku  $f_m$  (při cejchování, při využití přístroje jako generátoru apod.) doporučují nahradit

rezistor R1 rezistory R1A a R1B podle obr. 12.

Z vlastní zkušenosti mohu uvést, že integrované obvody βE555 pracují s nezměněnou střidou do kmitočtu asi 700 kHz, zatímco řada jiných obvodů produkovała zkreslení již při kmitočtech kolem 300 kHz. Předpokládám, že některé typy by mohly spolehlivě pracovat i na kmitočtu kolem 1 MHz, takže by bylo možno rozšířit rozsah měření indukčnosti do 1  $\mu$ H. Zkreslení signálu, pokud nemá výrazný vliv na střední hodnotu výstupního napětí, na těchto rozsazích nevadí.

Pro spolehlivou funkci přístroje na vysokých kmitočtech doporučují zhotovit ladící kotouč z izolantu (texgumoid apod.).

Po ocejchování zbývá osadit a oživit obvod indikátoru. Je třeba, aby potenciometr R8 měl v krajní poloze skutečně nulový odpor, aby napěťové zesílení stupně s tranzistorem T1 bylo dostatečné. Ideální by bylo použít potenciometr R8 s exponenciálním průběhem.

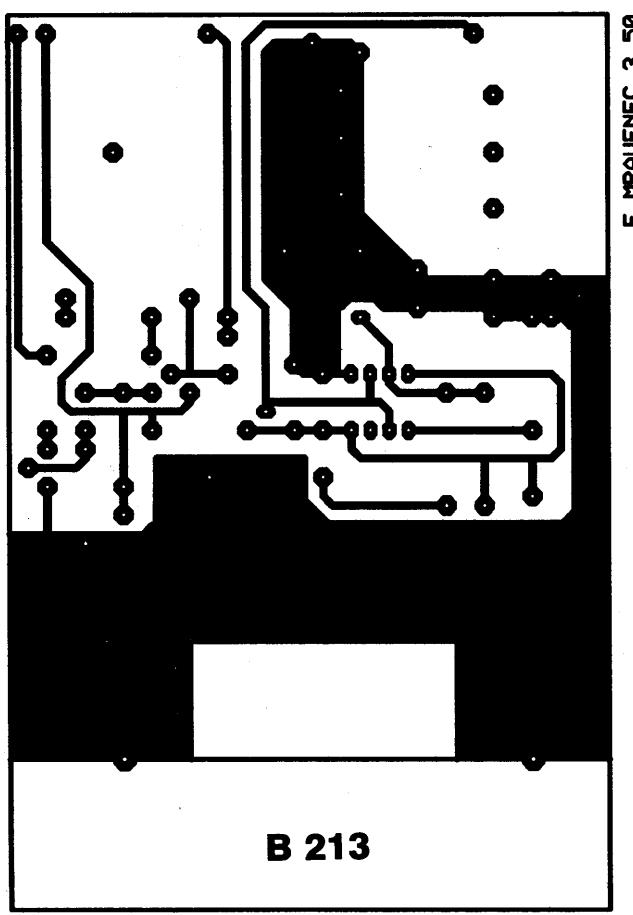
### Literatura

[1] Electronics, květen 1976.

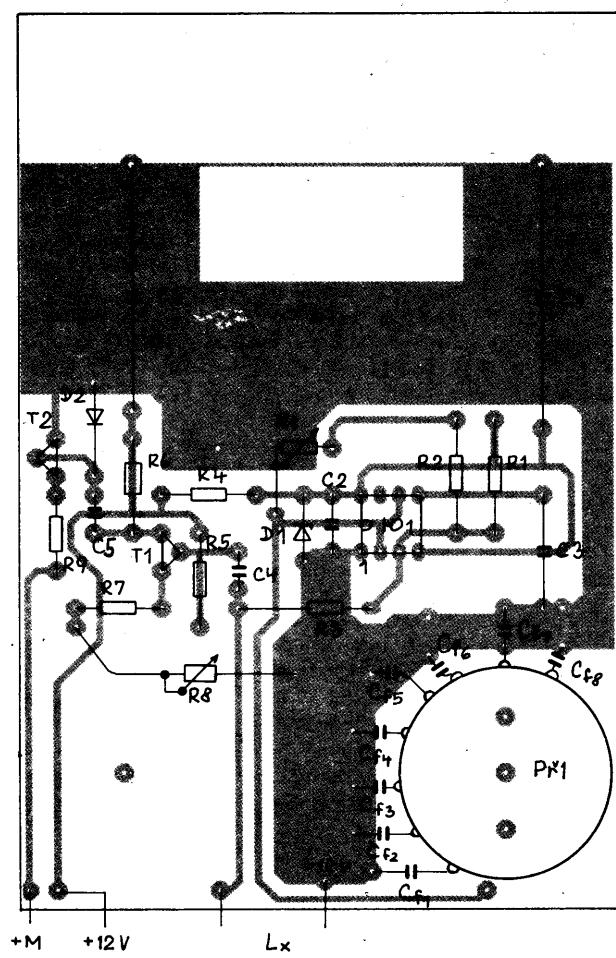
### Seznam součástek

Rezistory (TR 151 nebo jiné miniaturní typy)

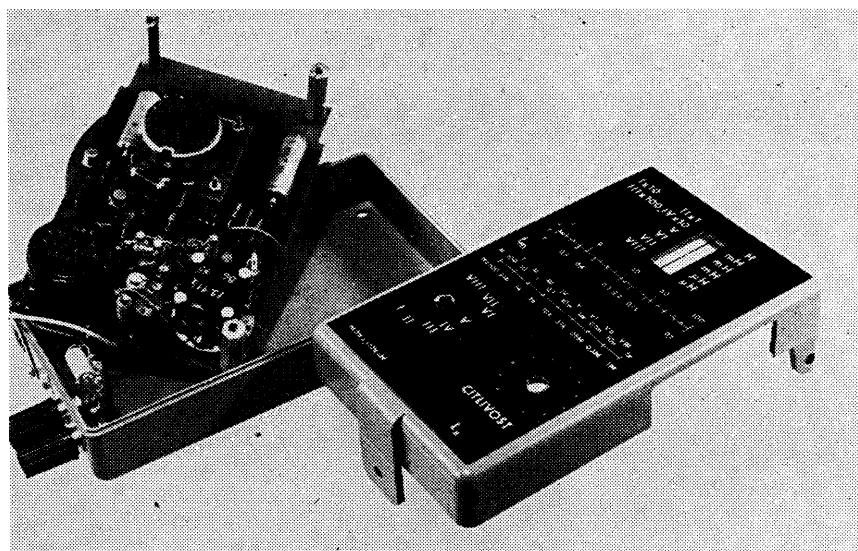
R1	1 k $\Omega$
R2	15 k $\Omega$
R3	0,1 M $\Omega$
R4	560 $\Omega$
R5	2,2 M $\Omega$



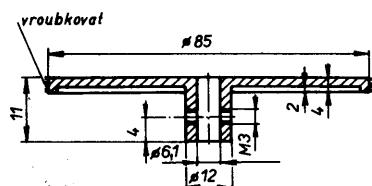
Obr. 6. Výkres plošných spojů



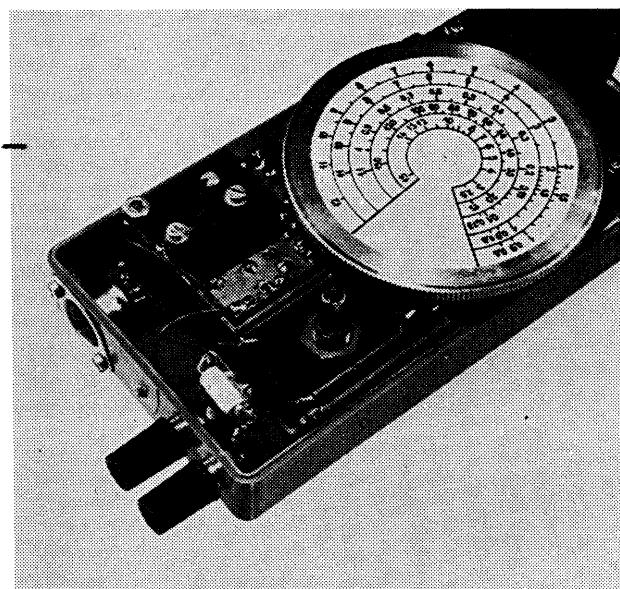
Obr. 7. Rozmístění součástek



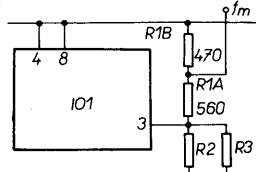
Obr. 8. Umístění desky se spoji v krabičce



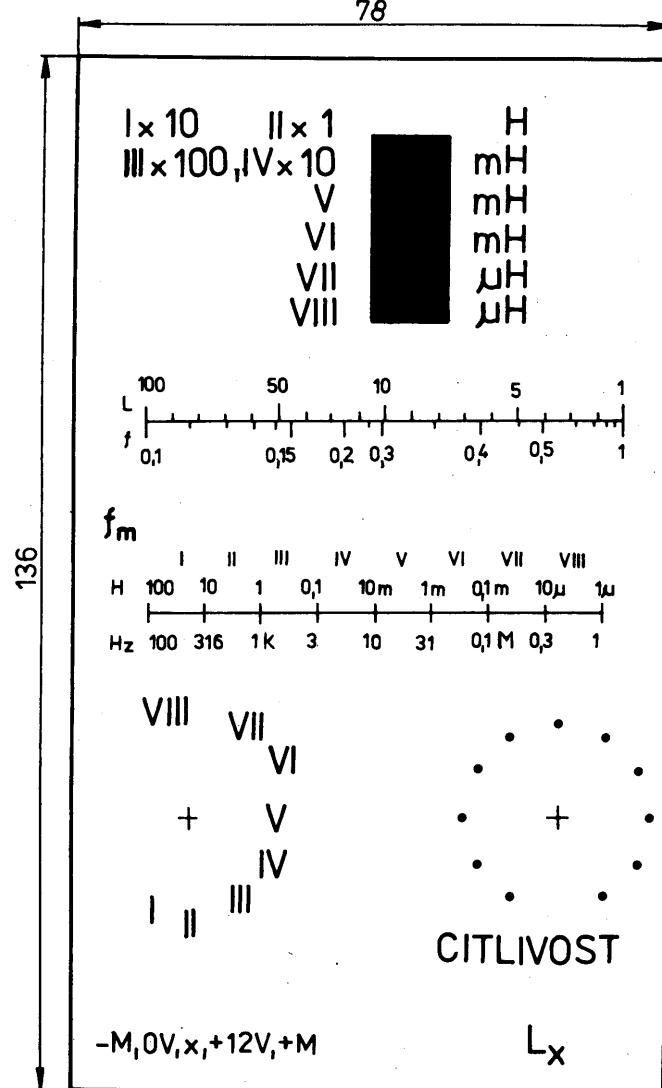
Obr. 9. Ladicí kotouč



Obr. 10. Vnitřní provedení přístroje



Obr. 11. Štítek přístroje



R6 6,8 k $\Omega$   
R7 22  $\Omega$   
R9 viz text

Potenciometry

R8 TP 280, 25 k $\Omega$ /N (E - viz text)  
R<sub>f</sub> TP 280, 50 k $\Omega$ /N

Kondenzátory

C1, C6 TE 984, 100  $\mu$ F/15 V

C<sub>14</sub> 3,8 nF  
C<sub>15</sub> 1,2 nF  
C<sub>16</sub> 370 pF  
C<sub>17</sub> 100 pF  
C<sub>18</sub> 12 pF  
C<sub>N</sub> 25, 33 nF

složit z typů TC 279 až TC 281

Polovodičové součástky

IO1  $\beta$ E555  
D1 KZ260/6V8  
D2 KA261  
T1, T2 KC508

Ostatní součástky

Př1 - přepínač APM nebo WK 535 35  
K - zásuvka 6AF 280 05  
přístrojové svorky, zdířka

78

I  $\times$  10 II  $\times$  1  
III  $\times$  100, IV  $\times$  10 H  
V mH  
VI mH  
VII  $\mu$ H  
VIII  $\mu$ H

100 50 10 5 1  
L 0,1 0,15 0,2 0,3 0,4 0,5 1  
 $f$  Hz 100 316 1K 3 10 31 0,1M 0,3 1

$f_m$   
I 100 10 1 0,1 10m 1m 0,1m 10 $\mu$  1 $\mu$   
H Hz 100 316 1K 3 10 31 0,1M 0,3 1

VIII VII VI  
+ V . + .  
IV . . .  
I II III . . .  
CITLIVOST

-M, 0V, x, +12V, +M

$L_x$

C2 TK 782, 47 nF  
C3, C4, C5TK 782, 10 nF  
C<sub>11</sub> 119 nF  
C<sub>12</sub> 37,7 nF  
C<sub>13</sub> 11,9 nF

# Elektronický rezistor ER-02

David Matoušek

Tento přístroj ocení jistě každý, kdo už někdy vyráběl stabilizovaný zdroj a chtěl si ověřit jeho vlastnosti. Přístrojem lze snadno změřit charakteristiku V-A napájecího zdroje, ale i jeho zvlnění. Nespornou výhodou je, že vystačíme s jediným univerzálním měřicím přístrojem (Avometem). V závěru se zmiňme o tom, jak lze s tímto přístrojem měřit malé odpory rezistorů.

Konstrukce navazuje na příspěvek Ivo Tičného Elektronický rezistor z AR-A č. 8/68.

## Popis zapojení

Celkové zapojení je na obr. 1. Jedná se vlastně o nespojitý regulátor stejnosměrného proudu.

Svorky Z slouží k připojení zkoušeného napájecího zdroje, svorky U pro připojení voltmetu, pomocí svorek I lze přesně nastavit velikost zatěžovacího proudu zkoušeného napájecího zdroje. Dioda D1 chrání elektronický rezistor před přepálováním.

Rezistor R3 má hned dvě funkce: omezuje velikost ztrátového výkonu, který by jinak mohly vyzářit výkonové tranzistory T3 a T4 a zároveň slouží k indikaci proudu větších než 1 A (dioda DA).

Pojistka Po jistí napájecí zdroj proti náhlému selhání elektronického rezistoru. Pokud se přepálí, zmenší se zatěžovací proud asi na 30 mA a rozsvítí se dioda DB.

Tranzistory T1 a T2 budí koncový stupeň (T3 a T4). Kondenzátor C5 sice zpomaluje průběh regulace, ale bylo zjištěno, že zpoždění není příliš velké. Hlavní funkcí C5 je pomocí zpoždění zlepšit stabilitu celého zapojení. Pokud by časová konstanta byla příliš velká, je možno jeho kapacitu zmenšit. R5 je blokovací rezistor pro T2. Rezistor R1 je ochranný odpor tranzistoru T1.

Tranzistory T3 a T4 jsou spojeny paralelně, jejich ztrátové výkony se sečítají. Rezistor R6 zvětšuje maximální napětí  $U_{CEO}$ .

Přítomnost pracovního napětí je indikována diodou DC se sériovým rezistorem R12. Pomocí R10, R11 a C3, C4 se pracovní napětí „rozplíší“ na  $\pm 4,5$  V. Kondenzátory C1 a C2 je pak blokují přímo u napájecích přívodů OZ (7 a 4).

Stabilizátor proudu pracuje s proměnlivým referenčním napětím, které získáme z odporového děliče R9, Pt+P. Tako získané napětí se přivádí na invertující vstup OZ (2).

Průchodem proudu vzniká na rezistoru R8 úbytek napětí úměrný velikosti tohoto proudu (podle Ohmova zákona:  $U = RI$ ). Přes R7 se toto napětí přivádí na neinvertující vstup OZ (3).

Získaná odchylka se v OZ zesílí a objeví se na jeho výstupu (6). Tako získané napětí pak pomocí T1 a T2 budí koncový stupeň (T3 a T4).

- Na svorky Z připojíme stabilizovaný zdroj, na svorky I ampérmetr.
- Pojistka Po musí být na svém místě (ne-svítí DB).
- Podle maximálního proudu stabilizovaného zdroje nastavíme jezdce potenciometru budou do:  
čtvrtiny (max. proud je 1,5 A),  
poloviny (max. proud je 3 A),  
polohy max (max. proud je 6 A).
- Tento proud by měl ukázat ampérmetr, lze korigovat změnou Pt (případně R9).
- Pokud je vše v pořádku, je maximální zatěžovací proud elektronického rezistoru 6 A (tato velikost odpovídá nastavení potenciometru P do polohy max.).

## Princip činnosti

Pomocí odporového děliče R9, Pt+P získáme referenční napětí, které se přivede na invertující vstup. Na rezistoru R8 vznikne úbytek napětí, odpovídající velikosti zatěžovacího proudu, ten se přivádí na neinvertující vstup.

Bude-li zatěžovací proud malý, bude i napětí na R8 menší než na jezdci potenciometru P. OZ se překlopí do stavu záporného vybuzení, tím se plně otevře tranzistor T1, ten pak způsobí otevření zbývajících tranzistorů. Zatěžovací proud se zvětší.

Pokud bude situace opačná, OZ se překlopí do stavu kladného vybuzení a T1 se zcela uzavře, tím se uzavřou i další tranzistory, zatěžovací proud se zmenší. Takže zatěžovací proud bude konstantní.

## Oživení a ocejchování

### Oživení:

- Připojíme pracovní napětí 9 V, měla by svítit dioda DC.
- Nastavíme potenciometr P do polohy min.
- Na svorky Z připojíme nějaký stabilizovaný zdroj s výstupním proudem alespoň 1,5 A (dodržet polaritu!).
- Na svorky I připojíme ampérmetr, měl by ukazovat nulovou výhylku!
- Pokud platí bod 4, začneme se jezdcem potenciometru P blížit k poloze max, měřený proud by se měl plynule zvětšovat.
- Při proudu okolo 1 A by se měla rozsvítit dioda DA.
- Pokud vyšroubujeme pojistku Po, měla by DA zhasnout a DB se rozsvítit, zatěžovací proud by se měl zmenšit asi na 30 mA.

### Cejchování:

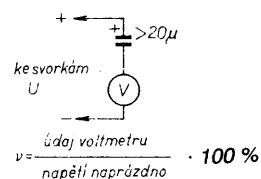
- Připojíme pracovní napětí 9 V.
- Nastavíme potenciometr P do polohy min.

## Měření charakteristiky V-A napájecího zdroje

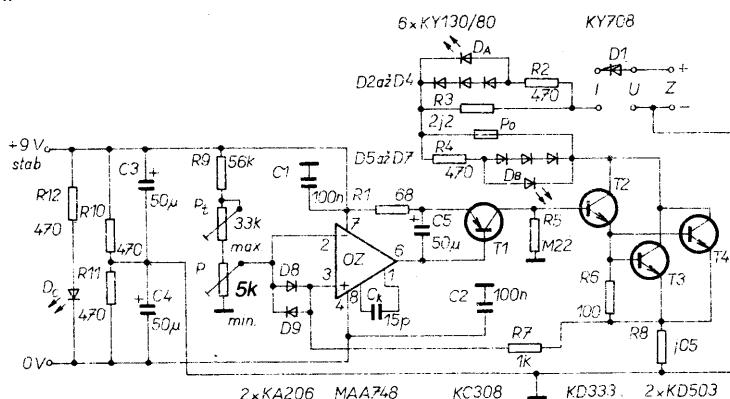
- Připojíme pracovní napětí 9 V.
- Na svorky Z připojíme měřený napájecí zdroj.
- Velikost zatěžovacího proudu nastavíme buď pomocí ampérmetru připojeného na svorky I nebo polohou jezdce potenciometru P, což mnohdy postačí (stupnice začíná na 0 A a končí na 6 A a je lineární).
- Svorky I přemostíme drátovou spojkou s průřezem alespoň  $1,5 \text{ mm}^2$  (nebo ponecháme ampérmetr, pokud máme dva měřicí přístroje).
- Na svorky U připojíme voltmetr.
- Takto získáme první bod charakteristiky V-A, nastavením dalšího zatěžovacího proudu a změřením napětí získáváme další (připomínám, že mnohdy stačí nastavit zatěžovací proud „od oka“ podle stupnice P).

## Měření zvlnění napájecího zdroje

Řídíme se přesně podle předchozího odstavce s tím rozdílem, že do série s voltmetrem zapojíme kondenzátor s kapacitou alespoň  $20 \mu\text{F}$ , obr. 2 (pokud použijeme elektrolytický kondenzátor, měl by mít velké provozní napětí!).



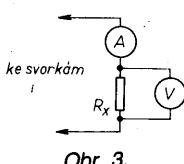
Obr. 2.



### **Měření malých odporů**

1. Do svorek I zapojíme měřený rezistor s malým odporem (pokud chceme měřit přesně, připojíme do série s ním i ampérmetr).
2. Do svorek Z připojíme zdroj napájecího napětí.
3. Pomocí P (případně přesněji pomocí ampermétru) nastavíme vhodnou velikost proudu.
4. Voltmetr připojíme paralelně k rezistoru (těsně k vývodům z pouzdra, abychom vykompenzovali vliv přechodových odporek).
5. Velikost odporu rezistoru vypočítáme podle vztahu:

$$R_X = \frac{\text{změřené napětí}}{\text{nastavený proud}} [\Omega]$$



Obr. 3

### **Několik poznámek na závěr**

Provozní napětí nemusí být právě 9 V, ale rozhodně musí být stabilizováno a v rozmezí 6 až 30 V.

Součástky R9, Pt, P a R8 je nutno umístit mimo místa, která se ohřívají (dioda D1, tranzistory T3 s T4, rezistor R3), aby se neměnil jejich odpor.

Rezistor R3 by měl být pro dostatečné zatížení, pro 6 A by to mělo být až 72 W (pro kratší provozování postačí i 50 W). Jak bylo již uvedeno, rezistor slouží k omezení ztrátového výkonu, který by jinak musely vyzářit tranzistory T3 a T4. Při malých napětích však může být na závadu. Proto při napětí měřeného zdroje menším než 12 V a zatěžovacím proudu 6 A je nutné R3 zkratovat (podobná situace nastane i při  $U_z = 6 \text{ V}$  a  $I = 3 \text{ A}$ ), jinak se nepodaří udržet zatěžovací proud na konstantní úrovni!

Tranzistory T3 a T4 musí být opatřeny chladičem. Pro oba tranzistory doporučují žebrovaný chladič tl. 5 mm o rozměrech 70×160 mm.

Pro diodu D1 postačí hliníkový plech tl. 2 mm o ploše  $25 \text{ cm}^2$ .

## Seznam součástek

OZ	MAA748 (vyhoví i MAA748C)
T1	KC308B (KF517)
T2	KD333 (KD335, KD337)
T3, T4	KD503 (pro menší / a větší $U_z$ je vhodný KU608)
D1	KY708 (KY710, 711, 712)
D2 až D7	KY130/80 (a více)
D8, D9	KA206 (KA261)
D <sub>A</sub>	žlutá
D <sub>B</sub>	červená
D <sub>C</sub>	zelená
C1, C2	100 nF, keramický
C3 až C5	50 $\mu$ F/6 V, TE 002
Ck	15 pF, keramický
P	5 k $\Omega$ , TP 160, lin.
Pt	33 k $\Omega$ , TP 110
R1	68 $\Omega$ , TR 151
R2, R10 až R12	470 $\Omega$ , TR 151

# Zkoušečka integrovaných obvodů MAA723

Vladimír Payer

Tato jednoduchá zkoušečka slouží k rychlé kontrole stavu u nás velice často používaného stabilizátoru typu MAA723 (MAA723H a MAA723CN).

## **Popis zapojení**

Jak je zřejmě z obr. 1, je zkoušený obvod IO<sub>1</sub> vložen do objímky a tím připojen přes diodu D<sub>1</sub> na napájecí napětí 12 V. Potenciometrem R<sub>1</sub> lze plynule měnit výstupní napětí (vývod č. 1 IO<sub>1</sub>) v rozsahu 2,8 až 3,8 V. Toto napětí je vyhodnocováno obvodem IO<sub>2</sub> a indikovány segmenty znakové jednotky IO<sub>3</sub>. Je-li napětí větší než 3,5 V, svítí na znakové jednotce plus. Při napětí menším než 3,0 V svítí minus. Při mezistavech svítí na jednotce I. Místo obvyklého omezovacího rezistoru je v zapojení použita žárovka Ž, která zároveň slouží pro kontrolu obvodu IO<sub>1</sub>, není-li proražen. Zkoušecka nemá vlastní zdroj, a musí být napojena ze stejnosměrného zdroje 12 až 15 V. Z tohoto napětí je také odvozeno napájecí napětí 5 V pro IO<sub>2</sub>. Dioda D<sub>1</sub> chrání zařízení před přeplováním přívodních vodičů.

## Nastavení

Při osazování součástkami je vhodné nejprve zapájet do desky s plošnými spoji (obr. 2) součástky vyhodnocovacího obvodu (IO<sub>2</sub>), tj. v zapojení na obr. 1 součástky umístěné vpravo od odporových trimrů R<sub>7</sub> a R<sub>8</sub>. K obvodu se připojí napájecí napětí 12 V. Na katodu Zenerovy diody z se přivede ze stabilizovaného zdroje napájecí stejnosměrné napětí v rozmezí asi 2,8 až 3,8 V a odporovými trimry R<sub>7</sub> a R<sub>8</sub> je nutné nastavit vyhodnocovací obvod tak, aby při větším než je 3,5 V svítila na zobrazovací

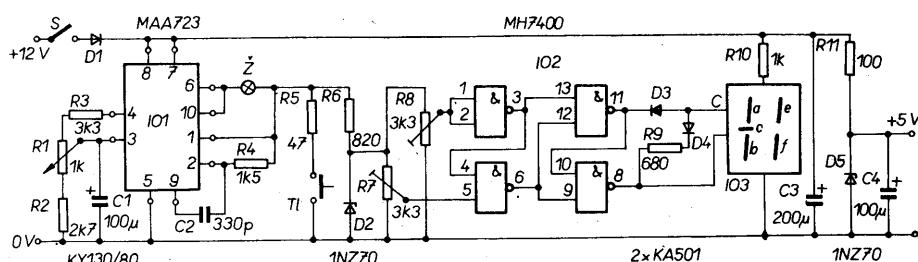
jednotce znaménka plus a při zmenšení napětí pod 3,0 V znaménka mínus. Je-li obvod nastaven, je možné osadit součástkami i zbytek desky a celé zařízení přezkoušet. Při použití přeměněných součástek musí již zkoušecka bez problémů pracovat.

## **Způsob obsluhy**

Do objímky na vrchní straně zkoušečky je nutné zasunout zkoušený stabilizátor tak, aby to odpovídalo předkreslenému klíči u objímky (obr. 3). Po připojení napájecího napětí zkoušečky (12 V) a sepnutí spínače S by se mělo na znakové jednotce, umístěné uprostřed skříňky, rozsvítit I, které indikuje přítomnost napájecího napětí. Je-li IO<sub>1</sub> v pořádku, bude na znakové jednotce svítit i plus nebo minus. Protočením potenciometru R<sub>1</sub> z jedné krajní polohy do druhé se musí měnit plus na minus a naopak. Tím jsme se přesvědčili, že IO<sub>1</sub> reaguje na potenciometr R<sub>1</sub>, a výstupní napětí se mění od 2,8 do 3,8 V. Potenciometr R<sub>1</sub> se nastaví do takové polohy, aby na jednotce svítilo plus. Po stisknutí tlačítka T<sub>1</sub> se nesmí rozsvítit žárovka Ž. Znaménko plus se přitom musí změnit na minus. Pokud tomu tak není, je IO<sub>1</sub> špatný a je nutné jej vyřadit. Přesto, že je tento popis poměrně zdlouhavý, je vlastní měření velice rychlé. Nejvíce času zabere zasunutí obvodu do objímky zkoušečky.

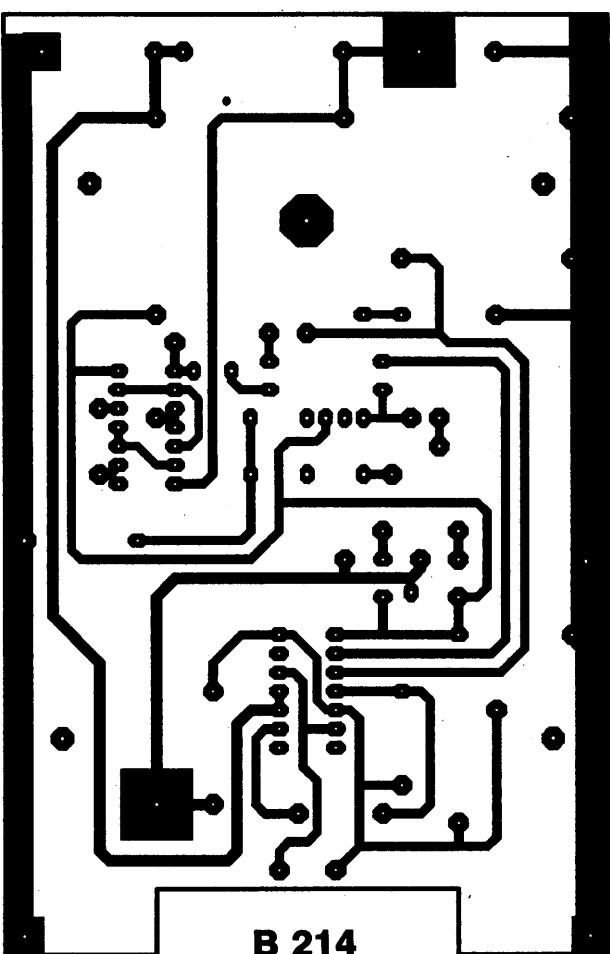
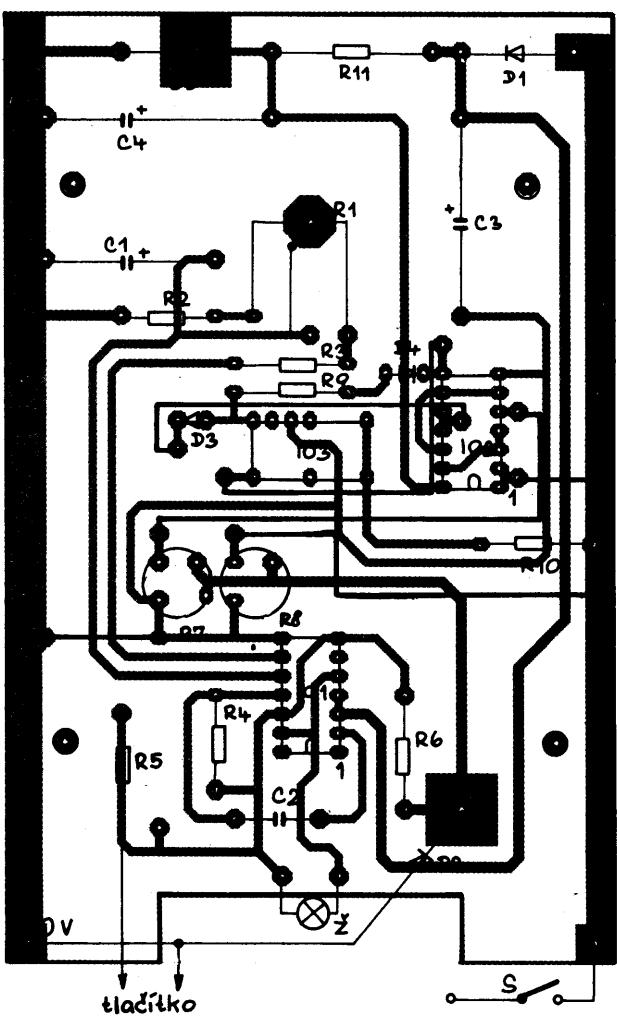
## Mechanické provedení

Provedení zkoušecky je patrné z obr. 3 a 4. V plastové skříňce je nutné vypilovat obdélníkovitý otvor pro znakovou jednotku a otvor pro 14vývodovou objímkou pro IO. Dále je nutné vyvrátit díry pro potenciometr R<sub>1</sub>, přepínače a žárovíčku. Deska se spojí je

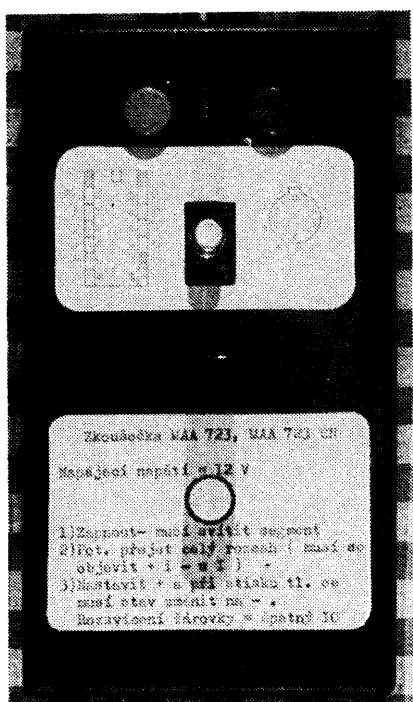


Obr. 1. Schéma zkoušečky

R3	2,2 $\Omega$ , TR 553 (dva paralelně)	1 banánková propojka (průřez vodiče alespoň 1,5 mm <sup>2</sup> )
R4	470 $\Omega$ , TR 154	
R5	220 k $\Omega$ , TR 151	
R6	100 $\Omega$ , TR 152	Pojistkový držák Remos 6,3/220
R7	1 k $\Omega$ , TR 151	
R8	0,05 $\Omega$ (nejlépe jako CuL průměr 2 mm, délka 9 m)	Po T6,3 A/250 V (nebo jiná)
R9	56 k $\Omega$ , TR 151	
WK 484 00	3 červené a 3 černé zdírky (případně zdírky na banánek)	B/6 oz. 



Obr. 2. Deska s plošnými spoji zkoušecky



Obr. 3. Provedení zkoušecky

navržena tak, aby se mohla bez dalších úprav přišroubovat šroubky M3 přímo na předlisované sloupky ve skřínce. V desce s plošnými spoji je pouze nutné lumenkovou pilkou vyříznout obdélníkovitý otvor pro přepínače Isostat. Přepínače jsou přišroubovány přes distanční sloupky k desce s plošnými spoji. Z důvodu větší přehlednosti jsou z obýmk vymuty přebytečné kontakty (č. 1, 9 a 14). Pozor – objímka IO<sub>1</sub> a zobrazovací jednotka IO<sub>3</sub> jsou zapojeny do desky s plošnými spoji ze strany spojuj. Potenciometr R<sub>1</sub> je k desce přišroubován.

### Seznam součástek

#### Rezistory

R1	1 kΩ, potenciometr TP 160, lineární
R2	2,7 kΩ, TR 192
R3	3,3 kΩ, TR 192
R4	1,5 kΩ, TR 192
R5	47 Ω, drátový, TR 224
R6	820 Ω, TR 192
R7, R8	3,3 kΩ, odporový trimr TP 095
R9	680 Ω, TR 192
R10	1 kΩ, TR 192
R11	100 Ω, drátový TR 224

#### Kondenzátory

C1, C4	100 μF, TF 009
C2	330 pF, TK 744, keramický
C3	220 μF, TF 010

#### Položidové součástky

D1	KY130/80
D2, D5	1NZ70 (KZ260/5V6)
D3, D4	KA501
IO2	MH7400
IO3	znamková jednotka – výrodej, typ 1990-0532 od fy HP ze stavebnice Isostat
S + T	zárovka 6 V/50 mA
Ž	

## Jednoduchá kontrola stavu tranzistorů a diod

Pokud vybíráme tranzistory pro osazení nějaké konstrukce ze „šuplíkových“ zásob, je vždy vhodné je alespoň orientačně změřit. Jednoduchý přípravek podle schématu vám to umožní takto:

#### a) zkouška diod

Přepínač S2 je v poloze naznačené na schématu. V tom případě pracují IO1a a IO1b jako generátor impulsů asi 250 Hz a přes další dva IO ovlivňují antiparalelně zapojené diody D1, D2. Přerušenou diodou indikuje nesvícení žádné diody; pokud je dioda ve zkratu, svítí obě. Jen jedna svítí při dobré diodě a podle toho, která svítí, můžeme zjišťovat u neznámých typů polaritu (anodu, katodu).

#### b) test tranzistoru

S2 přepneme do druhé polohy, S1 podle druhu tranzistoru a S3 do polohy „zkouška“. Tranzistor se připojí na svorky X1, X2 a X3.

# Přístroj k určení odporu barevně značených rezistorů

Po dobu, po níž se značí odporník miniaturních i jiných rezistorů barevnými proužky, se k určení odporu používají a používají nejrůznější pomůcky – jde totiž o to, že zapamatovat si význam jednotlivých barev není jednoduché pro toho, kdo s barevně značenými rezistory pracuje jen občas.

Redakce proto přivítala nabídku jednoho z našich spolupracovníků, že upraví pro naše podmínky návod na zhotovení přístroje, který byl uveřejněn v zahraničním časopisu pod názvem „Sure-Luck“ Ohms. Přístroj se skládá v podstatě ze tří přepínačů, jejichž běžec se přepne vždy do polohy, odpovídající barvě jednoho z proužků na rezistoru. Odpor rezistoru je indikován světlem LED (popř. včetně desetinné čárky).

(Pouze pro oživení: první barevný proužek odpovídá číslicím 0 až 9, druhý barevný proužek opět odpovídá číslicím 0 až 9, třetí je násobitelem, např. proužek modrý, šedý a hnědý, čteno z levé strany rezistoru znamená, že jde o odpor  $68 \times 10^1$  ohmu, tj.  $68 \times 10 \Omega$ , tj.  $680 \Omega$ . U některých rezistorů jsou proužky čtyři, čtvrtý mívala barvu stříbrnou, popř. zlatou, ty označují toleranci odporu, 10, popř. 5 %.)

Přístroj je uspořádán tak, že pro určení odporu rezistoru se používá ieho co nejkratší

vyjádření, odpovídající vyjádření, používanému v praxi, tzn. že např. odpor  $2200\ \Omega$  bude indikován na „displeji“ jako  $2,2\text{ k}\Omega$ , odpor  $2\ 200\ 000\ \Omega$  bude indikován jako  $2,2\text{ M}\Omega$  atd.

## **Popis zapojení**

Schéma zapojení přístroje je na obr. 1. Základem zapojení jsou tři desetipolohové přepínače (otočné) – řadiče, jimiž se nastavují barvy podle tří proužků na rezistoru. Aby se šetřily baterie přístroje, je v přístroji tlačítko TI, které se stiskne až tehdy, jsou-li nastaveny přepínače na požadované barvy – pak se rozsvítí LED, indikující odpór rezistoru, popř. včetně LED, zastupující desetinnou čárku. Mezi LED a přepínače je použito zapojení, připomínající diodově-tranzistorovou logiku, které zabezpečuje jak rozsvícení LED pro desetinnou čárku, tak LED pro označení 0, kΩ, MΩ.

Nejjednodušší z celého zapojení je činnost přepínače P1. Je-li stisknuto tlačítko T1, je napětí z baterie přivedeno přes omezovačí rezistor R1 (470  $\Omega$ ) a přes běžec přepínače na zvolenou svítivou diodu, která indikuje první číslici odporu rezistoru.

Druhá číslice odporu rezistoru je určena nastavením přepínače Př2. Pryní poloha

přepínačů je označena „černá“, u Př1 (určuje první číslici odporu) je tato poloha nadbytěčná, příslušný vývod přepínače není zapojen. U Př2 a Př3 se však používá (odpovídá číslici 0). Má-li rezistor barevný kód hnědá-černá-červená, přepínač Př1 bude v poloze 1 „hnědá“, Př2 v poloze 0 „černá“ a Př3 v poloze 2 „červená“ ( $\times 100$ ). Aby mohlo být na displeji místo dlouhého označení  $1000 \Omega$  pouze  $1 \text{ k}\Omega$ , je použit obvod s tranzistorem T1 a diodami D1 až D3:

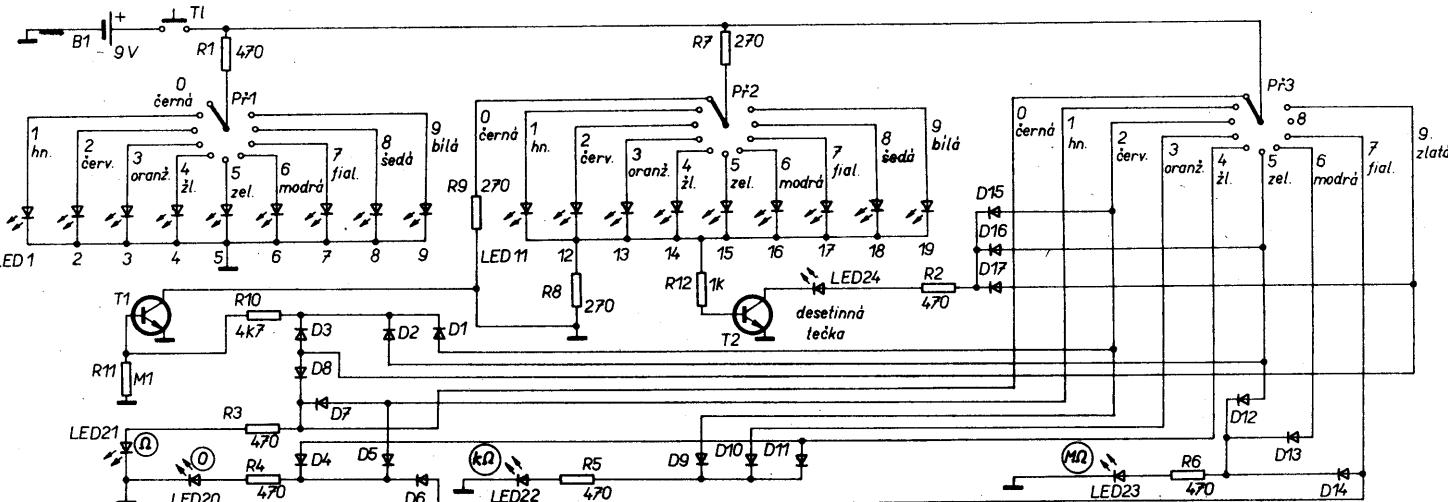
Běžec přepínače Př3 připojuje napájecí napětí v tomto případě k bázi T1 přes diodu D1. Tranzistor se uvede do vodivého stavu a napětí na LED pro indikaci „0“ nepostačí k jejímu rozsvícení. Kromě toho je napětí z běžce přepínače Př3 vedené i přes D9 na LED22, která svítí a označuje „kΩ“.

Má-li měřený rezistor např. odpor  $1,5\text{ k}\Omega$ , tj. barevné proužky v pořadí hnědý-zelený-červený, běžec přepínače Př1 bude v poloze 1 (hnědá); v poloze 5 (zelená), proud pak bude výrazně menší. Při výměně rezistoru bude měřit proud v pořadí R7, LED15, R8, R12 a přechod báze-emitor tranzistoru T2. Tranzistor poveče, a tím se připojí katoda LED24 na zem. Běžec přepínače Př3 v poloze 2 (červená) přivádí napájecí napětí přes D15 a R2 na LED desetičínné tečky (LED24).

Třetí „nula“, stejně jako „kΩ“ a „MΩ“ (tj. LED20, LED22 a LED23) jsou ovládány polohou běžce přepínače Př3 a jednoduchou diodovou logikou.

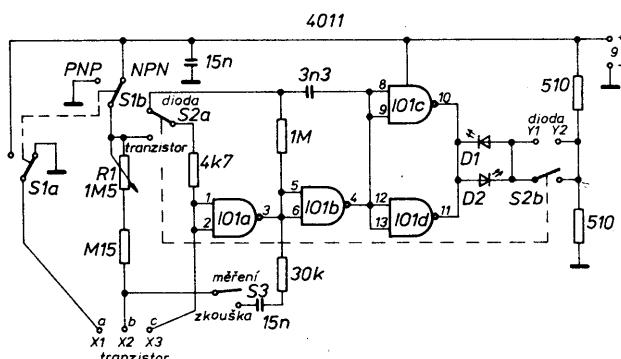
## Konstrukce

Převážná většina součástek je umístěna na desce s plošnými spoji (obr. 2). Při osazov-

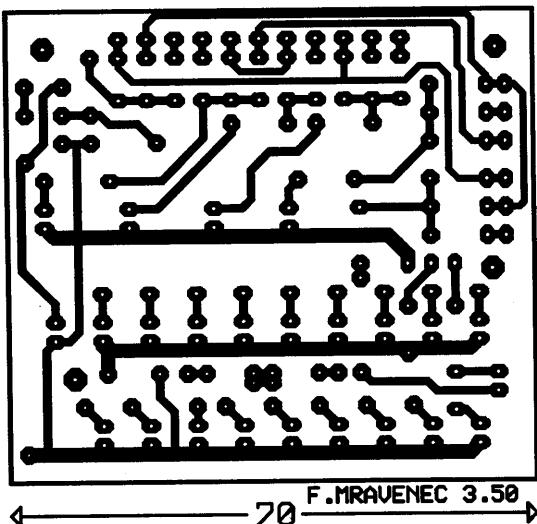


Obr. 1. Přístroj k určování barevného kódu rezistorů

Tranzistor spolu s IO1a jsou zapojeny jako generátor a při správné funkci by měly svítit obě diody LED, i když rozdílnou intenzitou. Pokud je tranzistor vadný, svítí jen jedna dioda. Přepneme pak S3 do polohy „měření“ a nastavíme R1 do polohy, kdy přestane svítit jedna a začne svítit druhá dioda – pokud máme předem podle několika tranzistorů se známým proudovým zesílením „ocejchován“ potenciometr, zjistíme přibližnou hodnotu statického proudového zesílení i u měřeného tranzistoru. Jako IO můžeme použít typ 4011 nebo 4001.



### *Tester tranzistorů a diod*



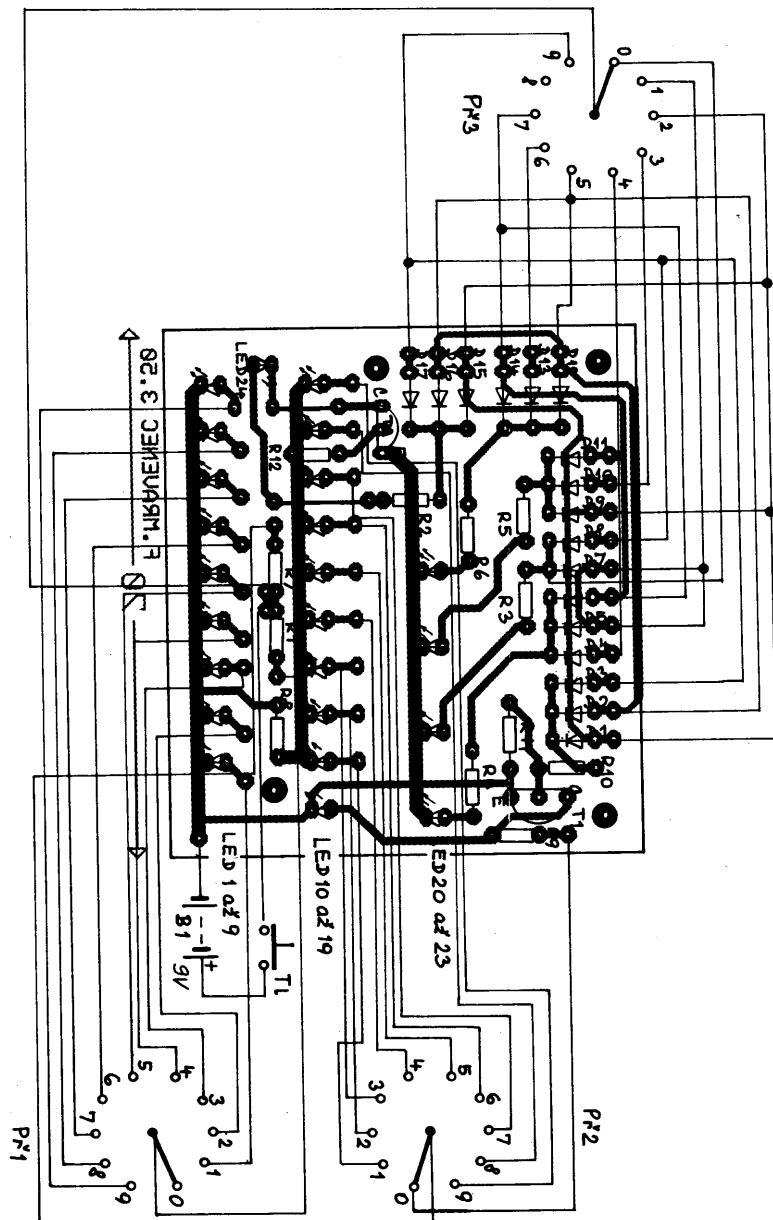
Obr. 2. Deska s plošnými spoji přístroje

vání desky si všimněte, že všechny LED jsou zapojeny „jedním směrem“ (katodou dolů) kromě LED24. Totéž platí o ostatních diodách – jejich katody směřují vždy do středu desky. Nezapomeňte na dvě drátové propojky (mezi LED16 a LED17 a mezi LED18 a LED19). Mimo desku jsou všechny tři přepínače, baterie a tlačítko. Jako LED24 (desetinná tečka) je použita „blikající“ svítivá dioda – není to ovšem nutné. Všechny svítivé diody mohou být libovolného typu, nejvhodnější jsou nejmenší typy, svítící červeně.

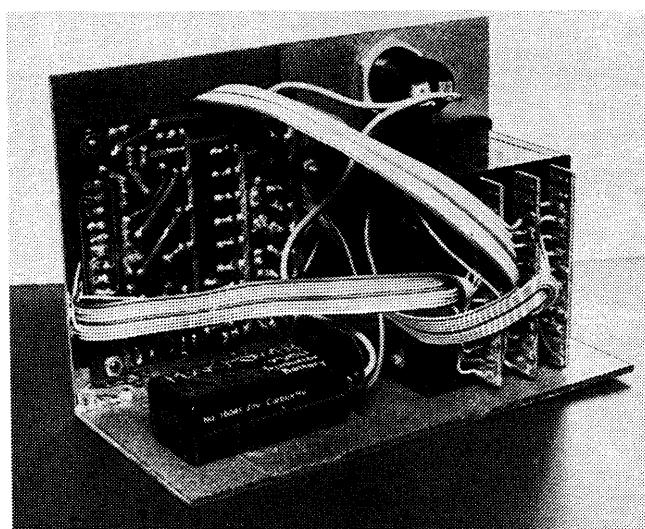
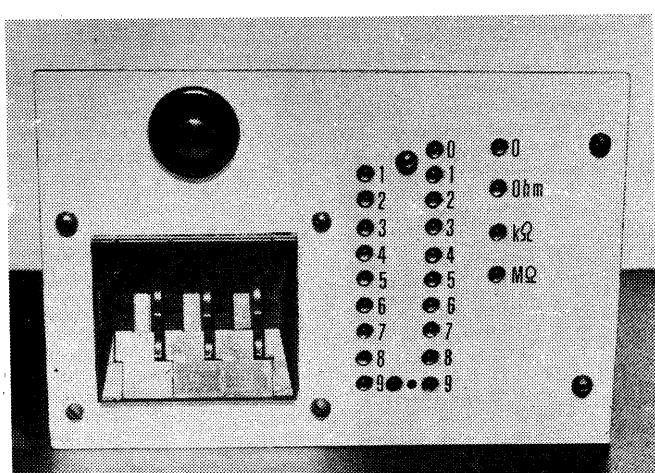
Otočné přepínače Př1 a Př3 mohou být libovolného typu, nejvhodnější jsou deseti-polohové. Prototyp přístroje byl však postaven i s tzv. palcovými přepínači, viz fotografie na obr. 3 a 4. Pro přístroj s otočnými přepínači je návrh předního panelu na obr. 5.

Při pečlivé práci a dobrých součástkách by měl přístroj pracovat na první zapojení, není v něm třeba nic nastavovat. Pro snazší práci je pouze vhodné používat pro spojení desky s plošnými spoji a přepínačů dráty s barevnými izolacemi popř. ploché vodiče s deseti žádami.

Jako baterie je vhodný typ zinkouhlíková baterie 9 V, při častějším používání bude



**B 215**



Obr. 3, 4. Uspořádání prototypu, v němž byly jako Př1 až Př3 použity „palcové“ přepínače

## Uvedení do provozu

Po dohotovení přístroje lze jeho činnost snadno překoušet např. tím, že nejprve nastavíme všechny tři přepínače do polohy „černá, černá, černá“. Po stisknutí T1 se musí rozsvítit LED10 (nula) a LED21 (0). Po přepnutí Př1 do polohy „hnědá“ se musí rozsvítit LED1, LED 10 a LED21 (10 Ω). Činnost desetinné tečky lze vyzkoušet např. po nastavení Př1 na „hnědá“, Př2 na „zelená“ a Př3 na „červená“. Na přístroji musí být zřejmé, že jde o rezistor s odporem 1,5 kΩ. LED24, byla-li použita blikající dioda, musí svítit přerušovan (desetinná tečka).

Přepínač Př3 v poloze „zlatá“ neoznačuje toleranci odporu, ale je použit k určování odporů menších než 10 Ω. Je-li tedy nastaveno na přepínačích Př1 až Př3 „hnědá“, „hnědá“, „zlatá“, budou svítit diody označující 1,1 Ω.

Přístroj lze samozřejmě používat i pro určení barevného kódu požadovaného odporu. Chceme-li tedy zjistit např. barevný kód na rezistoru s odporem 1,2 kΩ, nastavíme jednoduše Př1 do polohy „1“, popř. budeme otáček jeho jezdcem tak dlouho, až se rozsvítí dioda, označující jedničku, totéž uděláme s Př2 a s Př3, až bude svítit LED označující dvojku a LED označující desetinou čárku a kilohmy.

LED pro označení nuly nad nápisem Ω, kΩ, a MΩ slouží k identifikaci odporů větších než stovky tisíc ohmů. Chceme-li tedy zjistit barvy pruhů pro rezistor např. s odporem 750 kΩ, otáčíme Př1 a Př2 tak, jak bylo popsáno. Přepínačem Př3 však musíme otáčet tak dlouho, až se současně s LED pro „kΩ“ rozsvítí i LED pro „nulu“ (LED20).

## Seznam součástek

Rezistory (TR 191, TR 212 popř. jiné 0,25 W)  
R1 až R6  
470 Ω

R7 až R9 270 Ω  
R10 4,7 kΩ  
R11 100 kΩ  
R12 1 kΩ

### Diody

D1 až D17 univerzální křemíkové (KA206, KA207 atd.)

LED1 až LED 23 malé svítivé diody červené, např. LQ100

### Tranzistory

T1, T2 libovolné univerzální tranzistory n-p-n (např. KC508, KSY21, KC238)

### Ostatní

Př1 až Př3 deseti(dvanácti)polohové přepínače – řadiče (popř. jako v prototypu „palcový“ přepínač SP7, výrobce Křížík, přepíná „1 z 12“)

destičková baterie 9 V (viz text)

deska s plošnými spoji

spínací tlačítko

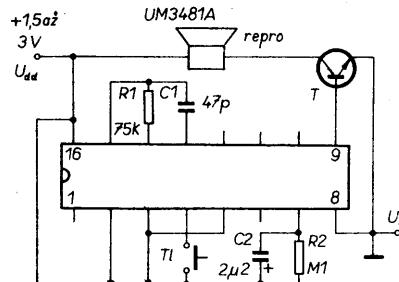
Pozn. ke stavbě: Nevadí-li, že se 1 kΩ, 1 MΩ a 1 Ω „rozsvítí“ jako 1.00, lze ze zapojení vypustit T1, D1 až D3, R9 až R11 a diodu LED10 zapojit shodně jako ostatní na Př2. Pro zjednodušení při neblížení LED24 lze vypustit ze zapojení i T2 a R12 a katodu LED připojit na „zem“.

## VÍCENÁSOBNÝ MELODICKÝ GENERÁTOR

V katalogu firmy GM Electronic je k dispozici několik verzí vícenásobných integrovaných melodických generátorů melodii řady UM348x (3481, 2, 3, 4). Jsou určeny pro hračky, hrací skřínky, melodické zvonky, telefony, zvukovou signalizaci časových spínačů – „minutek“, apod. a umožňují několik způsobů použití. Napájí je se z baterie napětím 1,5 až 3 V. Jejich výstupem lze přímo napájet piezoelektrické elektroakustické měniče, nebo do doplnění o univerzální bipolární tranzistor reproduktor s větší impedancí. V této informaci uvedeme několik poznámek k jejich použití.

Integrované vícenásobné melodické generátory jsou vyráběny technologií CMOS. Mají společnou strukturu a jednotlivé verze se liší naprogramováním vestavěné paměti ROM pomocí masky. S ohledem na zvolenou technologii mají v klidovém stavu mimořádně malý odběr proudu. Vestavěná paměť dovoluje naprogramovat celkem 512 tónů (not), prostor paměti může programátor rozčlenit až na 16 rozdílných hudebních motivů. Podle zvoleného zapojení obvod přehrává opakovaně vybranou melodii, nebo celou sadu naprogramovaných motivů. Obvod má vestavěný tzv. autostop, který po odeznění jednotlivé melodie nebo sady melodii funkci generátoru odstaví – jeho vyfázěním se melodie nepřetržitě opakují. V průběhu funkce obvodu může být melodie změněna přivedením elektrického impulsu.

Programátor obvodu může vybírat ze tří charakteristických zvuků připomínajících pianino, varhany a mandolinu, ze čtrnácti tónů rozdílné výšky (kmitočtu) a ze šesti



## „Běžící světlo“ se svítivými diodami

**Deset svítivých diod a jen několik dalších součástek stačí pro zajímavý světelný efekt. Svítící bod se pohybuje od první ke druhé, třetí . . . až k desáté svítivé diodě, „skočí“ opět nazpátek na první a postup začíná opět od začátku.**

Využití tohoto malého přístroje se světelnými efekty může být různorodé:

Seřaďte např. svítivé diody do řady – a máte pro své hry s modely signalizaci místa na „dálnici“, kde stojí překážka. Může to být také světelné upozornění na průběh zatáčky či konec přistávací plochy letiště . . .

Diody lze také sestavit do kříže či pravoúhlého tvaru (což je případ našeho prototypu – viz fotografie). Při sestavení diod do kruhu obíhá bod nepřetržitě dokola. Takové uspořádání může sloužit jako poutač důležité informace . . .

Také u modelové železnice využijete sestavy deseti svítivých diod, zvláště když můžete ve značných mezech měnit odporovým trimrem  $R_3$  rychlosť přepínání „pohybu“ svítícího bodu.

Další zváštností zapojení je automatický mód (při nesepnutém spínači  $S_2$ ) – vždy po určité době se vystřídají dvě rychlosť přepínání: pomalá a rychlá, nastavená trimrem  $R_3$ .

### Popis zapojení

Svítivé diody jsou přímo řízeny výstupy čítače  $IO_2$  – typ CMOS 4017 (schéma zapojení je na obr. 1). To zaručuje, že bude svítit vždy jen jedna dioda a proto je možno nastavit proud všemi svítivými diodami jen jedním rezistorem  $R_5$ .

Pro čítač  $IO_2$  získáváte taktovací impulsy z oscilátoru  $IO_{1B}$ , jehož kmitočet je určen součástkami  $R_2$ ,  $R_3$  a  $C_3$ , nebo z „pomalého“ oscilátoru  $IO_{1C}$ , nastaveného rezistorem  $R_4$  a kondenzátorem  $C_4$ . Není-li spínač  $S_2$  sepnut, aktivuje přepínací oscilátor  $IO_{1A}$  střídavě oba taktovací oscilátory (po nabité kondenzátoru  $C_2$  na potřebnou úroveň).

Přepínací kmitočet můžete měnit volbou odporu rezistoru  $R_1$  a kapacity kondenzátoru  $C_2$  – u našeho prototypu byla nastavena doba přepínání s uvedenými hodnotami součástek na asi 6 sekund při napájecím napětí 12 V. Je-li na výstupu tohoto oscilátoru (vývod 3) úroveň log. 1, je  $IO_{1C}$  přes diodu  $D_{11}$  uzavřen a  $IO_{1B}$  aktivován, tzn., že na hodinový vstup  $IO_2$  (vývod 14) přicházejí impulsy, nastavené na požadovaný kmitočet odporovým trimrem  $R_3$  a v jejich rytme jsou pak svítivé diody na výstupech  $IO_2$  přepínány.

Změní-li se úroveň na vstupu 3 na log. 0, je uzavřen taktovací oscilátor  $IO_{1B}$  a může pracovat  $IO_{1C}$ . Ten dává pevně nastavené pomalé impulsy na druhý hodinový vstup  $IO_2$  (vývod 13) a jimi jsou nyní svítivé diody přepínány.

Toto automatické střídání rychlosť přepínání je zajímavé, je ho však možné zrušit

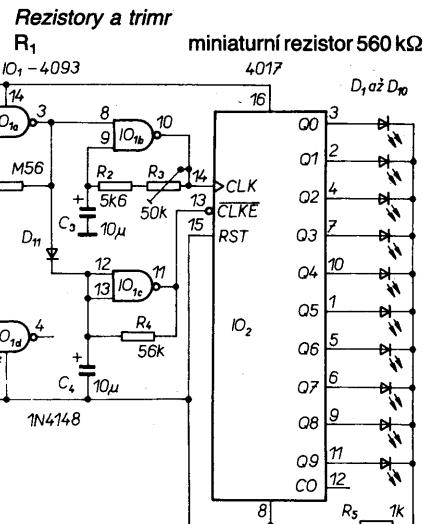
sepnutím spínače  $S_2$  – oscilátor  $IO_{1B}$  je pak trvale aktivní a pohyb světelného bodu se řídí pouze nastavením trimru  $R_3$ .

Kondenzátor  $C_1$  blokuje zakmitávání spínače  $S_1$ , kterým uvádíte přístroj do provozu.

### Stavba přístroje

Na obr. 2 je obrazec desky s plošnými spoji, který umožnuje sestavit deset svítivých diod do tvaru šipky. Můžete si samozřejmě navrhnut jiné uspořádání, případně umístit diody na samostatnou desku a propojit obě části kablíkem. Na desce (umístění součástek, obr. 3) jsou připájeny také miniaturní spínače  $S_1$ ,  $S_2$  – také ty můžete umístit mimo desku a propojit je vodiči s příslušnými pájecími body. Pro integrované obvody případně objímky DIL 14 a DIL 16. Zbývají vám čtyři rezistory, jeden odporový trimr, jedna dioda, čtyři elektrolytické kondenzátory (na pozici  $C_2$  nejlépe tantalový kapkový) a vodiče pro napájení (nejlépe 12 až 15 V). Přístroj pracuje již od napájecího napětí 5 V. Svítivé diody případně naposled a práci skončíte zasunutím integrovaných obvodů do objímek – jen pozor na jejich správné natočení, zkontrolujte je raději ještě jednou podle obr. 3.

### Seznam součástek



Obr. 1. Zapojení „běžícího světla“

zřejmě řídit bezkontaktně dalšími elektronickými obvody.

Ke spouštění funkce melodického generátoru slouží vývod 2. Jeho připojením k  $U_{dd}$  se obvod aktivuje, připojením k  $U_{ss}$  se obvod vydří z činnosti. Zdánlivě je možné funkci obvodu aktivovat zapojením napájecího napětí. Nevhodou tohoto způsobu jsou nekontrolovatelné zvukové projevy generátoru při náběhu činnosti obvodu.

Volit opakované přehrávání jedné melodie nebo celé sekvence melodií (bez ohledu na zařízení „autostopu“) umožňuje vývod 3 IO.

Připojením k  $U_{dd}$  obvod přepojíme na opakování přehrávání jedné melodie, uzemněním ( $U_{ss}$ ) obvod přehraje celý naprogramovaný sled hudebních motivů.

Změnit melodií v průběhu reprodukce (popř. po zastavení činnosti obvodu pomocí „autostopu“) můžeme přivedením kladného napěťového impulsu na vývod 4 IO. Po autostopu impuls současně spouští činnost obvodu.

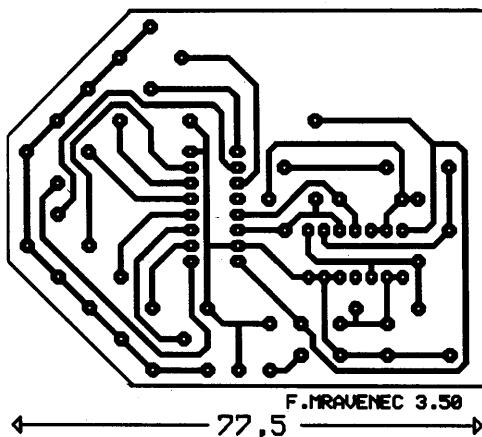
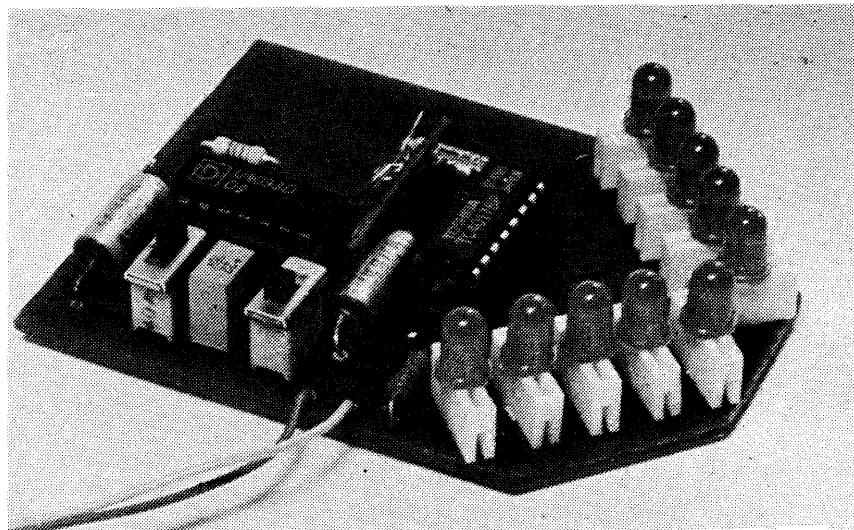
Aktivovat autostop lze připojením  $U_{ss}$  na vývod 5, naopak, připojení  $U_{dd}$  k vývodu 5 způsobí nepřetržité přehrávání jedné nebo všech melodií (podle polohy přepínače).

Vzorek jsme odzkoušeli s obvodem UM3483. Podle katalogu GM Electronic je obvod k dispozici ve čtyřech verzích, lišících se naprogramovanými melodiemi. Podle téhož katalogu by mělo být použití dalších tří

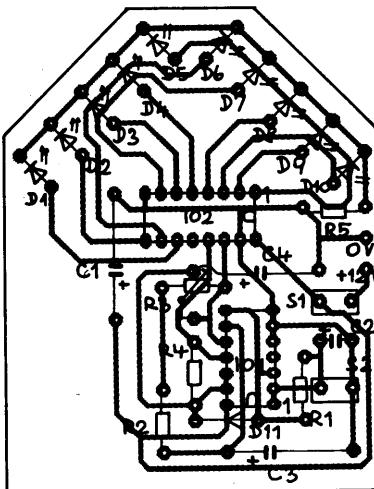
generátorů řady UM34810, 1, 2, na nichž jsou k dispozici další naprogramované melodie, shodné. T je libovolný tranzistor n-p-n.

Obvod jsme přezkoušeli ve spojení s malým reproduktorem s impedancí 75  $\Omega$ . Jde bezesporu o pouťavou elektronickou hříčku, nalaďení některých melodií však není nejprsnější. Tvrzení o třech nástrojích, které obvod napodobuje, je poněkud přehnané, zvuk je ryz „elektronický“ a pokus o jeho poněkud kvalitnější reprodukci vede ke zklaňání, dobré „hudební“ kvality nelze dosáhnout.

Protože jde o obvod vyrobený technologií CMOS, v průběhu montáže lze doporučit ochranu před elektrostatickým výbojem a elektromagnetickým polem pistolové páječky.



Obr. 2. Deska s plošnými spoji  
Obr. 3. Deska osazená součástkami



## Jednohlasé elektronické varhany

Ing. Karel Holna

Existence integrovaného obvodu CMOS typu 4060 mne inspirovala k návrhu levného, ale kvalitního hudebního nástroje. Jednohlasé varhany se skládají ze čtyř částí (obr. 1).

Původně byly tyto varhany realizovány jako hračka pro děti, přičemž bylo zjištěno, že kvalitou i možnostmi tento nástroj přesáhl rozměr původního plánu.

Generátor vibráta vyrábí „zintegrovaný“ signál pravoúhlého průběhu, který se blíží trojúhelníkovitému. Tento průběh je vytvářen IO<sub>1</sub> (obr. 2), který je zapojen jako multivibrátor, jehož kmitočet je určen vztahem

$$f_0 = 1/(2 \cdot R \cdot C \cdot \ln(1+2 \cdot R_1/R_2))$$

Na výstupu IO<sub>1</sub> je pravoúhlé napětí, na jeho vstupu je signál „zintegrovaného“ průběhu, který je díleme impedance oddělen pomocí IO<sub>2</sub>, který je zapojen jako zesilovač s napěťovým zesílením  $A_U = 1$ . Potenciometrem P<sub>1</sub> lze řídit hloubku modulace (případně lze pomocí P<sub>2</sub> řídit kmitočet vibráta).

Tomuto méně obvyklému zapojení byla dána přednost před oscilátory RC sinusového signálu, které se obtížně nastavují a jsou dražší.

Hlavní částí varhan je generátor tónů, který je tvořen oscilátorem z hradel CMOS, které jsou v obvodu 4060. Kmitočet je dán vzorcem

$f_0 = 1/(2 \cdot 2 \cdot R \cdot C)$   
Obvod 4060 obsahuje Schmittův tvarovač a řadu klopních obvodů (dále KO), které dělí kmitočet vstupního signálu, některé KO sice nemají výstup, ale výstupy Q4 až Q9 vyhoví i náročnějším uživatelům (obr. 3).

Nejsložitější částí varhan jsou rejstříky. Bohatost zvukového zbarvení jimi vytvořená čini nástroj zajímavým. Na stránkách AR se schéma rejstříků objevovala spíš výjimečná a tak není na škodu si je připomenout (obr. 4).

Některé rejstříky vyžadují na vstupu signál pravoúhlého tvaru, který je k dispozici přímo na výstupech obvodu 4060, jiné potřebují signál průběhu pilovitého. Ten získáme snadno pomocí odporových žebříčků, známých z číslicové techniky jako jednoduché převodníky A/D. Toto řešení má výhodu kmitočtové nezávislosti. (Při přesném rozbo-

R<sub>2</sub> miniaturní rezistor 5,6 kΩ  
R<sub>3</sub> odporový trimr 50 kΩ, (47 kΩ, TP 041)  
R<sub>4</sub> miniaturní rezistor 56 kΩ  
R<sub>5</sub> miniaturní rezistor 1 kΩ

### Kondenzátory

C<sub>1</sub>, C<sub>3</sub>, C<sub>4</sub> elektrolytický kondenzátor 10 µF/25 V  
C<sub>2</sub> elektrolytický kondenzátor 22 µF/16 V

### Diody

D<sub>1</sub> až D<sub>10</sub> svítivá dioda o Ø 5 mm, červená  
D<sub>11</sub> křemíková dioda 1N4148 (KA207 ...)

### Integrované obvody

IO<sub>1</sub> integrovaný obvod CMOS 4093 (U4093 ...)  
IO<sub>2</sub> integrovaný obvod CMOS 4017 (TC4017 ...)

### Ostatní

S<sub>1</sub>, S<sub>2</sub> miniaturní spínač  
objímka pro int. obvod (DIL 14, DIL 16)  
deska s plošnými spoji

Podle ELV journal č. 2/93

-zh-

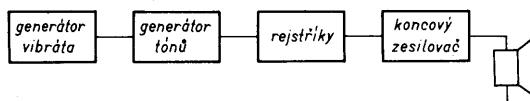
## B 216

ru je nutno přiznat, že výstupní napětí nemá přesně pilovitý průběh, ale schodovitý s 8 nebo 16 schodami. Pro daný účel je však tento průběh vyhovující, není nutné osazovat žebříček přesnými odporami. Schéma generátoru vibráta, generátoru základních tónů i odporových žebříčků je na obr. 2.

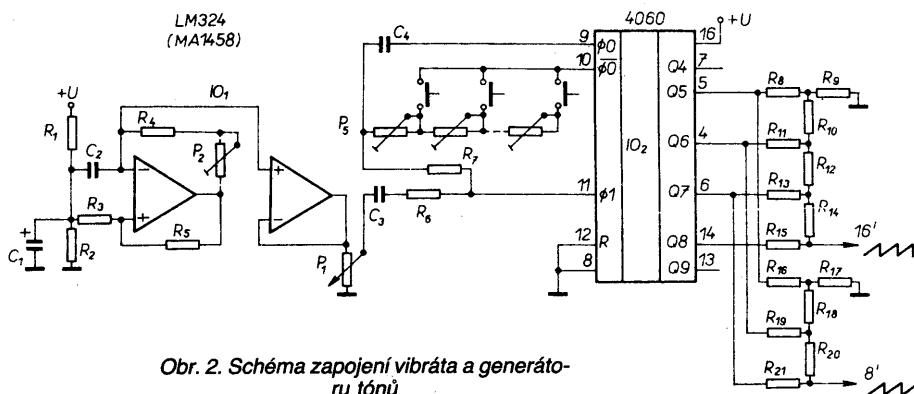
Výběr vhodných rejstříků je otázkou vkušu konstruktéra. Zde se nabízí široké pole k experimentům. Z důvodu jednoduché konstrukce uvádí zároveň pouze rejstříky typu RC. Zkušenější konstruktéři mohou použít rejstříky typu RLC nebo filtry s operačními zesilovači. Výhodou použitého obvodu 4060 je, že poskytuje od každého tónu 6 stop (1', 2', 4', 8', 16', 32'), což v praxi bohatě postačí.

Poslední částí tohoto hudebního nástroje je koncový zesilovač. Je sestaven z moderních křemíkových tranzistorů (obr. 5).

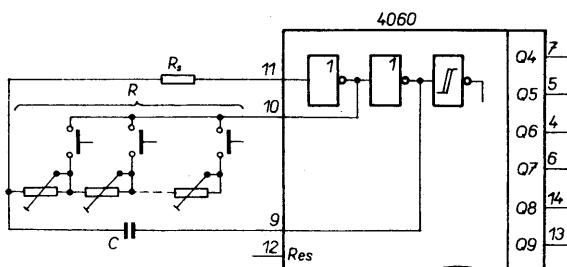
Cervenou svítivou diodu LQ ..., která stabilizuje kladový proud koncových tranzistorů, je možné umístit na přední panel jako indikaci zapnutí. Trimrem P<sub>3</sub> nastavujeme na emitorach koncových tranzistorů polovinu napájecího napětí, trimrem P<sub>4</sub> nastavujeme kladový proud koncových tranzistorů asi na 7 mA



Obr. 1. Blokové schéma jednohlasých varhan



Obr. 2. Schéma zapojení vibráta a generátoru tónů



Obr. 3.

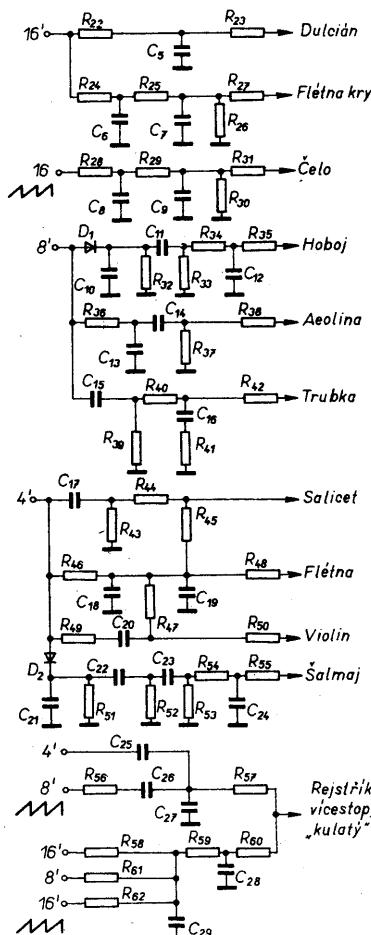
(mírné přechodové zkreslení v daném případě není na závadu).

Při dodržení kapacit blokovacích a zpětnovazebních kondenzátorů je zesilovač sta-

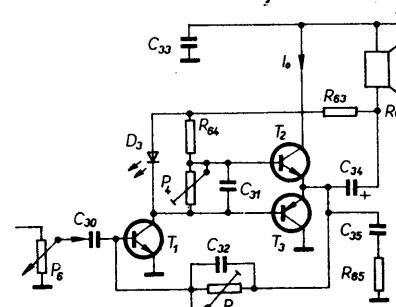
bilní. Koncové tranzistory není nutné pro požadovaný výkon 1 až 1,5 W chladit.

Napájecí napětí je vhodné stabilizovat z důvodu kmitočtové stability, jeho optimální velikost je asi 9 až 12 V.

Koncový zesilovač je navržen tranzistorový proto, že při menším napájecím napětí (9 V a méně) není vhodný např. IO MBA810, neboť jeho výkon se pohybuje kolem 1 W a účinnost se zmenšuje na asi 30 %.



Obr. 4. Rejstříky



Obr. 5. Nf zesilovač

Jak tedy vyplývá z celkové koncepce nástroje, bylo velmi obtížné navrhnut desku s plošnými spoji, která by umožňovala různé varianty zapojení, proto byla nakonec část desky s plošnými spoji řešena jako univerzální deska (obr. 6).

Mechanická konstrukce závisí na možnostech jednotlivých konstruktérů. Pro prototyp bylo použito piánko PILLE.

## Literatura

- [1] Příloha časopisu AR, r. 1975, s. 16 až 20.
- [2] AR-A, č. 5/1977, s. 183 až 185.
- [3] AR-A, č. 5/1987, s. 175 až 176.
- [4] Radio Fernsehen Elektronik, č. 3/1992, s. 206 až 207.

## Seznam součástek

### Obvod vibráta

#### Rezistory

R1, R2, R5	100 kΩ
R3	120 kΩ
R4	330 kΩ
R6	1 MΩ
P1	10 kΩ
P2	1 MΩ

#### Kondenzátory

C1	1 μF/10 V
C2	150 nF
C3	1 μF/15 V

#### Integrovaný obvod

IO1	LM324 (MA1458)
-----	----------------

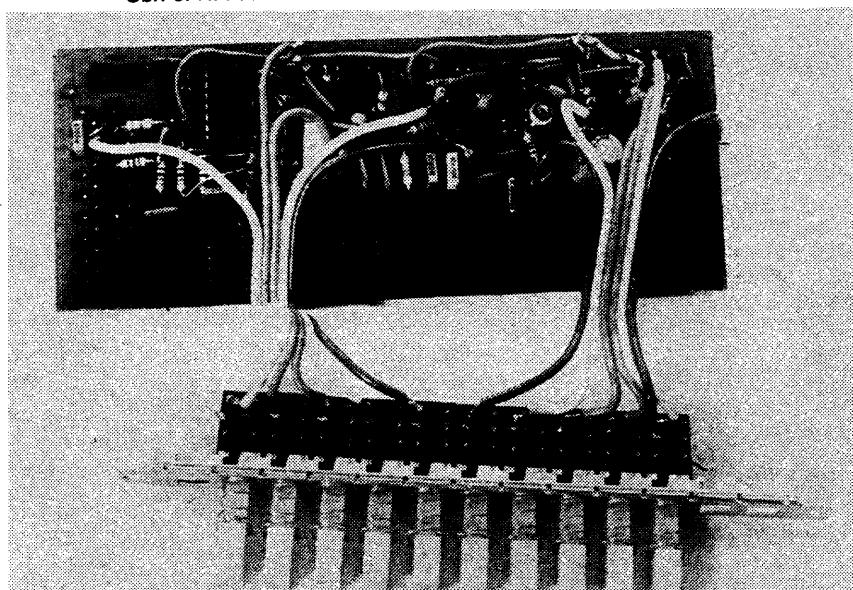
### Obvod generátoru tónů

R7	270 kΩ
R8, R9, R11, R13, R15, R16, R17, R19, R21	2,2 kΩ
R10, R12, R14, R18, R20	1 kΩ
P5	trimry asi 3,3 kΩ (32 ks)
C4	680 pF
IO2	4060

### Obvody rejstříků

#### Rezistory

R22, R36, R40, R42, R43, R46, R49, R50, R55	47 kΩ
R23, R45	1 MΩ



R <sub>24</sub> , R <sub>32</sub> , R <sub>51</sub>	2,7 kΩ
R <sub>25</sub> , R <sub>28</sub> , R <sub>29</sub> , R <sub>56</sub> ,	
R <sub>57</sub> , R <sub>59</sub> , R <sub>62</sub>	4,7 kΩ
R <sub>26</sub> , R <sub>30</sub> , R <sub>31</sub>	10 kΩ
R <sub>27</sub> , R <sub>33</sub> , R <sub>61</sub>	6,8 kΩ
R <sub>34</sub> , R <sub>54</sub>	15 kΩ
R <sub>35</sub>	330 kΩ
R <sub>37</sub> , R <sub>39</sub> , R <sub>44</sub> , R <sub>48</sub>	100 kΩ
R <sub>38</sub>	220 kΩ
R <sub>41</sub> , R <sub>60</sub>	12 kΩ
R <sub>47</sub>	270 kΩ
R <sub>52</sub> , R <sub>58</sub>	3,3 kΩ
R <sub>53</sub>	5,6 kΩ

## Kondenzátory

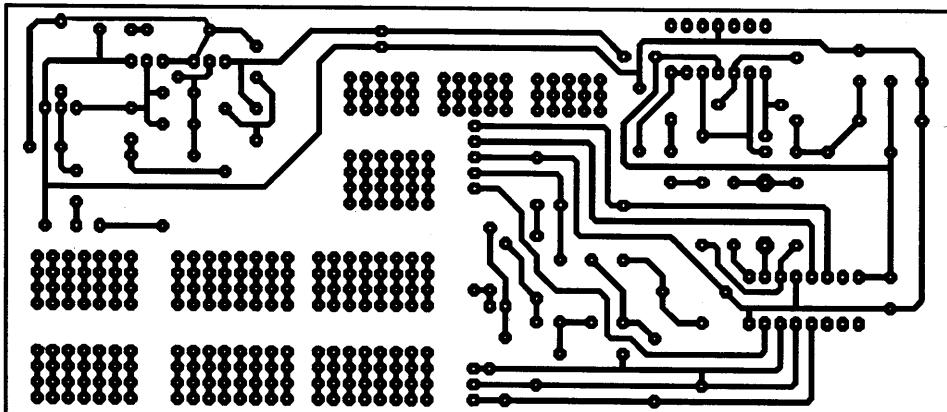
C <sub>5</sub> , C <sub>13</sub> , C <sub>15</sub> , C <sub>18</sub> , C <sub>19</sub> , C <sub>25</sub>	4,7 nF
C <sub>6</sub> , C <sub>7</sub> , C <sub>21</sub> , C <sub>26</sub> , C <sub>28</sub> , C <sub>29</sub>	100 nF
C <sub>8</sub> , C <sub>9</sub>	68 nF
C <sub>10</sub>	220 nF
C <sub>11</sub> , C <sub>27</sub>	22 nF
C <sub>12</sub> , C <sub>22</sub> , C <sub>23</sub>	6,8 nF
C <sub>14</sub>	470 pF
C <sub>16</sub>	10 nF
C <sub>17</sub> , C <sub>20</sub>	270 pF
C <sub>24</sub>	3,3 nF

D<sub>1</sub>, D<sub>2</sub> dioda typu KA . . .  
(libovolná)

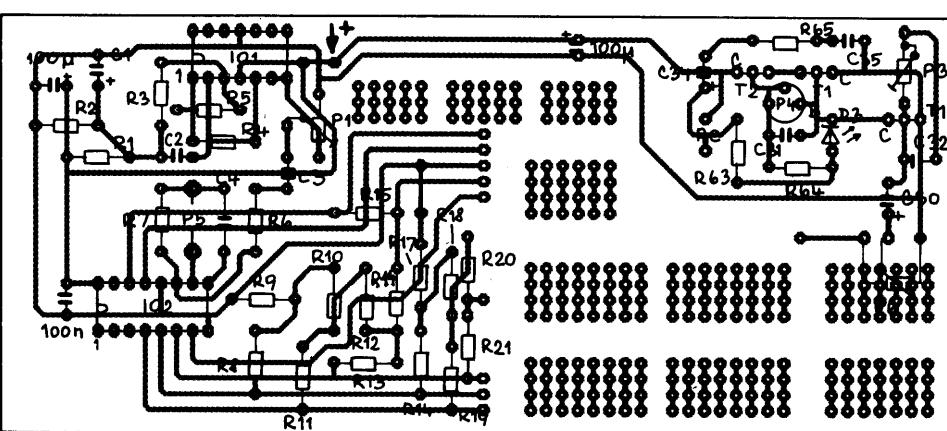
P <sub>6</sub>	50 kΩ/G
P <sub>4</sub>	470 Ω
P <sub>3</sub>	220 kΩ
R <sub>63</sub>	470 Ω
R <sub>64</sub>	150 Ω
R <sub>65</sub>	1 Ω

## **Kondenzátory**

C<sub>30</sub> 1μF/15 V  
C<sub>31</sub>, C<sub>33</sub>, C<sub>35</sub> 100nF



F. MRAVENEC 3.59



KC635

červená (libovolný typ)

reproduktor 4Ω

## **Jedna tiskárna pro několik PC**

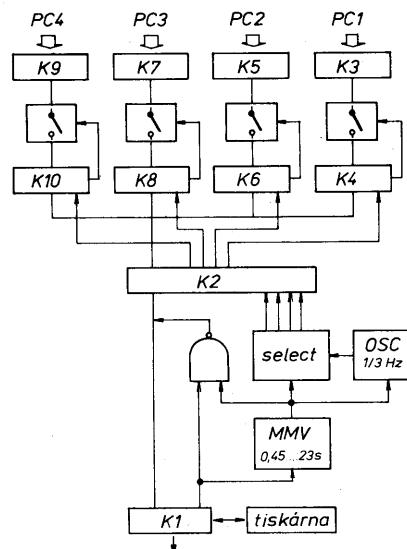
Projdete-li kancelářemi našich úřadů, ktere již ve větší míře využívají výpočetní techniky, pak vás nutně zarazí skutečnost, že i tam, kde je v jedné místnosti několik počítačů, je téměř každý vybaven tiskárnou. Přitom jejich využití je minimální, většinu času zahájejí. Naskytá se otázka, zda by nebylo výhodnější pořídit jednu tiskárnu skutečně kvalitní rychlou a využívat ji pro několik počítačů. S použitím dál popsaného přepínače to není problém, pokud nejsou jednotlivá zařízení od sebe více jak 10 m. Vyplatí se však i jen pro dvě pracoviště, rozhodně je to způsob operativnější, než přepínat připojou šňůru tiskárny z jednoho počítače na druhý, což jsem již také viděl. Možná bychom podobný přepínač již i u nás našli v sortimentu některých prodejen s výpočetní technikou, jeho zhotovení však příje podstatně levněji a můžete získat i ocenění vedoucího. Návod k jeho zhotovení vyšel ve 4. čísle časopisu *Elektor* 1992 a přinášíme jeho podstatný obsah.

Funkci přepínače ukazuje blokové schéma na obr. 1. umožňuje připojit jednu tiskárnu maximálně ke čtyřem počítačům; každý ze čtyř vstupů (přípojny konektor od počítače) je na dobu 0,3 s přes blok nazvaný **SELECT** propojen s výstupem. Pokud z po-

čítače v tom okamžiku nejsou vysílána data pro tiskárnu, zapojí se další vstup. V momentě, kdy z některého počítače přijde datový signál, tiskárna reaguje prostřednictvím výstupu „busy“, na kterém se objeví signál s úrovni H a překlopí monostabilní klopní obvod MMV, který „podrží“ po dobu předávání dat propojený počítače s tiskárnou. Jakmile se data z počítače přeruší na dobu delší než je nastavení obvodu MMV (asi 0,5 až 23 s), nastává opět proces postupného přepínání jednotlivých vstupů.

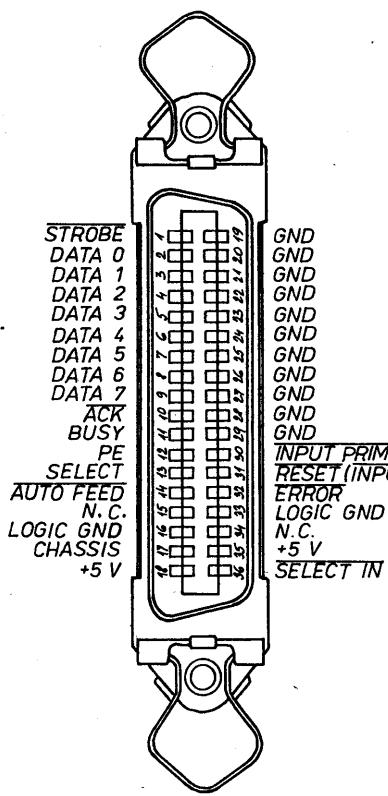
Býlo by sice možné využít k řízení signálu „strobe“, ovšem za cenu blokování přepínače při vypnutí některého počítače – signál „strobe“ je aktivní s úrovni L. Navržená varianta je tedy výhodnější, přepínač reaguje v okamžiku, kdy na tiskárnu přijdou data z některého vstupu.

Principiálně mohou nastat dva problémové případy – některé programy si „osahají“ předem – před vlastní aktivací, je-li tiskárna připojena a v pohotovostním stavu. V tomto případě je nezbytné řešit propojení ručně, skanování (postupné přepínání z jednoho výstupu počítače na druhý) je natolik pomalé, že je můžeme sledovat na diodách LED a program spustit právě v okamžiku, kdy je příslušný vstup zapojen. Tolik autor – jak



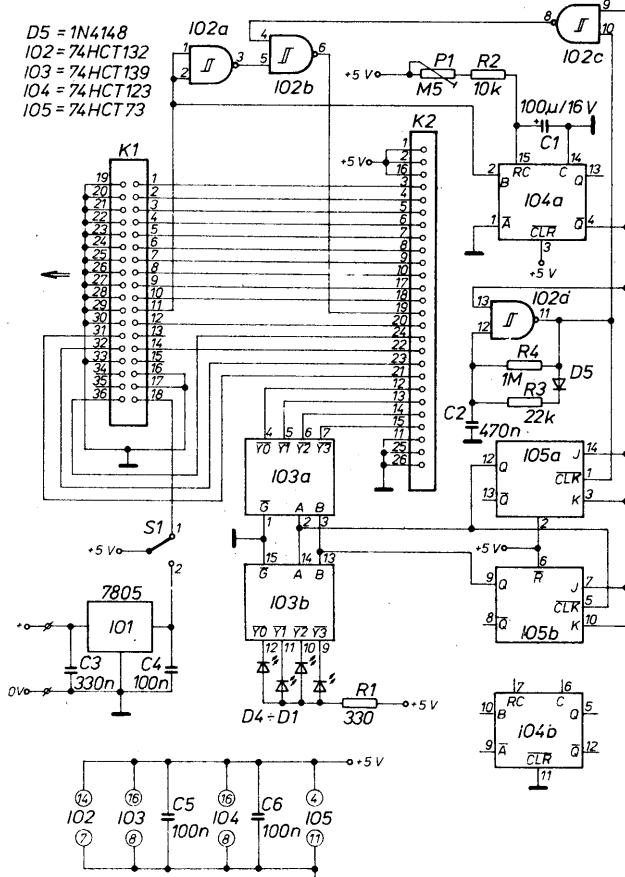
Obr. 1. Blokové schéma zapojení

překladatel se však nedomnívám, že je to právě nejšťastnější řešení. Nabízí se možnost připojit vstup  $\text{IO}_{2A}$  na úroveň H s ovládáním od jednotlivých počítačů. To si však iště



Obr. 2. Typizované zapojení konektoru CENTRONICS

zdatní konstruktér dokáží upravit podle místních podmínek. Druhý případ nastane tehdy, jestliže tisk nějakého souboru probíhá v dávkách, po kterých probíhají např. dílčí



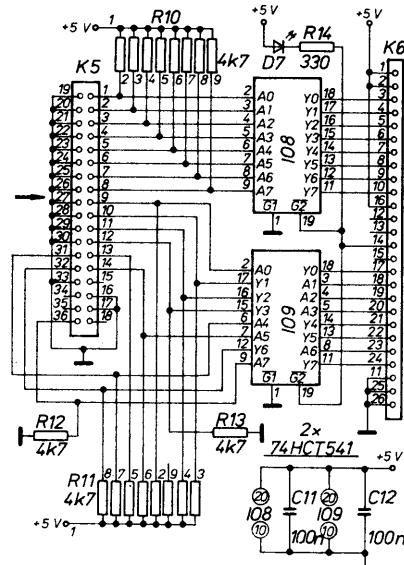
Obr. 3. Schéma přepínače tiskárny

výpočty, nebo se program dotazuje na doplňující údaje. Pokud by tato doba byla delší než maximálně nastavitelná doba na MMV, automaticky dostávají šanci další počítače na připojení k tiskárně. Pak nezbývá než dohoda uživatelů, aby po dobu práce s takovým programem nedávali příkaz k tisku (nebo provést úpravu naznačenou prve).

Vlastní schéma přepínače pro připojení až čtyř počítačů PC (větší množství nelze doporučit) se skládá z pěti částí, z nich jsou čtyři prakticky totožné. Jako přepínače slouží obvody IO<sub>6</sub> až IO<sub>13</sub> se třístavovým výstupem; slouží k tomu, aby se pro nepřipojený počítač obvod choval jako rozpojený – obvod s velkým odporem. Jednotlivé části jsou

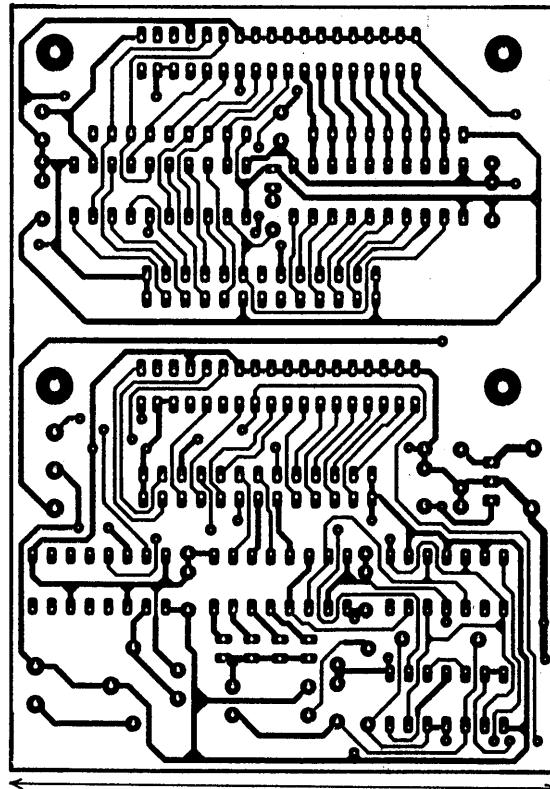
propojeny plochým 26žilovým kabelem s pěti konektory; pro připojení jednotlivých počítačů použijeme klasické konektory Centronics, obojí s rovnými vývody.

„Elektricky“ vzato je nejzajímavější částí zapojení to, co vidíme mezi konektory K1

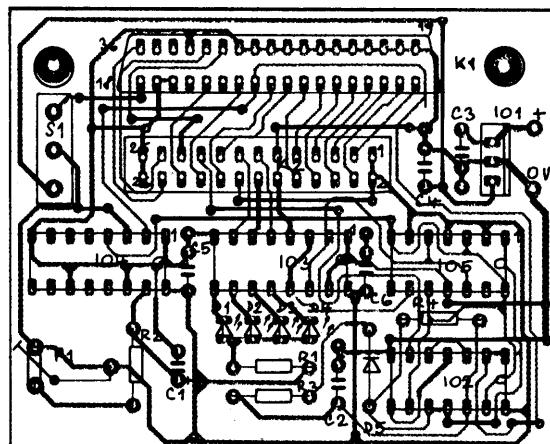


Obr. 4. Schéma připojení jednoho ze čtyř PC (jednotlivé špičky konektorů K2, K4, K6, K8 a K10 propojeny plochým kabelem 26 žil)

B 218



Obr. 5. Deska s plošnými spoji přepínače tiskárny (dolní část) pro připojení jednoho ze čtyř PC



Obr. 5a. Rozložení součástek na jedné z desek přepínače tiskárny

# Řídicí a podřízená (master-slave) síťová zásuvka

**Chceme-li, aby bez zapnutí hlavního spotřebiče, počítače, přístroje nemohl být zapnutý další spotřebič (pro řídicí funkci, posloupnost apod.), můžeme použít popsané zapojení. Máme k dispozici dvě, nebo i několik sítových zásuvek. První, hlavní, je řídicí zásuvkou (master), do které zapojíme hlavní, řídicí spotřebič. Teprve zapnutím tohoto spotřebiče můžeme dát do provozu podřízenou (slave) sítovou zásuvku, příp. několik paralelně zapojených. Není-li řídicí spotřebič zapnut, ostatní zůstávají bez napájecího napětí.**

Princip spočívá v tom, že řídící spotřebič odebírá ze sítě nějaký proud, postačuje již několik málo miliampér. Tento proud je veden přes proudový transformátor, nepatrný signál zesílíme a zpracujeme, výsledným signálem řídíme triak pro spinání podřízené zásuvky, resp. podřízeného spotřebiče. Nepatrný signál ze sekundárního vinutí  $Tr_2$  o kmitočtu 50 Hz před zesílením je nejdříve třeba zbavit všech parazitních signálů, které jsou na něm superponovány. Signál pak detekujeme a bude úměrný proudu, tekoucímu spotřebičem, který je připojen do řídící zásuvky. Po velkém zesílení signál přivádíme pomocí komparátoru na optoelektrický člen, kterým jednak pomocné obvody galvanicky oddělíme od sítě a jednak optickou vazbou řídíme triak, přes který se napájí podřízená zásuvka.

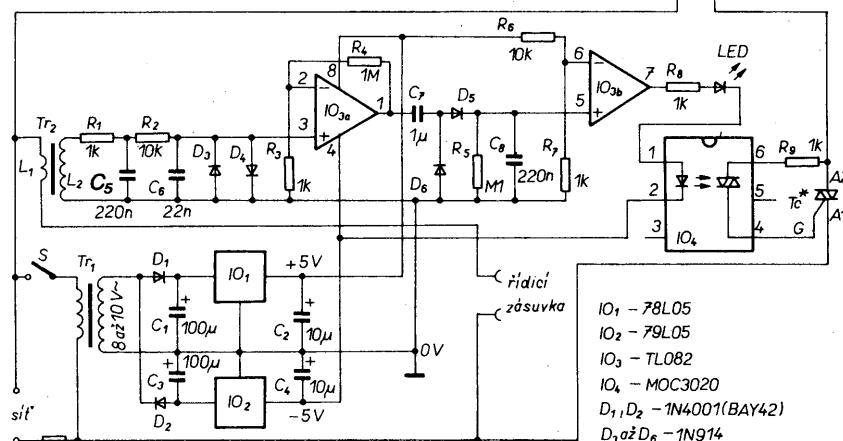
Zapojení je na obr. 1. Hlavní součástí zařízení je proudový transformátor  $Tr_2$ , který pracuje na stejném principu jako „ampérmetrické“ kleště na velké proudy. Jádro transformátoru může být libovolné – ze starého budicího nebo výstupního transformátoru např. z tranzistorového přijímače apod. Ve vzorku bylo použito jádro EI10. Primární vinutí má 7 závitů lakovaného drátu o  $\varnothing 1$  mm, které důkladně izolujeme od sekundárního vinutí, které bude mít 250 až 300 závitů drátu o  $\varnothing 0,15$  až  $0,2$  mm. Napětí sekundárního vinutí bude úměrné proudu, protékajícímu spotřebičem, zapojeným do řídicí zásuvky, tyto změny nás však nemusí zajímat. Jak už bylo řečeno, na napětí o kmitočtu 50 Hz bývá superponováno mnoho rušivých signálů. Filtry  $R_1-C_5$ ,  $R_2-C_6$  tyto rušivé signály dostatečně odstraňují. Diody  $D_3$  a  $D_4$  nedovolí, aby se kupř. „komutační“ nebo podobně špičky ze spotřebiče dostaly na vstup OZ jako nežádoucí impulsy větší amplitudy. Polovina ( $IO_{3A}$ ) signál zesiřuje 1000x (určeno poměrem  $R_3/R_4$ ). Výstupní signál se pomocí  $C_7$ ,  $C_8$ ,  $D_3$  a  $D_6$  usměrňuje a zdvojuje. Druhá polovina OZ ( $IO_{3B}$ ) pracuje

jako komparátor. Bude-li vstupní napětí OZL menší než je referenční napětí na invertujícím vstupu, na výstupu bude stav L. Bude-li

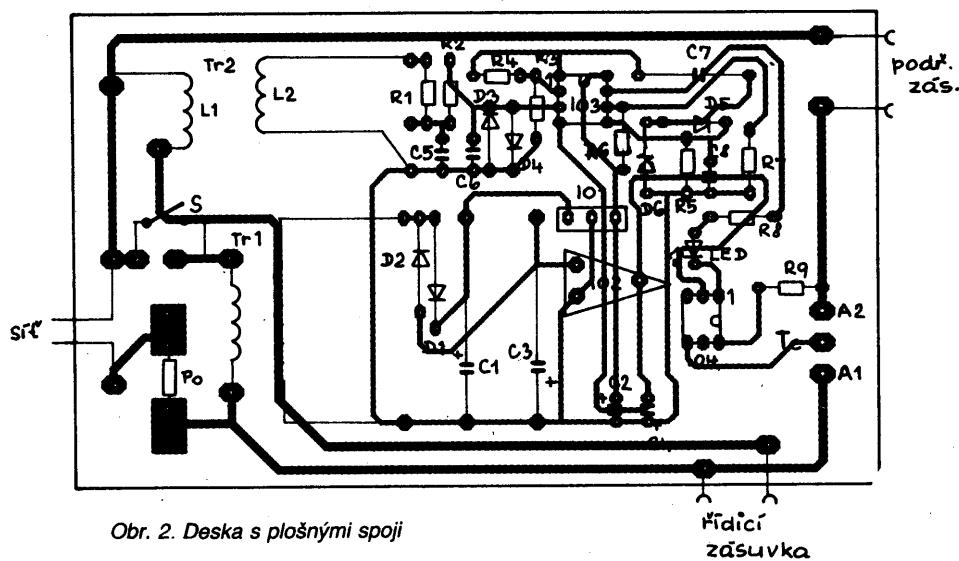
napětí na neinvertujícím vstupu větší než referenční napětí, výstup OZ bude ve stavu H a přes R<sub>8</sub> a LED, který signalizuje stav, dostává optoelektrický člen IO<sub>4</sub> řídící napětí, vnitřní triak se otevře a otevírá triak T<sub>c</sub>, přes který se napájí podřízená zásuvka. Triak zvolíme podle toho, pro jaké proudové zatížení hodlame podřízenou zásuvku použít. Ve vzorku byl použit triak KT207/600 na 5 A. Optoelektrickým členem je typ MOC3020 od firmy GM.

Elektroniku zásuvky napájíme transformátorem  $Tr_1$  se sekundárním napětím 8 až 10 V. Postačuje malý transformátor, odběr proudu se pohybuje kolem 50 mA. Napájecí napětí je symetrické, po usměrnění diodami  $D_1$ ,  $D_2$  a stabilizaci obvody  $IO_1$  a  $IO_2$  získáme napětí  $\pm 5$  V, kterým napájíme  $IO_3$  a  $IO_4$ . Síťová část je od řídicí elektroniky dokonale oddělena optoelektrickým členem. Spínač S slouží k vypnutí řídicí elektroniky – tím podřízená zásuvka bude mimo provoz.

### podřízená zásuvka



Obr. 1 Schéma zapojení zásuvek "master-slave"



Obr. 2. Deska s plošnými spoji

vstupu a současně diodu LED, která indikuje aktuální stav. Tyto diody by měly být dobrě viditelné obsluhou jednotlivých počítačů.

Na vlastní desce s plošnými spoji jsou zástrany spojů připojeny jednak konektory Centronics, jednak diody LED. Napájení přepínače se předpokládá buď ze samostatného zdroje (není součástí schématu) nebo ze zdroje tiskárny. Ale pozor, ne každá tiskárna má a špičce 18 požadovaných +5 V.

– pokud by tam bylo napětí jiné (větší), pak je musíme upravit přes  $IO_1$ , nebo napájet celý přepínač z jiného stejnosměrného zdroje a napájet asi 8 až 20 V (S vytlačka S<sub>1</sub>)

s napětím asi 8 až 20 V (S1).

Ing. Jiří Pešek

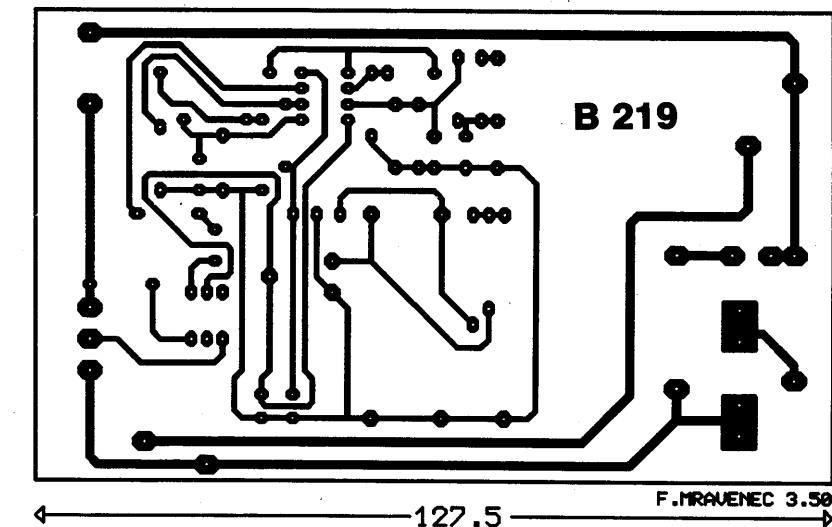
K provozu řídící zásuvky postačuje odběr již asi 1 VA, chceme-li dosáhnout menší citlivosti, zmenšíme zesílení OZ (IO<sub>3A</sub>) zmenšením odporu rezistoru R<sub>4</sub>.

Celé zařízení je na desce s plošnými spoji velikosti 130×75 mm včetně obou transformátorů podle obr. 2. Součástky jsou běžné, kondenzátory C<sub>5</sub>, C<sub>7</sub> a C<sub>8</sub> byly použity zahraniční výroby (pro menší rozměry). Podřízená zásuvka může být dvojitá, aby bylo možno řídit několik spotřebičů. Použijeme-li uvedený triak, zátěž může dosáhnout až 1000 VA (chladic!). Podle předpokládané celkové zátěže si zvolíme i vstupní síťovou pojistku.

Použijeme-li kvalitní součástky, zařízení bude pracovat na první zapnutí, není třeba nic nastavovat.

Skříňku pro přístroj si zvolíme podle libosti, ale tak, aby na čelní (příp. na boční) straně mohla být umístěna řídící i podřízená zásuvka a kontrolní LED, indikující správnou funkci. Zemníci vodič síťové šňůry propojíme přímo a všechny zásuvky.

KL



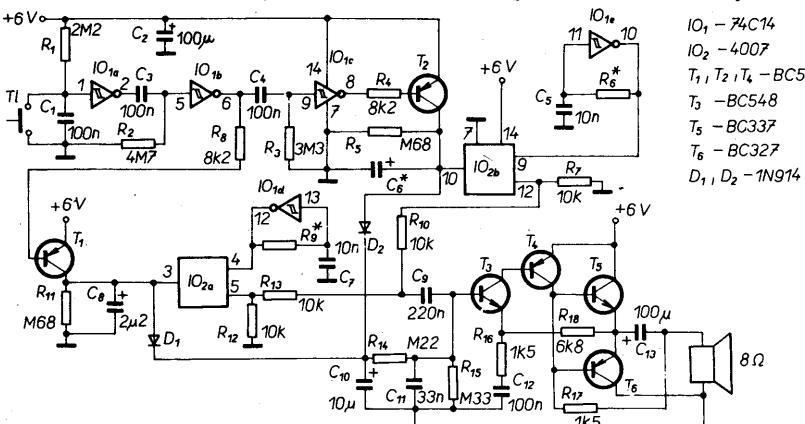
Podle Electronique pratique č. 168

## Dvouhlasý gong

Dnes snad již žádného neuspokojuje klasický domovní zvonek a jeho nepříjemné říčení. Variant, jak nahradit jeho zvuk nějakým jiným příjemnějším zvukem, je nepřeberné množství, od různých druhů melodických zvonků s množstvím písniček až po trojhlasý gong nebo hlas nejrůznějších zvířat (od lva až po nosorožce). Melodické generátory ve formě integrovaných obvodů jsou poměrně levné a jednoduché, nejdražší je snad tříhlasý gong. Pro zájemce nabízím

konstrukci dvouhlasého gongu, kterou lze sestavit z levných součástek a přitom má dosti hlasitý zvuk, navíc jeho zabarvení můžete upravit podle svého vkusu.

Dva monostabilní multivibrátory sestavené ze Schmittových klopových obvodů v provedení CMOS (74HC14) určují délku tónů BIM a BAM gongu. Oba jsou propojeny s „odpory“ řízenými napětím, které spouštějí oscilátory, vyrábějící tón „do ztracena“. Následuje směšovač a klasický zesilovač.



Obr. 1. Zapojení gongu

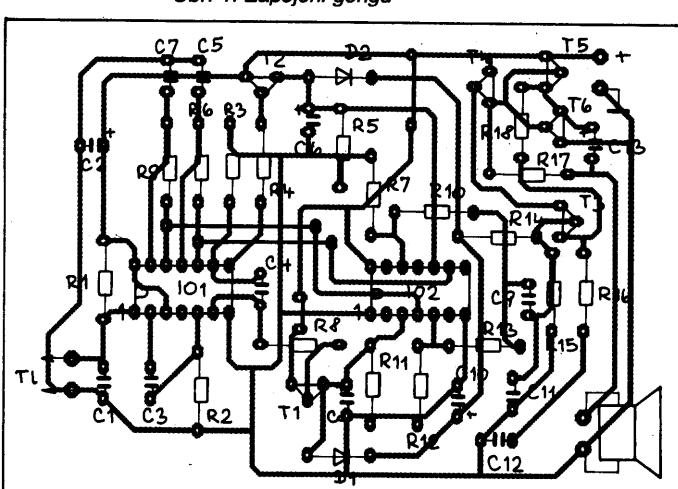
Napájení není náročné, při 6 V je odběr proudu asi 25 až 30 mA, bude však třeba použít síťový zdroj, protože zvonek v klidovém stavu odbírá stále asi 3 mA. Napájecí napětí nesmíme překročit, zničili bychom obvod 74HC14.

Zapojení gongu je na obr. 1. Člen R<sub>1</sub>, C<sub>1</sub> s IO<sub>1a</sub> zamezuje zakmitávání tlačítka T<sub>1</sub> při spouštění. Hradlo IO<sub>1b</sub> s R<sub>2</sub>, C<sub>3</sub> tvoří první monostabilní obvod, který řídí T<sub>1</sub>. Když výstup IO<sub>1b</sub> bude ve stavu H, přejde u dalšího monostabilního obvodu – IO<sub>1c</sub> – výstup na krátký čas do stavu L a řídí T<sub>2</sub>. Tranzistory T<sub>1</sub> a T<sub>2</sub> jsou buzeny napětím řízenými odpory IO<sub>2a</sub> a IO<sub>2b</sub>, což je dvojice komplementárních tranzistorů CMOS, spouštějící tónové oscilátory IO<sub>1d</sub> a IO<sub>1e</sub>. Ty nemohou pracovat současně, jen postupně (za sebou). IO<sub>2d</sub> vyrábí tón BIM, IO<sub>2c</sub> BAM. Rezistory R<sub>6</sub> a R<sub>9</sub> při nastavování nahradíme trimry asi 330 kΩ, které po nastavení tónů podle našich představ změříme a nahradíme pevnými odpory.

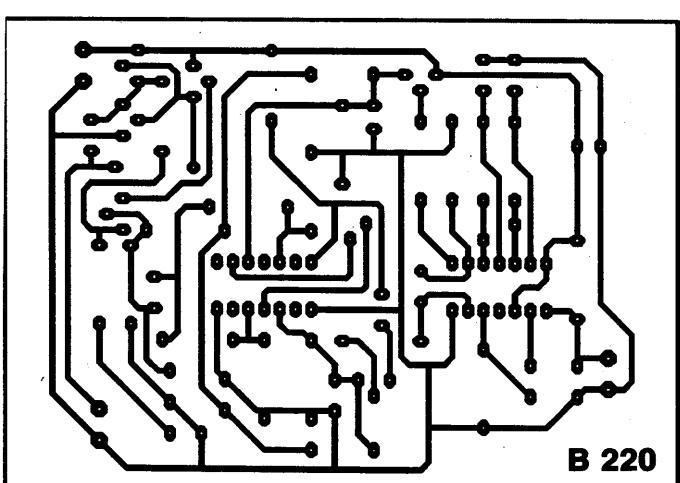
Signály obou polovin IO<sub>2</sub> směšujeme přes C<sub>9</sub> a přivádíme na čtyřtranzistorový zesilovač. Změnou odporu rezistorů R<sub>17</sub> a R<sub>18</sub> můžeme měnit zesílení (s uvedenými součástkami je asi 4,5). Změnou kapacity kondenzátoru C<sub>6</sub> (2 až 5 μF) můžeme podstatně prodlužovat nebo zkrátit dozvuk tónu BAM.

Deska s plošnými spoji je na obr. 2. Podle Popular Electronic 9/1993

KL



Obr. 2. Deska s plošnými spoji



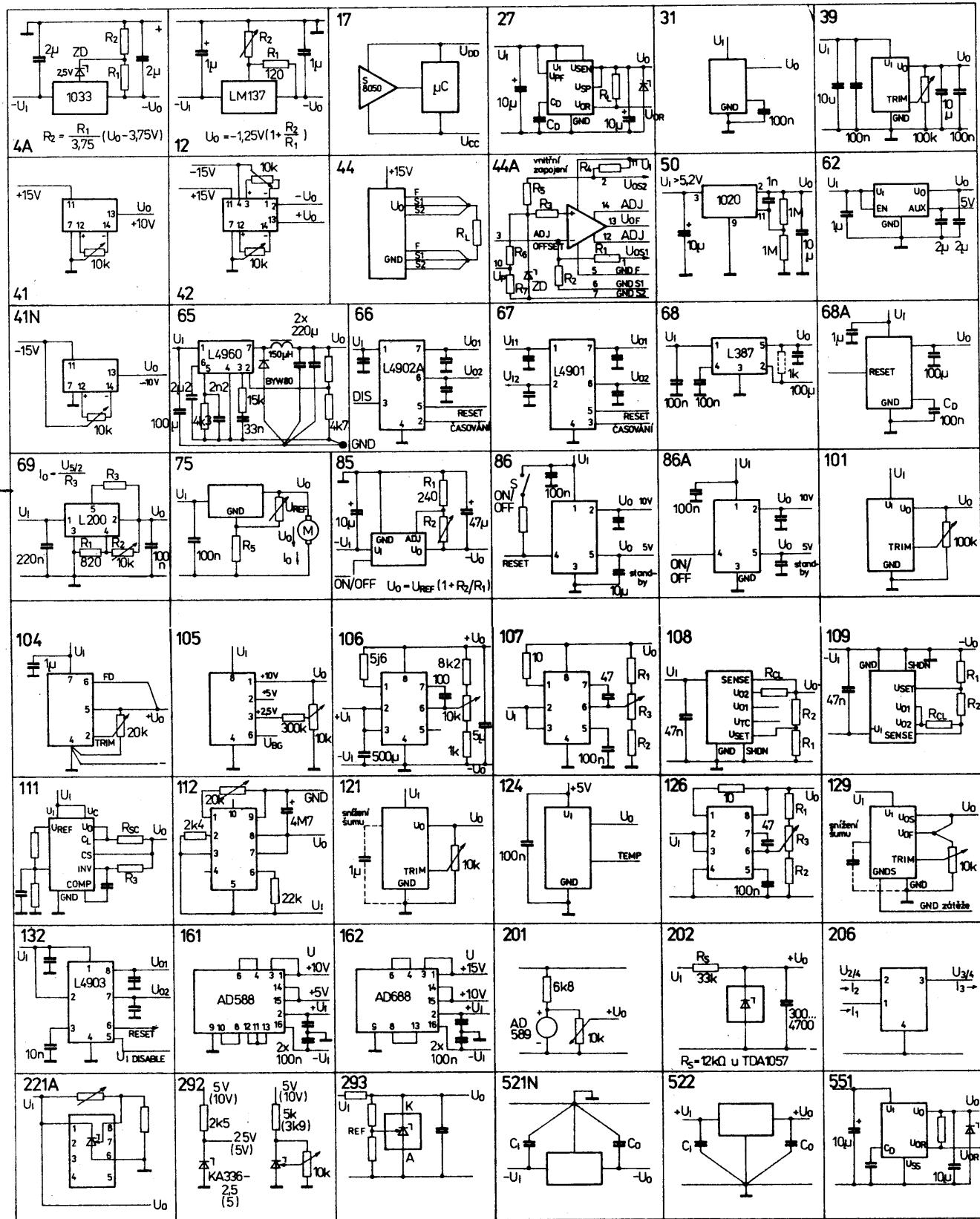
F.MRAVENEC 3.50

# Regulátory napětí, stabilizátory napětí, zdroje referenčního napětí

Vítězslav Stříž

Dokončení Malého katalogu pro konstruktéry (Příloha AR 1993), který vyšel začátkem listopadu

## Doporučená zapojení



TYP	D	P <sub>t</sub>	I <sub>0</sub>	U <sub>I</sub>	S <sub>j</sub>	R <sub>tjc</sub>	S <sub>a</sub>	U <sub>I</sub>	U <sub>0</sub> → I <sub>0</sub>			ΔU <sub>I0 → U<sub>I</sub></sub> max [mV]	ΔU <sub>OL → I<sub>0</sub></sub> max [mV]	U <sub>ON</sub> ef	RR	I <sub>SC</sub> [mA]	P	V	Z	DZ				
									max [mW]	max [mA]	min-max [V]	max [°C]	[K/W]	[°C]	[V]	nom	min - max [V]	[mA]	[%/V] $\delta$	[V]	[%/V] $\delta$	[mA]	[μV]	[dB]
AN78M18	+	15W	500	35	GA	25c	25	27	18	17,3	18,7	350	10	21-33	30	5-500	100	)53		TO220	MA	80	1	
AN78M18CS																				SOT194	MA	80B		
AN78M18CX																				SOT82	MA	80B		
AN78M20	+	15W	500	40	GA	25c	25	29	20	19,2	20,8	350	10	23-35	30	5-500	110	)53		TO220	MA	80	1	
AN78M20CS																				SOT194	MA	80B		
AN78M20CX																				SOT82	MA	80B		
AN78M24	+	15W	500	40	GA	25c	25	33	24	23	25	350	10	27-38	30	5-500	170	)50		TO220	MA	80	1	
AM78M24CS																				SOT194	MA	80B		
AM78M24CX																				SOT82	MA	80B		
AN78N04	+	8W	300	35	GA			25	9	4	3,84	4,16	100	9	6,5-25	20	1-300	38	72		TO126	MA	75	1
AN78N05	+	8W	300	35	GA			25	10	5	4,8	5,2	100	10	7,5-25	20	1-300	40	72		TO126	MA	75	1
AN78N06	+	8W	300	35	GA			25	11	6	5,75	6,25	100	11	8,5-25	20	1-300	45	70		TO126	MA	75	1
AN78N07	+	8W	300	35	GA			25	12	7	6,7	7,3	100	12	9,5-25	20	1-300	50	69		TO126	MA	75	1
AN78N08	+	8W	300	35	GA			25	14	8	7,7	8,3	100	13	10,5-25	25	1-300	55	69		TO126	MA	75	1
AN78N09	+	8W	300	35	GA			25	15	9	8,65	9,35	100	14	11,5-25	25	1-300	60	68		TO126	MA	75	1
AN78N10	+	8W	300	35	GA			25	16	10	9,6	10,4	100	15	12,5-30	25	1-300	70	68		TO126	MA	75	1
AN78N12	+	8W	300	35	GA			25	19	12	11,5	12,5	100	15	14,5-30	25	1-300	80	67		TO126	MA	75	1
AN78N15	+	8W	300	35	GA			25	23	15	14,4	15,6	100	16	17,5-30	25	1-300	80	66		TO126	MA	75	1
AN78N18	+	8W	300	35	GA			25	27	18	17,3	18,7	100	18	21-33	30	1-300	90	65		TO126	MA	75	1
AN78N20	+	8W	300	40	GA			25	29	20	19,2	20,8	100	19	23-35	30	1-300	100	64		TO126	MA	75	1
AN78N24	+	8W	300	40	GA			25	33	24	23	25	100	20	27-38	30	1-300	110	63		TO126	MA	75	1
AN79L04	-	650	100	35	GA			25	9	4	3,84	4,16	40	80	6-20	10	1-100	38	)55		TO92	MA	90N	1N
AN79L05	-	650	100	35	GA			25	10	5	4,8	5,2	40	100	7-21	11	1-100	40	)55		TO92	MA	90N	1N
AN79L06	-	650	100	35	GA			25	11	6	5,76	6,24	40	120	8-22	12	1-100	44	)55		TO92	MA	90N	1N
AN79L07	-	650	100	35	GA			25	12	7	6,72	7,28	40	140	9-23	13	1-100	48	)54		TO92	MA	90N	1N
AN79L08	-	650	100	35	GA			25	14	8	7,7	8,3	40	160	10-24	15	1-100	52	)54		TO92	MA	90N	1N
AN79L09	-	650	100	35	GA			25	15	9	8,65	9,35	40	160	11-25	16	1-100	58	)53		TO92	MA	90N	1N
AN79L10	-	650	100	35	GA			25	16	10	9,6	10,4	40	160	12-26	17	1-100	65	)53		TO92	MA	90N	1N
AN79L12	-	650	100	35	GA			25	19	12	11,5	12,5	40	120	14-30	20	1-100	75	)52		TO92	MA	90N	1N
AN79L15	-	650	100	35	GA			25	23	15	14,4	15,6	40	130	17-33	25	1-100	90	)51		TO92	MA	90N	1N
AN79L18	-	650	100	35	GA			25	27	18	17,3	18,7	40	45	21-33	30	1-100	110	)50		TO92	MA	90N	1N
AN79L20	-	650	100	40	GA			25	29	20	19,2	20,8	40	50	23-35	35	1-100	135	)49		TO92	MA	90N	1N
AN79L24	-	650	100	40	GA			25	33	24	23	25	40	60	27-38	40	1-100	170	)49		TO92	MA	90N	1N
AN79M05	-	15W	500	35	GA			25	10	5	4,8	5,2	350	3	7-25	20	5-500	40	)60		TO220	MA	80N	1N
AN79M06	-	15W	500	35	GA			25	11	6	5,75	6,25	350	5	8-25	20	5-500	44	)60		TO220	MA	80N	1N
AN79M07	-	15W	500	35	GA			25	12	7	6,7	7,3	350	6	9-25	20	5-500	48	)59		TO220	MA	80N	1N
AN79M08	-	15W	500	35	GA			25	14	8	7,7	8,3	350	6	10,5-25	25	5-500	52	)59		TO220	MA	80N	1N
AN79M09	-	15W	500	35	GA			25	15	9	8,65	9,35	350	7	11,5-26	25	5-500	58	)58		TO220	MA	80N	1N
AN79M10	-	15W	500	35	GA			25	16	10	9,6	10,4	350	7	12,5-27	25	5-500	64	)58		TO220	MA	80N	1N
AN79M12	-	15W	500	35	GA			25	19	12	11,5	12,5	350	8	14,5-30	25	5-500	75	)57		TO220	MA	80N	1N
AN79M15	-	15W	500	35	GA			25	23	15	14,4	15,6	350	10	17,5-30	25	5-500	90	)56		TO220	MA	80N	1N
AN79M18	-	15W	500	35	GA			25	27	18	17,3	18,7	350	10	21-33	30	5-500	110	)55		TO220	MA	80N	1N
AN79M20	-	15W	500	40	GA			25	29	20	19,2	20,8	350	10	23-35	30	5-500	135	)54		TO220	MA	80N	1N
AN79M24	-	15W	500	40	GA			25	33	24	23	25	350	10	27-38	30	5-500	170	)54		TO220	MA	80N	1N
AN79N04	-	8W	300	35	GA			25	9	4	3,84	4,16	100	9	6-25	20	1-300	38	)60		TO126	MA	75N	1N
AN79N05	-	8W	300	35	GA			25	10	5	4,8	5,2	100	10	7-25	20	1-300	40	)60		TO126	MA	75N	1N
AN79N06	-	8W	300	35	GA			25	11	6	5,75	6,25	100	11	8-25	20	1-300	44	)60		TO126	MA	75N	1N
AN79N07	-	8W	300	35	GA			25	12	7	6,7	7,3	100	12	9-25	20	1-300	48	)59		TO126	MA	75N	1N
AN79N08	-	8W	300	35	GA			25	14	8	7,7	8,3	100	13	10-25	25	1-300	52	)59		TO126	MA	75N	1N
AN79N09	-	8W	300	35	GA			25	15	9	8,65	9,35	100	14	11,5-26	25	1-300	58	)58		TO126	MA	75N	1N
AN79N10	-	8W	300	35	GA			25	16	10	9,6	10,4	100	15	12,5-27	25	1-300	65	)58		TO126	MA	75N	1N
AN79N12	-	8W	300	35	GA			25	19	12	11,5	12,5	100	15	14,5-30	25	1-300	75	)57		TO126	MA	75N	1N
AN79N15	-	8W	300	35	GA			25	23	15	14,4	15,6	100	16	17,5-30	25	1-300	90	)56		TO126	MA	75N	1N
AN79N18	-	8W	300	35	GA			25	27	18	17,3	18,6	100	18	21-33	30	1-300	110	)55		TO126	MA	75N	1N
AN79N20	-	8W	300	40	GA			25	29	20	19,2	20,8	100	19	23-35	30	1-300	135	)54		TO126	MA	75N	1N
AN79N24	-	8W	300	40	GA			25	33	24	2													

TYP	D	P <sub>t</sub>	I <sub>0</sub>	U <sub>I</sub>	J <sub>j</sub>	R <sub>tjc</sub>	q <sub>a</sub>	U <sub>I</sub>	U <sub>0</sub>	→ I <sub>0</sub>	ΔU <sub>I0</sub> → U <sub>I</sub> max	ΔU <sub>0L</sub> → I <sub>0</sub> max	U <sub>ON</sub> ef	RR	I <sub>SC</sub> [mA]	P	V	Z	DZ						
			max [mW]	max [mA]	min-max [V]	max [°C]	max [K/W]	nom [V]	min - max [V]	[mA]	[mV]	[mV]	[mA]	[%/V] 6 [V]	R <sub>O+</sub> [mΩ]										
CS925	+R	IO	1400	26		BC		25	6-26	5	4,8	5,2	500	25	9-16	50	5-500	100	66	200+	T0220	CSC	68A	68	
CS935	+R	IO	1400	26		BC		BC	6-26	5	4,75	5,25	500	25	9-16	50	5-500	100	66	200+	T0220	CSC	86	86	
CS945	+R	IO	2500	26-36		BC		BC	6-26	5	4,75	5,25	10	50	6-26	50	1-10	300	66	1Ω+		T0220	CSC	86	86A
CS955	+2R	IO	2500	26-36		BC		BC	13-26	12	11,4	12,6	500	80	13-26	50	5-500	100	53	200+	T0220	CSC	86	86A	
CS955	+2R	IO	70		vývod 5	BC		BC	6-26	5	4,75	5,25	10	50	6-26	50	1-10	300	66	1Ω+		T0220	CSC	86	86A
CS1009	+		10			D		25		2,5	2,495	2,505	1	TK <sub>U0</sub> = 1,8 < 4mV					1Ω+	T092	CSC	95			
CS1009D																			508	CSC	222A				
CS3902AC	+	IO	11-22			BB		25	15	4,5	3,7	5,3	10	100		30			7	DIP14	CRY	41A			
CS3902BC	+	IO	11-22			BB		25	15	4,5	4,1	4,9	10	100		30			7	DIP14	CRY	41A			
CS3902SC	+	IO	11-22			A		25	15	4,5	3,7	5,3	10	100		30			7	DIP14	CRY	41A			
CS3902TC	+	IO	11-22			A		25	15	4,5	4,1	4,9	10	100		30			7	DIP14	CRY	41A			
CS3903KC	+	IO				D		25	+5	3	2,65	3,35	5				100	70	10	DIP14	CRY	41AS			
CS3903TC	+	IO				A		25	+5	3	2,65	3,35	5				100	70	10	DIP14	CRY	41AS			
CS3904KC	±	IO				D		25	+5	+1,5	1,325	1,675	5				100	70	10	DIP14	CRY	42A			
CS3904TC	±	IO				A		25	+5	+1,5	1,325	1,675	5				100	70	10	DIP14	CRY	42A			
UC117G	+R	IO	1500	40		AC	3,5	25			1,2	37		0,02	3-40	15	10-1500	65	T0257	U	81R	11			
UC117H			500			AC	12												T05	U	1R				
UC117K						AC	3												T03	U	3R				
UC117T						AC	4												T0220	U	81R				
UC117IG			1500		-0,3/60	AC	4,2												T0257	U	RA				
UC117HVG	+R	IO	1500			C	3,5	25			1,2	57		0,02	3-60	0,38	10-1500	65	T0257	U	81R	11			
UC117HVH						C	15												T05	U	1R				
UC117HVK						C	3												T03	U	3R				
UC117HVIG						C	4,2												T0257	U	81RA				
UC137G	-R	IO	1500	40		AC	3,5	25			1,2	37		0,02	3-40	25	10-1500	60	T0257	U	81R	11N			
UC137K						AC	3												T03	U	3R				
UC137IG						AC	4,2												T0257	U	81RA				
UC150G	+R	IO	3A	35		AC	1,5	25			1,2	33		0,016	3-35	15	10-3A	65	T0257	U	81R	11			
UC150K						AC	1,5												T03	U	3R				
UC150IG						AC	1,5												T0257	U	81RA				
UC217G	+R	IO	1500	40		AD	3,5	25			1,2	37		0,02	3-40	15	10-1500	65	T0257	U	81R	11			
UC217H						AD	12												T05	U	1R				
UC217K						AD	3												T03	U	3R				
UC217T						AD	4												T0220	U	81R				
UC217IG						AD	4,2												T0257	U	81RA				
UC237G	-R	IO	1500	40		AD	3,5	25			1,2	37		0,02	3-40	25	10-1500	60	T0257	U	81R	11N			
UC237K						AD	3												T03	U	3R				
UC237T						AD	5												T0220	U	81R				
UC237IG						AD	3												T0257	U	81RA				
UC250G	+R	IO	3A	35		AD	1,5	25			1,2	33		0,016	3-35	15	10-3A	65	T0257	U	81R	11			
UC250K						AD	1,5												T03	U	3R				
UC250IG						AD	1,5												T0257	U	81RA				
UC317G	+R	IO	1500	40		C	3,5	25			1,2	37		0,04	3-40	25	10-1500	65	T0257	U	81R	11			
UC317H						C	12												T05	U	1R				
UC317K						C	3												T03	U	3R				
UC317T						C	4												T0220	U	81R				
UC317IG						C	4,2												T0257	U	81RA				
UC317HVG	+R	IO	1500	-0,3/60		C	3,5	25			1,2	57		0,04	3-60	0,56	10-1500	65	T0257	U	81R	11			
UC317HVH						C	15												T05	U	1R				
UC317HVK						C	3												T03	U	3R				
UC317HVIG						C	4,2												T0257	U	81RA				
UC337G	-R	IO	1500	40		C	3,5	25			1,2	37		0,04	3-40	50	10-1500	60	T0257	U	81R	11			
UC337K						C	3												T03	U	3R				
UC337T						C	5												T0220	U	81R				
UC337IG						C	4,2												T0257	U	81RA				
UC350G	+R	IO	3A	35		C	1,5	25			1,2	33		0,03	3-35	25	10-3A	65	T0257	U	81R	11			
UC350K						C	1,5												T03	U	3R				
UC350IG						C	1,5												T0257	U	81RA				
UC1033G	-R	IO	3A	35		AD	2	25			1,2	32		0,056	3-35	50	10-3A	60	T0257	U	81R	11N			
UC1033K						AD	2												T03	U	3R				
UC1033IG						AD	2												T0257	U	81RA				
UC2033G	-R	IO	3A	35		AC	2	25			1,2	32		0,0156	3-35	50	10-3A	60	T0257	U	81R	11N			
UC2033K						AC	2												T03	U	3R				
UC2033IG						AC	2												T0257	U	81RA				
UC3033G	-R	IO	3A	35		C	2	25			1,2	32		0,02	3-35	50	10-3A	60	T0257	U	81R	11N			
UC3033K						C	2												T03	U	3R				
UC3033T						C	2												T0220	U	81R				
UC3033IG						C	4												T0257	U	81RA				

Výrobce: CSC - CSC Cherry Semiconductor, USA, evr. zastoupení ECN-Dacom, SRN  
 CRY - Crystal Semiconductor Corp., USA

TYP	D	P <sub>t</sub>	I <sub>O</sub>	U <sub>I</sub>	R <sub>J</sub>	R <sub>tjc</sub>	R <sub>tja</sub>	U <sub>I</sub>	U <sub>O</sub> → I <sub>O</sub>		ΔU <sub>IO</sub> → U <sub>I</sub> max [mV]	ΔU <sub>OL</sub> → I <sub>O</sub> max [mV]	U <sub>ON</sub> ef	RR	I <sub>SC</sub> [mA]	P	V	Z	DZ							
									max [mW]	max [mA]	min-max [V]	max [°C]	[K/W]	°C	nom	min - max [V]	[mA]	[%/V]	6 [V]	[mA]	[%/V]	6 [mA]	dB	r <sub>O</sub> [mΩ]		
UC7805G	-	IO	1A		35	AC	3,5	25	10	5	4,8	5,2	1A			25	7-20	26	5-1500	40	)63	2100	T0257	U	80	1
UC7805K						AC	3	25	7,5-20		4,8	5,2	5-1A										T03	U	3	
UC7805T						AC	5															T0220	U	80		
UC7805IG						AC	4,2															T0257	U	80A		
UC7805CG	+	IO	1A		35	CA	3,5	25	10	5	4,8	5,2	1A			35	7-20	40	5-1500	40	)63	2100	T0257	U	80	1
UC7805CK						CA	3	25	7,5-20		4,77	5,23	5-1A									T03	U	3		
UC7805CT						CA	5															T0220	U	80		
UC7805CIG						CA	4,2															T0257	U	80A		
UC7805AG	+	IO	1A		35	AC	3,5	25	10	5	4,95	5,05	1A			5	7-20	12	5-1500	40	)69	2100	T0257	U	80	1
UC7805AK						AC	3	25	7,5-20		4,9	5,1	5-1A									T03	U	3		
UC7805AT						AC	5															T0220	U	80		
UC7805AIG						AC	4,2															T0257	U	80A		
UC7805ACG	+	IO	1A		35	CA	3,5	25	10	5	4,95	5,05	1A			6	7-20	17	5-1500	40	)69	2100	T0257	U	80	1
UC7805ACK						CA	3	25	7,5-20		4,87	5,13	5-1A								T03	U	3			
UC7805ACT						CA	5															T0220	U	80		
UC7805ACIG						CA	4,2															T0257	U	80A		
UC7812G	+	IO	1A		35	AC	3,5	25	19	12	11,52	12,48	1A			60	14-27	64	5-1500	75	)56	1500	T0257	U	80	1
UC7812K						AC	3	25	14-27		11,52	12,48	5-1A								T03	U	3			
UC7812T						AC	5															T0220	U	80		
UC7812IG						AC	4,2															T0257	U	80A		
UC7812CG	+	IO	1A		35	CA	3,5	25	19	12	11,52	12,48	1A			84	14-27	100	5-1500	75	)56	1500	T0257	U	80	1
UC7812CK						CA	3	25	14-27		11,46	12,54	5-1A								T03	U	3			
UC7812CT						CA	5															T0220	U	80		
UC7812CIG						CA	4,2															T0257	U	80A		
UC7812AG	+	IO	1A		35	AC	3,5	25	19	12	11,88	12,12	1A			12	14-27	32	5-1500	75	)62	1500	T0257	U	80	1
UC7812AK						AC	3	25	14-27		11,76	12,24	5-1A								T03	U	3			
UC7812AT						AC	5															T0220	U	80		
UC7812AIG						AC	4,2															T0257	U	80A		
UC7812ACG	+	IO	1A		35	CA	3,5	25	19	12	11,88	12,12	1A			15	14-27	50	5-1500	75	)62	1500	T0257	U	80	1
UC7812ACK						CA	3	25	14-27		11,7	12,3	5-1A								T03	U	3			
UC7812ACT						CA	5															T0220	U	80		
UC7812ACIG						CA	4,2															T0257	U	80A		
UC7815G	+	IO	1A		35	AC	3,5	25	23	15	14,4	15,6	1A			75	17-30	80	5-1500	90	)54	1200	T0257	U	80	1
UC7815K						AC	3	25	17-30		14,4	15,6	5-1A								T03	U	3			
UC7815T						AC	5															T0220	U	80A		
UC7815IG						AC	4,2															T0257	U	80A		
UC7815CG	+	IO	1A		35	CA	3,5	25	23	15	14,4	15,6	1A			100	17-30	120	5-1500	90	)54	1200	T0257	U	80	1
UC7815CK						CA	3	25	17-30		14,3	15,7	5-1A								T03	U	3			
UC7815CT						CA	5															T0220	U	80		
UC7815CIG						CA	4,2															T0257	U	80A		
UC7815AG	+	IO	1A		35	AC	3,5	25	23	15	14,85	15,15	1A			15	17-30	35	5-1500	90	)60	1200	T0257	U	80	1
UC7815AK						AC	3	25	17-30		14,7	15,3	5-1A								T03	U	3			
UC7815AT						AC	5															T0220	U	80		
UC7815AIG						AC	4,2															T0257	U	80A		
UC7815ACG	+	IO	1A		35	CA	3,5	25	23	15	14,85	15,15	1A			19	17-30	50	5-1500	90	)60	1200	T0257	U	80	1
UC7815ACK						CA	3	25	17-30		14,6	15,4	5-1A								T03	U	3			
UC7815ACT						CA	5															T0220	U	80		
UC7815ACIG						CA	4,2															T0257	U	80A		
UC7905G	-	IO	1500		35	AC	3,5	25	10	5	4,8	5,2	5	5-1A		50	7-25	50	5-1500	100	)54	1800	T0257	U	80N	1N
UC7905K						AC	3	25	8-25		4,8	5,2	5	5-1A								T03	U	3N		
UC7905T						AC	5															T0220	U	80N		
UC7905IG						AC	4,2															T0257	U	80NA		
UC7905CG	-	IO	1500		35	CA	3,5	25	10	5	4,8	5,2	5	5-1A		50	7-25	100	5-1500	100	)54	1800	T0257	U	80N	1N
UC7905CK						CA	3	25	8-25		4,77	5,23	5-1A								T03	U	3N			
UC7905CT						CA	5															T0220	U	80N		
UC7905CIG						CA	4,2															T0257	U	80NA		
UC7905AG	-	IO	1500		35	AC	3,5	25	10	5	4,95	5,05	5	5-1A		15	7-25	50	5-1500	100	)54	1800	T0257	U	80N	1N
UC7905AK						AC	3	25	8-25		4,9	5,1	5-1A								T03	U	3N			
UC7905AT						AC	5															T0220	U	80N		
UC7905AIG						AC	4,2															T0257	U	80NA		
UC7905ACG	-	IO	1500		35	CA	3,5	25	10	5	4,95	5,05	5	5-1A		25	7-25	100	5-1500	100	)54	1800	T0257	U	80N	1N
UC7905ACK						CA	3	25	8-25		4,87	5,13	5-1A								T03	U	3N			
UC7905ACT						CA	5															T0220	U	80NA		
UC7905ACIG						CA	4,2															T0257	U	80NA		
UC7912G	-	IO	1500		35	AC	3,5	25	17	12																

TYP	D	P <sub>t</sub>	I <sub>0</sub>	U <sub>I</sub>	θ <sub>j</sub>	R <sub>tjc</sub>	θ <sub>a</sub>	U <sub>I</sub>	U <sub>0</sub>	→	I <sub>0</sub>	ΔU <sub>IO</sub> → U <sub>I</sub>	ΔU <sub>OL</sub> → I <sub>0</sub>	U <sub>ON</sub>	RR	I <sub>SC</sub>	P	V	Z	DZ		
UC7915T																						
UC7915IG																						
UC7915CG	-	IO	1500		35	AC	5												T0220	U	80N	1N
UC7915CK	-					AC	4,2												T0257	U	80NA	
UC7915CT	-					C	3,5	25	20	15	14,4	15,6	5						T0257	U	80N	1N
UC7915CIG	-					C	3	25	17-35		14,32	15,68	5-1A						T03	U	3N	
UC7915AG	-	IO	1500		35	AC	3,5	25	20	15	14,85	15,15	5						T0220	U	80N	
UC7915AK	-					AC	3	25	17-35		14,7	15,3	5-1A						T0257	U	80NA	
UC7915AT	-					AC	5															
UC7915AIG	-					AC	4,2															
UC7915ACG	-	IO	1500		35	AC	3,5	25	20	15	14,85	15,15	5						T0257	U	80N	1N
UC7915ACK	-					C	3	25	17-35		14,63	15,38	5-1A						T03	U	3N	
UC7915ACT	-					C	5											T0220	U	80N		
UC7915ACIG	-					C	4,2											T0257	U	80NA		
VRE100C	+	IO	13	22	GA	25	+15	10	9,4	10,6	10	10	10	3	6			CDIP14	THC	41A		
VRE100CA					GA	25	+15	10	9,7	10,3	10											
VRE100M					A	25	+15	10	9	11	10											
VRE100MA					A	25	+15	10	9,5	10,5	10											
VRE101C	-	IO	13	22	GA	25	+15	-10	9,4	10,6	10	10	10	3	6			CDIP14	THC	41NA		
VRE101CA	-				GA	25	+15	-10	9,7	10,3	10											
VRE101M	-				A	25	+15	-10	9	11	10											
VRE101MA	-				A	25	+15	-10	9,5	10,5	10											
VRE102C	+	IO	13	22	GA	25	+15	+10	9,4	10,6	10	10	10	3	6			CDIP14	THC	42A		
VRE102CA					GA	25	+15	+10	9,7	10,3	10											
VRE102M					A	25	+15	+10	9	11	10											
VRE102MA					A	25	+15	+10	9,5	10,5	10											
VRE104C	+	IO	13	22	GA	25	15	4,5	3,7	5,3	10	10	10	3	3			CDIP14	THC	41A		
VRE104CA					GA	25	15	4,5	4,1	4,9	10											
VRE104M					A	25	15	4,5	3,7	5,3	10											
VRE104MA					A	25	15	4,5	4,1	4,9	10											
VRE105C	+	IO	13	22	GA	25	+15	5	4,2	5,8	10	10	10	3	3			CDIP14	THC	41A		
VRE105CA					GA	25	+15	5	4,6	5,4	10											
VRE105M					A	25	+15	5	4,2	5,8	10											
VRE105MA					A	25	+15	5	4,6	5,4	10											
VRE107C	+	IO	13	22	GA	25	+15	+10	9,2	10,8	10	10	10	3	3			CDIP14	THC	42A		
VRE107CA					GA	25	+15	+10	9,6	10,4	10											
VRE107M					A	25	+15	+10	9,2	10,8	10											
VRE107MA					A	25	+15	+10	9,6	10,4	10											
VRE110C	+	IO	13	22	GA	25	15	2,5	2,2	2,8	10	10	10	3	1,5	7		CDIP14	THC	41A		
VRE110CA					GA	25	15	2,5	2,3	2,7	10											
VRE110M					A	25	15	2,5	2,2	2,8	10											
VRE110MA					A	25	15	2,5	2,3	2,7	10											
VRE111C	-	IO	13	22	GA	25	-15	-2,5	2,2	2,8	10	10	10	3	1,5	7		CDIP14	THC	41NA		
VRE111CA	-				GA	25	-15	-2,5	2,3	2,7	10											
VRE111M	-				A	25	-15	-2,5	2,2	2,8	10											
VRE111MA	-				A	25	-15	-2,5	2,3	2,7	10											
VRE112C	+	IO	13	22	GA	25	+15	+2,5	2,2	2,8	10	10	10	3	1,5	9/-6		CDIP14	THC	42A		
VRE112CA					GA	25	+15	+2,5	2,3	2,7	10											
VRE112M					A	25	+15	+2,5	2,2	2,8	10											
VRE112MA					A	25	+15	+2,5	2,3	2,7	10											
VRE120C	+	IO	13	22	AD	25	15	10	9,999	10,001	10	10	10	3	6	7		CDIP14	THC	41A		
VRE120CA					AD	25	15	10	9,9995	10,0005	10											
VRE120M					AD	25	15	10	9,9985	10,0015	10											
VRE120MA					AD	25	15	10	9,992	10,008	10											
VRE121C	-	IO	13	22	AD	25	-15	-10	9,999	10,001	10	10	10	3	6	7		CDIP14	THC	41NA		
VRE121CA	-				AD	25	-15	-10	9,9995	10,0005	10											
VRE121M	-				AD	25	-15	-10	9,9985	10,0015	10											
VRE121MA	-				AD	25	-15	-10	9,992	10,008	10											
VRE122C	+	IO	13	22	AD	25	+15	+10	9,999	10,001	10	10	10	3	6	9/-6		CDIP14	THC	42A		
VRE122CA					AD	25	+15	+10	9,9995	10,0005	10											
VRE122M					AD	25	+15	+10	9,9985	10,0015	10											
VRE122MA					AD	25	+15	+10	9,992	10,008	10											
VRE125C	+	IO	13	22	AD	25	15	5	4,2	5,8	10	10	10	3	3	7		CDIP14	THC	41A		
VRE125CA					AD	25	15	5	4,6	5,4	10											
VRE125M					AD	25	15	5	4,2	5,8	10											
VRE125MA					AD	25	15	5	4,6	5,4	10											
VRE127C	+	IO	13	22	AD	25	+15	+10	9,2	10,8	10	10	10	3	3	7		CDIP14	THC	42A		
VRE127CA					AD	25	+15	+10	9,6	10,4	10											
VRE127M					AD	25	+15	+10	9,2	10,8	10											
VRE127MA					AD	25	+15	+10	9,6	10,4	10											
VRE130M	±	IO	80	14	35	A	25	+15	+10	9,998	10,002	80	100	30	6	12		CDIP14	THC	52		
VRE135M	±	IO	80	21	35	A	25	+15	+15	14,995	15,005	80	100	30	9	12		CDIP14	THC	52		
VRE202C	+	IO	10	13	22	GA	25	+15	2,5	2,2	2,8	10	10	3	1,5	7		LCC20	THC	151A		
VRE202CA					GA	25	+15	2,5	2,3	2,7	10											
VRE202M					A	25	+15	2,5	2,2	2,8	10											
VRE202MA					A	25	+15	2,5	2,3	2,7	10											
VRE204C	+	IO	10</																			

TYP	D	P <sub>t</sub>	I <sub>0</sub>	U <sub>I</sub>	g <sub>j</sub>	R <sub>tjc</sub>	g <sub>a</sub>	U <sub>I</sub>	U <sub>0</sub>		I <sub>0</sub>	ΔU <sub>I0 → U_I</sub> max	ΔU <sub>OL → I<sub>0</sub></sub> max	U <sub>ON</sub> ef	RR	I <sub>SC</sub> [mA]	P	V	Z	DZ	
									max	[mW]											
UC7915T					AC	5											T0220	U	80N	1N	
UC7915IG					AC	4,2											T0257	U	80NA		
UC7915CG	-	IO	1500		C	3,5	25	20	15	14,4	15,6	5	100	17-35	300	5-1500	250	)56	1100	T0257	U
UC7915CK					C	3	25	17-35		14,32	15,68	5-1A					T03	U	80N	1N	
UC7915CT					C	5											T0220	U	80N		
UC7915CIG					C	4,2											T0257	U	80NA		
UC7915AG	-	IO	1500		AC	3,5	25	20	15	14,85	15,15	5	20	17-35	80	5-1500	250	)56	1100	T0257	U
UC7915AK					AC	3	25	17-35		14,7	15,3	5-1A					T03	U	80N	1N	
UC7915AT					AC	5											T0220	U	80N		
UC7915AGIG					AC	4,2											T0257	U	80NA		
UC7915AGC	-	IO	1500		C	3,5	25	20	15	14,85	15,15	5	30	17-35	80	5-1500	250	)56	1100	T0257	U
UC7915ACK					C	3	25	17-35		14,63	15,30	5-1A					T03	U	80N	1N	
UC7915ACT					C	5											T0220	U	80N		
UC7915ACIG					C	4,2											T0257	U	80NA		
VRE100C	+	IO	13	22	GA	25	+15	10	9,4	10,6	10	10	10	3	6			CDIP14	THC	41A	
VRE100CA					GA	25	+15	10	9,7	10,3	10										
VRE100M					A	25	+15	10	9	11	10										
VRE100MA					A	25	+15	10	9,5	10,5	10										
VRE101C	-	IO	13	22	GA	25	+15	-10	9,4	10,6	10	10	3	6			CDIP14	THC	41NA		
VRE101CA					GA	25	+15	-10	9,7	10,3	10										
VRE101M					A	25	+15	-10	9	11	10										
VRE101MA					A	25	+15	-10	9,5	10,5	10										
VRE102C	±	IO	13	22	GA	25	+15	+10	9,4	10,6	10	10	3	6			CDIP14	THC	42A		
VRE102CA					GA	25	+15	+10	9,7	10,3	10										
VRE102M					A	25	+15	+10	9	11	10										
VRE102MA					A	25	+15	+10	9,5	10,5	10										
VRE104C	+	IO	13	22	GA	25	15	4,5	3,7	5,3	10	10	3	3			CDIP14	THC	41A		
VRE104CA					GA	25	15	4,5	4,1	4,9	10										
VRE104M					A	25	15	4,5	3,7	5,3	10										
VRE104MA					A	25	15	4,5	4,1	4,9	10										
VRE105C	+	IO	13	22	GA	25	+15	5	4,2	5,8	10	10	3	3			CDIP14	THC	41A		
VRE105CA					GA	25	+15	5	4,6	5,4	10										
VRE105M					A	25	+15	5	4,2	5,8	10										
VRE105MA					A	25	+15	5	4,6	5,4	10										
VRE107C	±	IO	13	22	GA	25	+15	+10	9,2	10,8	10	10	3	3			CDIP14	THC	42A		
VRE107CA					GA	25	+15	+10	9,6	10,4	10										
VRE107M					A	25	+15	+10	9,2	10,8	10										
VRE107MA					A	25	+15	+10	9,6	10,4	10										
VRE110C	+	IO	13	22	GA	25	15	2,5	2,2	2,8	10	10	3	1,5	7		CDIP14	THC	41A		
VRE110CA					GA	25	15	2,5	2,3	2,7	10										
VRE110M					A	25	15	2,5	2,2	2,8	10										
VRE110MA					A	25	15	2,5	2,3	2,7	10										
VRE111C	-	IO	13	22	GA	25	-15	-2,5	2,2	2,8	10	10	3	1,5	7		CDIP14	THC	41NA		
VRE111CA					GA	25	-15	-2,5	2,3	2,7	10										
VRE111M					A	25	-15	-2,5	2,2	2,8	10										
VRE111MA					A	25	-15	-2,5	2,3	2,7	10										
VRE112C	±	IO	13	22	GA	25	+15	+2,5	2,2	2,8	10	10	3	1,5	9/-6		CDIP14	THC	42A		
VRE112CA					GA	25	+15	+2,5	2,3	2,7	10										
VRE112M					A	25	+15	+2,5	2,2	2,8	10										
VRE112MA					A	25	+15	+2,5	2,3	2,7	10										
VRE120C	+	IO	13	22	AD	25	15	10	9,999	10,001	10	10	3	6	7		CDIP14	THC	41A		
VRE120CA					AD	25	15	10	9,9995	10,0005	10										
VRE120M					AD	25	15	10	9,9985	10,0015	10										
VRE120MA					AD	25	15	10	9,992	10,008	10										
VRE121C	-	IO	13	22	AD	25	-15	-10	9,999	10,001	10	10	3	6	7		CDIP14	THC	41NA		
VRE121CA					AD	25	-15	-10	9,9995	10,0005	10										
VRE121M					AD	25	-15	-10	9,9985	10,0015	10										
VRE121MA					AD	25	-15	-10	9,992	10,008	10										
VRE122C	±	IO	13	22	AD	25	+15	+10	9,999	10,001	10	10	3	6	9/-6		CDIP14	THC	42A		
VRE122CA					AD	25	+15	+10	9,9995	10,0005	10										
VRE122M					AD	25	+15	+10	9,9985	10,0015	10										
VRE122MA					AD	25	+15	+10	9,992	10,008	10										
VRE125C	+	IO	13	22	AD	25	15	5	4,2	5,8	10	10	3	3	7		CDIP14	THC	41A		
VRE125CA					AD	25	15	5	4,6	5,4	10										
VRE125M					AD	25	15	5	4,2	5,8	10										
VRE125MA					AD	25	15	5	4,6	5,4	10										
VRE127C	±	IO	13	22	AD	25	+15	+10	9,2	10,8	10	10	3	3	7/-6		CDIP14	THC	42A		
VRE127CA					AD	25	+15	+10	9,6	10,4	10										
VRE127M					AD	25	+15	+10	9,2	10,8	10										
VRE127MA					AD	25	+15	+10	9,6	10,4	10										
VRE130M	+	IO	80	14	35	A	25	+15	+10	9,998	10,002	80	100	30	6	12		CDIP14	THC	52	
VRE135M	+	IO	80	21	35	A	25	+15	+15	14,995	15,005	80	100	30	9	12		CDIP14	THC	52	
VRE202C	+	IO	10	13	22	GA	25	+15	2,5	2,2	2,8	10	10	3	1,5	7		LCC20	THC	151A	
VRE202CA					GA	25	+15	2,5	2,3	2,7	10										
VRE202M					A	25	+15	2,5	2,2	2,8	10										
VRE202MA					A	25	+15	2,5	2,3	2,7	10										
VRE204C	+	IO	10	13	22	GA	25	15	4,5	3,7	5,3	10									

TYP	D	P <sub>t</sub>	I <sub>0</sub>	U <sub>I</sub>	J <sub>j</sub>	R <sub>t,jc</sub>	J <sub>a</sub>	U <sub>I</sub>	U <sub>0</sub> → I <sub>0</sub>			ΔU <sub>I0</sub> → U <sub>I</sub> max	ΔU <sub>OL</sub> → I <sub>0</sub> max	U <sub>ON</sub> ef	RR	I <sub>SC</sub> [mA]	P	V	Z	DZ		
									max	max	min-max	max	[%/V] Δ	[V]	[%/V] Δ	[mA]	[μV]	[dB]	r <sub>0+</sub> [mΩ]			
VRE205C	+	I0	10	13 22	GA		25	15	5	4,2	5,8	10	10	3	3	7	LCC20	THC	151A			
VRE205CA					GA		25	15	5	4,6	5,4	10										
VRE205M					A		25	15	5	4,2	5,8	10										
VRE205MA					A		25	15	5	4,6	5,4	10										
VRE210C	+	I0		13 22	GA		25	15	10	9,5	10,5	10	10	3	6	7	LCC20	THC	151A			
VRE210CA					GA		25	15	10	9,7	10,3	10										
VRE210M					A		25	15	10	9,2	10,8	10										
VRE210MA					A		25	15	10	9,6	10,4	10										
ZNREF025																						
A1	+	300	10						2,5	2,475	2,525	0,5	TKU <sub>REF</sub> < 22,5mV		50	2Ω +	T05	PL	2R			
C1					D		25		2,5	2,475	2,525	0,5	<8,8mV									
C2					D		25		2,5	2,45	2,53	0,5	<8,8mV									
ZNREF040																						
A1	+	300	75						4,01	3,97	4,05	0,5	TKU <sub>REF</sub> < 36 mV		50	3Ω +	T05	PL	2R			
C1					D		25		4,01	3,97	4,05	0,5	<14 mV									
C2					D		25		4,01	3,93	4,09	0,5	<14 mV									
ZNREF050																						
A1	+	300	60						4,9	4,85	4,95	0,5	TKU <sub>REF</sub> < 45 mV		50	2Ω +	T05	PL	2R			
C1					D		25		4,9	4,85	4,95	0,5	<17,2mV									
C2					D		25		4,9	4,8	5,0	0,5	<17,2mV									
ZNREF062																						
AB	+	300	50						6,17	6,11	6,23	0,5	TKU <sub>REF</sub> < 40 mV		50	3Ω +	T05	PL	2R			
C1					D		25		6,17	6,11	6,23	0,5	<22 mV									
C2					D		25		6,17	6,05	6,29	0,5	<22 mV									
ZNREF100																						
A1	+	500	50						9,8	9,7	9,9	0,5	TKU <sub>REF</sub> < 90 mV		50	4Ω +	CM6	PL	215			
C1					D		25		9,8	9,7	9,9	0,5	<34 mV									
C2					D		25		9,8	9,6	10	0,5	<34 mV									
ZRA124																						
F01	+	330	25	"12C"	B		25		1,24	1,228	1,252	-0,15	TKU <sub>R</sub> < 90 ppm/K		70	1Ω +	SOT23	ZX	241			
A01		500															Eline3	ZX	294A			
Y01		500															Eline2	ZX	294			
ZRA125																						
F02	+	330	25	"12B"	B		25		1,25	1,225	1,275	-0,15	TKU <sub>R</sub> < 90 ppm/K		70	1Ω +	SOT23	ZX	241			
F03		330		"12A"	B		25		1,25	1,275	1,29	-0,15	<90 ppm/K				SOT23	ZX	241			
A02		500			B		25		1,25	1,225	1,275	-0,15					Eline3	ZX	294A			
A03		500			B		25		1,25	1,275	1,29	-0,15					Eline3	ZX	294A			
Y02		500			B		25		1,25	1,225	1,275	-0,15					Eline2	ZX	294			
Y03		500			B		25		1,25	1,275	1,29	-0,15					Eline2	ZX	294			
ZRA250																						
F01	+	330	25	"25B"	B		25		2,5	2,475	2,525	-0,15	TKU <sub>R</sub> < 90 ppm/K		43	800+	SOT23	ZX	241			
F02		330		"25C"	B		25		2,5	2,45	2,55	-0,15					SOT23	ZX	241			
F03		330		"25A"	B		25		2,5	2,425	2,575	-0,15					SOT23	ZX	241			
A01		500	25		B		25		2,5	2,475	2,525	-0,15					Eline3	ZX	294A			
A02		500			B		25		2,5	2,45	2,55	-0,15					Eline3	ZX	294A			
A03		500			B		25		2,5	2,425	2,575	-0,15					Eline3	ZX	294A			
Y01		500	25		B		25		2,5	2,475	2,525	-0,15					Eline2	ZX	294			
Y02		500			B		25		2,5	2,45	2,55	-0,15					Eline2	ZX	294			
Y03		500			B		25		2,5	2,425	2,575	-0,15					Eline2	ZX	294			
ZRA500																						
F01	+	330	25	"50C"	B		25		5	4,95	5,05	-0,15	TKU <sub>R</sub> < 150 ppm/K		100	1200+	SOT23	ZX	241			
F02		330		"50B"	B		25		5	4,9	5,1	-0,15					SOT23	ZX	241			
F03		330		"50A"	B		25		5	4,85	5,15	-0,15					SOT23	ZX	241			
A01		500	25		B		25		5	4,95	5,05	-0,15					Eline3	ZX	294A			
A02		500			B		25		5	4,9	5,1	-0,15					Eline3	ZX	294A			
A03		500			B		25		5	4,85	5,15	-0,15					Eline3	ZX	294A			
Y01		500	25		B		25		5	4,95	5,05	-0,15					Eline2	ZX	294			
Y02		500			B		25		5	4,9	5,1	-0,15					Eline2	ZX	294			
Y03		500			B		25		5	4,85	5,15	-0,15					Eline2	ZX	294			
ZSR330									3,3													
C03	+	600	200		A		25		3,3													
G03	+	2W	200		A		25		3,3													
ZSR500									5,0													
C03	+	600	200		A		25		5,0													
G03	+	2W	200		A		25		5,0													
ZSR600									6,0													
C03	+	600	200		A		25		6,0													
G03	+	2W	200		A		25		6,0													
ZSR800									8,0													
C03	+	600	200		A		25		8,0													
G03	+	2W	200		A		25		8,0													
ZSR1000									10													
C03	+	600	200		A		25		10													
G03	+	2W	200		A		25		10													
ZTE1,5	D	300	-120		CA		25		1,5	1,35	1,55	5					13 < 20	D035	IT	301		
ZTE2	D	300	-120		CA		25		2,15	2,0	2,3	5					18 < 30	D035	IT	301		
ZTE2,4	D	300	-120		CA		25		2,4	2,2	2,56	5					14 < 20	D035	IT	301		
ZTE2,7	D	300	-105		CA		25		2,7	2,5	2,9											

# TEXAS Instruments SE PŘEDSTAVUJE

(Dokončení ze str. 202)

1954 – vývoj a sériová výroba prvního tranzistorového přijímače s germaniovými tranzistory. Výroba prvních komerčně používaných křemíkových tranzistorů (požadovány ve vesmírných a vojenských zařízeních)

1956 – zahájení výroby superčistého křemíku

1958 – oznámení vynálezu integrovaného obvodu, základu všech skutečně moderních přístrojů v elektronice. Uvedení první „antiradarové“ střely

1961 – představení prvního systému s použitím integrovaných obvodů: miniaturní počítač pro US Air Force (letectvo). Představení prvního přístroje pro záznam a zpracování geofyzikálních dat v digitální formě, revoluce v průzkumu ložisek nafty a plynu

1964 – dodání prvního infračerveného systému pro vidění za tmu

1965 – využití pokovování mincí, vynalezena polovodičová tepelná tiskárna

1967 – představen jako světový vynález první příruční elektronický kalkulátor

1969 – oznámení vzniku prvního datového terminálu za použití „tepelného“ tisku – Siluet 700

1970 – realizován první jednočipový mikroprocesor, který je dnes „mozkem“ široké palety výrobků

1971 – komerční představení „zázračného“ čipu, mikropočítače, který obsahuje všechny nutné součásti kompletního počítače včetně paměti v jednom IO

1972 – na spotřební trh uveden kalkulátor DATA MATH s cenou \$ 149,95

1973 – představení RAM 4 Kb

1974 – začátek vývoje velmi rychlé „antiradarové“ střely

1975 – představení první rodiny 16bitových mikroprocesorů a systému třírozměrného sběru a zpracování seismických dat

1976 – využití zásuvné moduly s pevným software pro kapesní kalkulátory

1976 – představena první 32 kB mazatelná reprogramovatelná paměť typu EPROM

1977 – představena první mazatelná neprogramovatelná paměť typu EPROM

1978 – představena pomůcka pro výuku, využívající syntezátoru řeči, pod názvem SPEAK AND SPELL (mluv a hláskuj)

1979 – představena první mazatelná reprogramovatelná 64 Kb paměť typu EEPROM. Představen domácí počítač a zařízení pro zpracování seismických dat "G-LOG"

1980 – vyroben první komerční jednočipový mikropočítač 16 b, TMS9940

Přehled polovodičových součástek výroby TI

ASIC/program. logika	Lineární IO	Logické obvody
PLD PAL EPLD/MAX FPGA hradlová pole TGC 100 1 µm TAAC/TAHC stand. buňky TSC 500/700 systémové	bipolární stand. LinCMOS™ budiče periférií budiče displejů IO pro přenos dat převodníky A/D, D/A stabiliz. napětí	AC(T) BiCMOS 74F HC(T) AS, ALS S, LS, stand. TTL převodníky ECL/TTL
Výkonové souč.	Spec. výrobky	MOS
tranzistory p-n-p i n-p-n	EPROM, DRAM, VRAM, SRAM	TMS320 sign. procesory TMS340 grafika
n-p-n tranzistory pro vn	DSP, GSP lineární + MMIC	TMS370 výkon. kontroléry TMS380 LAN
tyristory triaky	F, ACL, BiCMOS PAI + ASIC	TMS7000 kontrol. 8 b TMS9995 kontrol. 16 b TMS5xxx hlas. TCMxxxx telekom. TMS1000 kontrol. 4 b
Optoelektronika	Senzory	Obvody VLSI
optoel. členy infráčerv. vys. fototranzistory hybridní displ. obraz. CCD	urychlovací tlakové s Hallovým jevem teplotní signální procesory	bipolární PROM cache FIFO kontrol. DRAM EDAC organiz. pamětí

1981 – představen TI LOGO, první mikropočítačový jazyk, umožňující dětem využívat počítače k řešení problémů

1982 – představen mikropočítačový čip pro zpracování signálů

1983 – představeno více než 100 nových obvodů CMOS

1984 – představen přenosný počítač PRO-LITE, představen počítačový systém EXPLORER, založený na technice symbolického zpracování (umělá paměť)

1985 – začátek sériové výroby RAM 256 Kb, světové prvenství ve výrobě CMOS DRAM 4 Mb – byly použity tranzistorové paměťové buňky, jednočipový radarový modul na bázi gallium-arsenidu

1986 – zkonstruován první Ga-Ar integrovaný obvod na křemíkovém substrátu

1987 – využit první 32bitový jednočipový procesor pro aplikace umělé inteligence. Představen počítačový systém EXPLORER II s tímto procesorem. Získána firma REXNORD AUTOMATION Inc., zabývající se řídicími a výrobními systémy

1988 – prodáno 60 % podílu firmě Halliburton Company s opatřením proti možnosti 100 % vlastnictví.

od výrobce. Výrobce naopak zaručuje, že veškeré operace se součástkami (manipulace, transport, skladování atd.) odpovídají požadavkům výrobce. Tato kritéria jsou splněna beze zbytku i pro obě zastoupení MACRO GROUP U. K., jejichž adresy jsou pro úplnost uvedeny:

**MACRO Well**, s. r. o., Bechyňova 3, 160 00 Praha 6, tel./fax. 02/311 34 54, tel. 02/311 21 82;

**MACRO Components** s. r. o., Vysokoškolákův 6, 010 01 Žilina, tel. 89/341 81, fax. 89/341 09.

## INZERCE



Inzerci přijímá poštou a osobně **Vydavatelství Magnet-Press**, inzerční oddělení (inzerce ARB), Vladislavova 26, 113 66 Praha 1, tel. (02) 24 22 73 84-92, linka 341, fax (02) 24 21 73 15. Uzávěrka tohoto čísla byla 8. 10. 1993, do kdy jsme museli obdržet úhradu za inzerát. Text piše čitelně, hůlkovým písmem nebo na stroji, aby se předešlo chybám vznikajícím z nečitelnosti předlohy. Cena za první řádek činí 44 Kč a za každý další (i započatý) 22 Kč. Daň z přiděné hodnoty je v ceně inzerátu. Platby přijmáme výhradně na složence našeho vydavatelství, kterou Vám obratem zašleme i s udanou cenou za uveřejnění inzerátu.

## PRODEJ

**Dvoukanálový osciloskop** BM464 50 MHz celotranzistorový s dokumentací za 3000 Kč, dále přesný RLCG most BM 539 za 1000 Kč, dále elektronkový voltohmímetr za 300 Kč. Tel. (02) 8555849 nebo (02) 8418174.



# NAKUPUJTE U VÝROBCU

za výhodné ceny v krátkych dodacích lehotách

## TENKOSTENNÉ TEPLOM ZMRAŠTITELNÉ IZOLAČNÉ HADIČKY

pre elektrotechniku a univerzálné použitie

**YPSILON, J. Spiegel, ul. Hronská 28, 821 07 Bratislava, tel. fax: 07/247 902**

**ČASOPISY Z VYDAVATELSTVÍ MAGNET-PRESS – PŘÍLEŽITOST PRO TY, KTEŘÍ SE CHTĚJÍ POUČIT I POBAVIT,  
CHTEJÍ BYT DOBŘE INFORMOVÁNI.**

Naše časopisy jsou značkou s letitou tradicí, naleznete zde i tituly, které na trhu nemají žádnou obdobu. Naším cílem je dostat tyto časopisy k vám, čtenářům.

Využijte této příležitosti, předplatěte si své oblíbené časopisy, případně zkuste i některé nové. Distributorům poskytujeme 25 – 33 % rabat podle odebraného množství u každého titulu. Informace poskytuje administrace, tel.: 24215644, fax: 261226.

Časopis	Prodejní cena	Cena pro předplatitele	Čtvrtletní předplatné	Pololetní předplatné
Amatérské rádio A	14,80	14,80	44,40	88,80
Amatérské rádio B	14,80	14,80	–	44,40
Svět motorů	12,—	10,80	140,40	280,80
Síťelecká revue	19,50	17,50	52,50	105,—
Letectví a kosmonautika	19,80	18,80	–	244,40
Pes přítel člověka	15,80	14,80	44,40	88,80
Modelář (modrý)	19,50	18,50	55,50	111,—
Modely	19,50	18,50	–	55,50
Signál	9,80	9,80	127,40	254,80
Zápisník spotřebitele	14,80	13,80	41,40	82,80
Magnet plus	29,—	25,—	75,—	150,—
Krimi – Signál	24,50	23,—	celoroční předplatné 115,—	
ABK (akcie, burza, kapitál)	–	29,—	celoroční fakturace 348,—	

Složenku zaplaťte výhradně na poště (ne sporozírem) a ústřízek zašlete společně s objednávkou na adresu:

Vydavatelství Magnet-Press, odděl. administrace, Vladislavova 26, 113 66 Praha 1, tel.: 24215644. Firmám a podnikům zasíláme fakturu.

Objednací lístek

Jméno a příjmení (firma) .....

Adresa (sídlo firmy) .....

IČO ..... DIČ .....

Titul	Čtvrtlet. ks	Pololet. ks	Celková cena
Amatérské rádio A			
Amatérské rádio B			
Svět motorů			
Síťelecká revue			
Letectví a kosmonautika			
Pes přítel člověka			
Modelář (modrý)			
Modely			
Signál			
Zápisník spotřebitele			
Magnet plus			
Krimi – Signál			
ABK			
CELKOVÁ CENA			

K celkové ceně přičtěte 2,30 Kč za poštovní služby

Místo  
pro nalepení  
ústřízku složenky



### OBJEDNÁVKA

Závázne si u Vás objednávam na rok 1994 tieto časopisy:

... ks Amatérské radio „A“ (mesačník) – predplatné na rok 210,— Sk  
... ks Amatérské radio „B“ (dvojmes.) – predplatné na rok 105,— Sk

Meno a priezvisko: .....

Adresa: .....

Podpis: .....





# AMA nabízí

radiostanice firmy Alinco



## **DJ-180EA**

nový typ transceiveru pro pásmo  
144–146 MHz;  
cena 11 237 Kč

## **DJ-180EB**

cena 10 697 Kč

## **DJ-580E**

stanice 144–146 a 430–440 MHz;  
cena 22 253 Kč

## **DJ-1400A**

radiostanice pro profesionální  
použití, do 174 MHz;  
cena 11 618 Kč

## **DR-130E**

mobilní radiostanice pro profesionální účely, včetně CTCSS,  
možnost naprogramovat až 20  
kanálů, po osazení EJ-19U až 80  
kanálů;  
cena 20 386 Kč

(Ceny jsou uvedeny s DPH)

**AMA, Klatovská 115, 320 17 Plzeň**

**tel./fax: (019) 27 10 18**

**otevřací doba prodejny: pondělí – pátek 10 – 17 hod.**

